

# 사 양 서

## **Digital Over Frequency & Under Frequency Relay**

( 81O×1, 81U×1 )

**TYPE : GD3 - H11**

작성 년 월 일 : 2015. 01. 19

Version : V 1.00

**사 양 서**  
**(DIGITAL형 과주파수 & 저주파수 계전기)**

**1. 적용범위**

본 사양서는 계통의 주파수 저하를 검출하여 회로를 차단 또는 경보함으로서 계통을 보호 하는데 사용되는 저주파수계전기(이하 계전기라 한다)에 대하여 적용한다.

**2. 사용 상태**

계전기는 특별히 지정하지 않는 한 다음의 상태에서 사용하여야 함.

- (1) 주위온도는 -10℃ ~ +55℃로서 결빙이 생기지 않는 상태
- (2) 상대습도는 일평균 10% ~ 90% 이하
- (3) 표고는 1000m 이하
- (4) 이상 진동, 충격, 경사 및 자계의 영향이 없는 상태
- (5) 주위의 공기 오손상태가 현저하지 않은 장소로서 다음 사항에 저촉되지 않는 상태
  - 폭발성 분진, 가연성 분진, 가연성 가스, 인화성 물질의 증기, 부식성 가스 또는 과도한 분진, 염수의 비말 또는 물방울이 있는 장소

**3. 정 격**

- (1) 정격 전압 : AC 63.5 / 110 / 190V
- (2) 정격 주파수 : 60 / 50 Hz (내부전환), Sine Waveform 정현파
- (3) 제어 전원 : AC / DC 110 ~ 220V, DC/DC Converter 사용,  
제어전원의 90~140V 범위에서 안정적으로 동작

**4. 구 조**

**4.1 구조 일반**

- (1) 계전기는 그 책무를 완수하기에 충분한 기계적, 전기적 강도를 갖고 통상의 온도 및 습도 변화, 진동, 충격에 견딜 수 있는 구조이어야 한다.
- (2) 계전기의 외함은 사용하기에 적절한 크기 및 구조로 되어 있으며 외형 및 치수는 **【부도 1】** 과 같아야 한다.
- (3) 외함은 전면에서 용이하게 떼고 붙일 수 있는 커버가 부착되어야 하며 커버에 돌출된 버튼(RESET KEY)를 이용하여 표시기의 표시상태, 정정치 등을 열지 않고 볼 수 있는 구조로 하여야 한다.
- (4) 외함은 매입형으로 수직면에 부착할 수 있게 되어 있으며, 매입 인출형(Draw out type)으로서 계전기 뒷면에 위치하는 것을 기본으로 하여야 한다.  
외부 회로와의 접속
  - PT : 적절한 치수의 환형 압착단자를 사용한다.
  - 기타 입출력회로 : 적절한 치수의 환형 압착단자 또는 나사 고정 Pin단자를 사용한다.
- (5) 계전기는 계전기 요소 등 각 구성 부품에 먼지 등이 들어가지 않도록 금속제 또는 이와 동등 이상의 외함에 넣는 것을 기본으로 하고, PCB등은 진동에 탈락되거나 접촉 불량이 발생하지 않는 구조이어야 한다.
- (6) 향후 Software 변경과 성능개선에 대비하여 용이하게 현장에서 연결하여 Update가 가능한 구조이어야 한다.

4.2 구 성

계전기의 구성은 【표 1】 과 같고, 계전기 하드웨어 내부 구조는 【부도 2】 와 같음.

【표 1】 계전기의 구성

(1) 전원부	AC / DC 110 ~ 220V로 하며 계전기의 소비전력에 충분히 견디는 구조로 구성 되어 있으며, 전원 인가상태를 확인 할 수 있는 표시장치 (PWR LED)가 부착되어 야 한다.
(2) 입력 변환부	입력 변환부는 보조 변성기에서 입력되는 전압을 적절한 Level의 신호로 변환할 수 있도록 구성되어야 한다.
(3) 정정 및 표시부	정정부는 사용자가 KeyPad를 이용한 간단한 조작으로 정정을 할 수 있고, LCD를 통하여 정정치의 확인이 가능하며, 계전기가 운용중이라도 정정치 변경이 가능하도록 되어 있어야 한다. 표시부는 동작, 부동작 상태 및 검출요소별, 각 상별로 표시 되어 있으며, Cover를 열지 않고 Cover에 부착된 Reset 버튼을 눌러 복귀 할 수 있 어 야 한다. 또한 정경 및 상시감시 불량 등 이상 상태에 대한 표시도 이와 같이 되어 있어야 한다. 동작표시기의 복귀(Reset)시 계전기의 동작에 지장을 주거나 정 지되는 경우가 발생 하지 않아야 한다.
(4) DATA 수집 및 연산 수행부	Data수집 및 연산 수행부는 완전연산형으로써 Filter, S/H(Sample & Holder), MUX, A/D 컨버터, Digital Filter, Buffer 및 중앙처리장치(CPU), 기억장치(RAM, ROM)등으 로 구성되어 있으며, 전압 검출 등 각종 필요한 Data를 수집, 저장할 수 있고 각 기능의 Algorithm을 실시간으로 연산할 수 있으며, 1주기 당 32회씩 샘플링을 하며, 정격전압(63.5V)의 4배에 대하여 측정 범위를 초과하지 않고 전압을 측정할 수 있어야 하며, 측정범위 초과시에도 계전기의 실용상 동작에 지장이 없어야 한다.
(5) 출력부	출력부는 Trip용, Signal용 접점 및 외부 PC와 상호 통신을 할 수 있는 통신 기능 부로 구성되어 있어야 한다.
(6) 구성요소에 따른 배치	<p>(가) 조작 KEY : 동작 표시기 RESET Key (Reset) 정정 Key (Setting), 표시 Key (Display) 방향 Key (→,←,↑,↓), 확인 Key (Enter)</p> <p>(나) 표시 LED : CPU RUN (녹색) 전원 On/Off 상태 (녹색) 장치 이상 (적색) OFR/UFR Pick-Up (Start) (황색) TB-UVR Pick-Up (Start) (황색) 과주파수 요소 동작 OFR(적색), 저주파수 요소 동작 UFR(적색), Trip Blocking 저전압 요소 동작 TB-UVR(적색)</p> <p>(다) 접점 출력 : (a) Trip용 접점 (T/S1 ~ T/S4) - 1a × 4 - 과주파수 동작, 저주파수 동작, 저전압 동작, System Error - 접점 복귀 시간 : 0.00 ~ 200.00Sec (0.01Sec Step) (b) Signal용 접점 (T/S5 ~ T/S9) - 2a × 4, 2b × 1 - 과주파수 동작, 저주파수 동작, 저전압 동작, System Error - 접점 복귀 시간 : 0.00 ~ 200.00Sec (0.01Sec Step)</p> <p>(라) 제어접점 입력 : Remote Relay Reset (D/I1) Protection Blocking (D/I2) Fault Recording Trigger (External Trigger) (D/I3) ※ 전원의 접지 발생시 비정상적인 동작을 방지하기 위하여 Photo Coupler의 최소 동작 전압은 DC 70V이상으로 하여야 한다.</p>

## 5. 기능 및 특성

계전기는 발전기, Motor, 선로의 과주파수, 저주파수를 검출하여 해당 선로를 보호할 수 있어야 하며 또한 계측표시 기능, Event 기록 기능, Waveform 기록 기능, 원격 통신 기능, 상시 감시 기능, 점검 기능, 동작표시, 경보 기능 및 전면 HMI 기능이 있어야 한다.

또한 계전기는 전원 공급 중단에 의한 저장 되었을 때 정정치는 영구저장, 기타 저장데이터는 72시간 이상 저장되어야 한다.

### 5.1 계전 기능

선로의 과주파수, 저주파수를 검출할 수 있도록 각 요소별로 4개의 정정 기능을 구비하고, 저전압을 검출하여 저주파수 계전요소의 오동작을 방지 할 수 있어야 하며 순시 및 정한시 동작 기능을 구비하고 동작치 정정 및 동작시간 정정은 사용자가 쉽게 변환 선택 할 수 있어야 한다.

#### 5.1.1 과주파수, 저주파수 요소 정정 범위

과주파수, 저주파수 요소의 정정 범위는 【표 2.1】 , 【표 2.2】 와 같아야 한다.

【표 2.1】 과주파수 요소의 정정 범위

주파수 동작치	50.01~64.00Hz (0.01Hz Step)
주파수 복귀치	46.00~64.00Hz (0.01Hz Step)
순시 동작시간	50ms 이내
정한시 동작시간	0.05 ~ 60.00Sec (0.01Sec Step)
<b>Trip Blocking</b> 저전압 동작치	30.0~180.0V (1V Step)
<b>Trip Blocking</b> 저전압 복귀시간	0.04~60.00Sec (0.01Sec Step)

【표 2.2】 저주파수 요소의 정정 범위

주파수 동작치	46.00~60.00Hz (0.01Hz Step)
주파수 복귀치	46.00~64.00Hz (0.01Hz Step)
순시 동작시간	50ms 이내
정한시 동작시간	0.05 ~ 60.00Sec (0.01Sec Step)
<b>Trip Blocking</b> 저전압 동작치	30.0~180.0V (1V Step)
<b>Trip Blocking</b> 저전압 복귀시간	0.04~60.00Sec (0.01Sec Step)

### 5.2 계측 표시 기능

계전기는 고장검출 기능을 수행하면서 주파수(30.000 ~ 100.000Hz) 및 입력 실효치 전압 (0 ~ 300V)을 계측하며 LCD를 통해 표시하고, 간단한 조작으로 계측표시 내용을 확인할 수 있어야 한다.

### 5.3 Event 기록 기능

계전기는 내부 계전 요소별 동작상태, 복귀상태, 상시 감시기능 상태, 정정치 변경사항, 기록 데이터 삭제, 기록파형 저장, 기록파형 삭제, 출력점점 동작 상태 등 주요 Event 발생 시 1ms단위로 최대 1024개 까지 저장 가능하여야 하고, 저장 공간이 없을 경우에는 가장

오래된 Event를 지우고 새로운 Event를 저장하고, 파일(\*.txt) 로도 저장이 가능하여야 하며, 제어전원이 상실되어도 저장된 데이터를 보존하여야 한다.

**5.4 Waveform 기록 기능**

계전기는 고장 해석을 용이하게 할 수 있게 전압의 크기 및 파형, 접점 입 / 출력상태, 보호 계전요소 상태, 날짜와 시간, 고조파 (2~15고조파), 위상, 왜형을 등을 기록 저장할 수 있어야 한다. 또한, Waveform 저장 길이는 150cycle 또는 300Cycle이어야 하며, 기록 공간이 없을 경우에는 가장 오래된 Waveform를 지우고 새로운 Waveform를 저장하여야 하며, 제어전원이 상실되어도 저장된 데이터를 보존하여야 한다. 고장기록을 분석할 수 있는 소프트웨어가 계전기와 함께 제공하여야 하고, 고장기록을 Comtrade 파일로 변환할 수 있어야 한다.

고장기록의 파형 Trigger 위치는 고장 전 1~99%로 사용자가 선택 할 수 있어야 한다.

**5.5 통신 기능**

계전기는 RS-232C와 RS-485 2가지 통신 기능을 구비하고 있으며, 계전기 전면 RS-232C 접속 포트를 장착하고 뒷면에 RS-485 접속 단자를 구비하고 있으며, 통신사양은 【표 3】 과 같아야 한다. (통신 중 원격정정변경, 고장데이터 취득 등 어떠한 작업 시에도 계전기의 동작에는 아무런 영향을 주지 말아야 한다.)

【표 3】 통신 사양

프로토콜	통신 방식	RS-232C / RS-485
	지원 프로토콜	ModBus
통신 규격 (RS-485)	동작 모드	Differential
	통신 거리	1.2km
	통신 선로	범용 RS-485 Two-Pair cable
	통신 속도	9600, 19200, 38400 bps
	전송 방식	Half-Duplex
	최대 입출력 전압	-7V ~ +12V

- RS-232C : RS-232C 통신은 PC를 이용하여 정정치를 읽거나 변경하는 것이 가능하여야 하고 Event 기록, Waveform 기록 데이터를 읽을 수 있어야 한다.
- RS-485 : RS-485 통신은 상위 SCADA 통신용으로 사용할 수 있어야 한다.

**5.6 상시 감시 기능**

상시 감시 기능은 계전기 동작에 지장을 주지 않으면서 상시에 장치내의 H/W를 진단하여 이상이 발생할 경우 【표 4】 와 같은 내용으로 구분하여 이상상태 내용을 LCD에 표시하고 장치 이상을 나타내는 LED를 점등하고, 계전기 이상상태 점점(Relay Healthy Alarm)을 출력할 수 있어야 한다. 또 이상 발생 시에는 계전 요소의 동작 출력이 즉시 저지되고, 이상 발생 내용은 이상 상태가 제거될 때까지 저장되어야 하며, 이상 발생 표시도 이상 상태가 제거될 때까지 LCD 및 LED에 표시하여야 한다.

【표 4】 자기 진단 항목에 따른 ERROR CODE

자 기 진단 항목	LCD 표시 기호
DC전원 이상감시(전압 변동범위 초과)	ERR
CPU 이상 감시 (CPU Watch Dog)	ERR
Memory 이상 감시(Memory)	ERR
정정부의 정정치 이상 감시 (Setting)	ERR
Analog Input Circuit 이상감시 (AI Circuit)	ERR
Auto Calibration 이상 감시 (Auto Cal.)	ERR
출력부의 Digital 신호 입출력 이상 감시 (DI/O Circuit)	ERR

### 5.7 표시 및 경보 기능

계전기는 계전기 전면에 【표 5】의 표시 기능이 있고, 간단한 외부 회로와의 연결로 경보 회로를 구성할 수 있으며, 배전반 종합 표시반(Annunciator)에 표시할 수 있어야 한다. 또한, 동작표시 LED는 전원이 OFF되어도 기억하고 있으며, 전원이 ON되면 재 표시하고, 고장이 제거된 상태에서 Reset 입력 시 LED 표시가 소거되어야 한다.

【표 5】 표시 및 경보 기능

동작 Event	표 시 내 용	외부 연결 단자
계전기 DC전원	계전기전원 정상 및 정상운전	-
과주파수 요소	동작 표시	Trip 및 Signal
저주파수 요소	동작 표시	Trip 및 Signal
과주파수 저지 저전압 요소	동작 표시	Trip 및 Signal
저주파수 저지 저전압 요소	동작 표시	Trip 및 Signal
상시감시 및 점검불량	불량 요소를 구분하여 표시	Trip 및 Signal

### 5.8 출력 접점 사양

#### 5.8.1 구 성

계전기의 출력 접점은 Trip용과 Signal용 2가지 접점이 있어야 한다.

#### 5.8.2 접점 용량

계전기의 접점 용량은 【표 6】 (1), (2)와 같아야 한다.

【표 6】 (1) 폐로 용량

전압 (V)	Trip 용		Signal 용		부 하
	전류 (A)	통전 시간 (Sec)	전류 (A)	통전 시간 (Sec)	
AC 250	16	연속	5 A	연속	저항
DC 125	30	0.5	5 A	0.5	

【표 6】 (2) 개로 용량

전압 (V)	Trip 용					Signal 용				
	피상전력	유효전력	최대전류	시정수 (L/R)	역율	피상전력	유효전력	최대전류	시정수 (L/R)	역율
AC 250	80 VA	-	1 A	-	0.1	80 VA	-	0.15 A	-	0.1
DC 125	-	30 W	1 A	25 ms	-	-	30 W	0.3 A	40 ms	-

5.9 부 담

계전기의 정격 소비 부담은 【표 7】 과 같아야 한다.

【표 7】 정격 부담

구 분	정 격 부 담	비 고
전압 입력 회로	0.5 VA/Phase 이하	• 정 격 전 압 : AC 63.5/110/190V
제어 전원 회로	상 시 : 30W 이하 동작시 : 70W 이하	-

5.10 중 량

계전기의 중량은 【표 8】 와 같아야 한다.

【표 8】 중 량

중 량	비 고
≒ 5 kg	외함 포함

6. 성능 및 시험

6.1 동작치 시험

6.1.1 과주파수 요소 동작치

과주파수 요소의 동작치는 【표 9】 과 같아야 한다.

【표 9】 과주파수 요소 동작치

구 분	허용 오차	시험치 정정
과주파수	동작 정정치의 $\pm 0.005\text{Hz}$ 이하	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 <math>-0.01\text{Hz}</math></li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.1.2 과주파수 요소 Trip Blocking 저전압 동작치

과주파수 요소 Trip Blocking 저전압의 동작치는 【표 10】 과 같아야 한다.

【표 10】 과주파수 요소 Trip Blocking 저전압 동작치

구 분	허용 오차	시험치 정정
과주파수	동작 정정치의 $\pm 5\%$ 이하	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수의 <math>+0.01\text{Hz}</math></li> <li>• 복귀치 : 정격주파수</li> <li>• 인가주파수 : 동작치 정정의 <math>+0.005\text{Hz}</math></li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> </ul>

6.1.3 저주파수 요소 동작치

저주파수 요소의 동작치는 【표 11】 와 같아야 한다.

【표 11】 저주파수 요소 동작치

구 분	허용 오차	시험치 정정
저주파수	동작 정정치의 $\pm 0.005\text{Hz}$ 이하	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 <math>+0.01\text{Hz}</math></li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.1.4 저주파수 요소 Trip Blocking 저전압 동작치

저주파수 요소 Trip Blocking 저전압의 동작치는 【표 12】 과 같아야 한다.

【표 12】 저주파수 요소 Trip Blocking 저전압 동작치

구 분	허용 오차	시험치 정정
저주파수	동작 정정치의 ±5% 이하	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수의 -0.01Hz</li> <li>• 복귀치 : 정격주파수</li> <li>• 인가주파수 : 동작치 정정의 -0.005Hz</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> </ul>

6.2 동작 시간 시험

6.2.1 과주파수 요소 동작시간

과주파수 요소의 동작시간은 【표 13】 과 같아야 한다.

【표 13】 과주파수 요소 동작시간

구 분	시 험 조 건	허용 오차
동작치 정정에 대한 주파수 입력	동작치 정정의 +0.005Hz	±20ms 이내
동작치 정정	최대, 중간, 최소	
복귀치 정정	동작치의 -0.01Hz	
Trip Blocking 저전압 정정	최소	
Trip Blocking 저전압 복귀시간 정정	최소	
동작시간 정정	최소 및 최대	
인가전압	110V	

6.2.2 과주파수 요소 Trip Blocking 저전압 동작시간

과주파수 요소의 동작 시간은 【표 14】 과 같아야 한다.

【표 14】 과주파수 요소 Trip Blocking 저전압 동작시간

구 분	시 험 조 건	허용 오차
Trip Blocking 저전압 정정에 대한 전압 입력	Trip Blocking 저전압 정정의 50%	±35ms 이내
동작치 정정	정격주파수 +0.01Hz	
복귀치 정정	정격주파수	
Trip Blocking 저전압 정정	최대, 중간, 최소	
Trip Blocking 저전압 복귀시간 정정	최소	
동작시간 정정	최소	

6.2.3 저주파수 요소 동작시간

저주파수 요소의 동작시간은 【표 15】와 같아야 한다.

【표 15】저주파수 요소 동작시간

구 분	시 험 조 건	허용 오차
동작치 정정에 대한 주파수 입력	동작치 정정의 -0.005Hz	±20ms 이내
동작치 정정	최대, 중간, 최소	
복귀치 정정	동작치의 +0.01Hz	
Trip Blocking 저전압 정정	최소	
Trip Blocking 저전압 복귀시간 정정	최소	
동작시간 정정	최소 및 최대	
인가전압	110V	

6.2.4 저주파수 요소 Trip Blocking 저전압 동작시간

저주파수 요소의 동작 시간은 【표 16】과 같아야 한다.

【표 16】저주파수 요소 Trip Blocking 저전압 동작시간

구 분	시 험 조 건	허용 오차
Trip Blocking 저전압 정정에 대한 전압 입력	Trip Blocking 저전압 정정의 50%	35ms 이하
동작치 정정	정격주파수 -0.01Hz	
복귀치 정정	정격주파수	
Trip Blocking 저전압 정정	최대, 중간, 최소	
Trip Blocking 저전압 복귀시간 정정	최소	
동작시간 정정	최소	

6.3 복귀치 시험

6.3.1 과주파수 요소 복귀치

과주파수 요소의 복귀치는 【표 17】와 같아야 한다.

【표 17】과주파수 요소 복귀치

구 분	허용 오차	시험치 정정
과주파수	복귀치 정정치의 ±0.005Hz 이하	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 -0.01Hz</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.3.2 과주파수 요소 Trip Blocking 저전압 복귀치

과주파수 요소 Trip Blocking 저전압의 복귀치는 【표 18】 과 같아야 한다.

【표 18】 과주파수 요소 Trip Blocking 저전압 복귀치

구 분	허용 오차	시험치 정정
과주파수	동작치의 105% 이하에서 복귀	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수 +0.01Hz</li> <li>• 복귀치 : 정격주파수</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> </ul>

6.3.3 저주파수 요소 복귀치

저주파수 요소의 복귀치는 【표 19】 과 같아야 한다.

【표 19】 저주파수 요소 복귀치

구 분	허용 오차	시험치 정정
저주파수	복귀치 정정치의 $\pm 0.005\text{Hz}$ 이하	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 +0.01Hz</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.3.4 저주파수 요소 Trip Blocking 저전압 복귀치

저주파수 요소 Trip Blocking 저전압의 복귀치는 【표 20】 과 같아야 한다.

【표 20】 저주파수 요소 Trip Blocking 저전압 복귀치

구 분	허용 오차	시험치 정정
저주파수	동작치의 105% 이하에서 복귀	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수 -0.01Hz</li> <li>• 복귀치 : 정격주파수</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> </ul>

6.4 복귀 시간

6.4.1 과주파수 요소 복귀시간

과주파수 요소 복귀시간은 【표 21】 과 같아야 한다.

【표 21】 과주파수 요소 복귀시간

구 분	허용 오차	시험치 정정
과주파수	동작 상태에서 정격주파수로 복귀 시 50ms 이내	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 -0.01Hz</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.4.2 과주파수 요소 Trip Blocking 저전압 복귀시간

과주파수 요소 Trip Blocking 저전압의 복귀시간은 【표 22】와 같아야 한다.

【표 22】과주파수 요소 Trip Blocking 저전압 복귀시간

구 분	허용 오차	시험치 정정
과주파수	동작 상태에서 정격전압으로 복귀 시 70ms ~ 100ms	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수의 +0.01Hz</li> <li>• 복귀치 : 정격주파수</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 80ms</li> </ul>
	동작 상태에서 정정치의 120% 입력시켜 복귀 시 복귀시간 정정의 $\pm 5\%$ 혹은 $\pm 35ms$ 중 큰 값을 적용	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수의 +0.01Hz</li> <li>• 복귀치 : 정격주파수</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소 및 최대</li> </ul>

6.4.3 저주파수 요소 복귀시간

저주파수 요소 복귀시간은 【표 23】와 같아야 한다.

【표 23】저주파수 요소 복귀시간

구 분	허용 오차	시험치 정정
저주파수	동작 상태에서 정격주파수로 복귀 시 50ms 이내	<ul style="list-style-type: none"> <li>• 동작치 : 최대, 중간, 최소</li> <li>• 복귀치 : 동작치 정정의 +0.01Hz</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최소</li> <li>• Trip Blocking 저전압 복귀시간 : 최소</li> <li>• 인가전압 : 110V</li> </ul>

6.4.4 저주파수 요소 Trip Blocking 저전압 복귀시간

저주파수 요소 Trip Blocking 저전압의 복귀시간은 【표 24】과 같아야 한다.

【표 24】 저주파수 요소 Trip Blocking 저전압 복구시간

구 분	허용 오차	시험치 정정
저주파수	동작 상태에서 정격전압으로 복구 시 70ms ~ 100ms	<ul style="list-style-type: none"> <li>• 동작치 : 정격주파수의 -0.01Hz</li> <li>• 복구치 : 정격주파수</li> <li>• 동작시간 : 최소</li> <li>• Trip Blocking 저전압 : 최대, 중간, 최소</li> <li>• Trip Blocking 저전압 복구시간 : 최소</li> </ul>

**6.5 절연 저항**

IEC 60255-5의 6.2.2항에서 규정하는 시험방법 및 기준을 따른다.

**6.6 과부하 내량**

계전기의 과부하 내량은 【표 25】와 같아야 한다.

【표 25】 과부하 내량

회로 구분	인 가 전 기 량		시 험 조 건
전압 입력 회로	정격 전압의 1.15배	연속	<ul style="list-style-type: none"> <li>• 회 수 : 1회</li> <li>(연속일 경우 3시간)</li> </ul>
제어전원 회로	정격 전압의 1.3배	3시간	

**6.7 접점용량시험**

접점용량시험은 IEC 60255-1의 6.11항 (Contact Performance) 또는 IEEE C 37.90의 5.7 (Make, carry, and interrupt ratings for tripping output circuits) 및 5.8항(Make, carry, and interrupt ratings for output circuits not rated for tripping)에 규정하는 시험방법 및 기준에 따른다.

**6.8 상용 주파 내전압 시험**

IEC 60255-5의 6.1.4항에 규정하는 시험방법 및 기준에 따른다.

**6.9 뇌 임펄스 내전압 시험**

IEC 60255-5의 6.1.3항에 규정하는 시험방법 및 기준에 따른다.

**6.10 1MHz Burst 시험**

Slow damped oscillatory wave 시험은 IEC 60255-26의 7.2.6항 (Slow damped oscillatory wave)에 규정한 시험방법 및 판정기준에 따른다.

**6.11 3, 10, 30MHz 버스트 장애시험 (3, 10, 30MHz Burst Disturbance)**

Fast damped oscillatory wave 시험은 IEC 61000-4-18의 규정을 따르며, 여기서 시험등급은 Level 4를, 판정기준은 Class B(방해시 일시적인 기능저하 후 자기회복)를 적용한다.

**6.12 정전기 시험 (Electrostatic Discharge Test)**

정전기 방전내성시험은 IEC 60255-26의 7.2.3항 (Electrostatic discharge)에 규정한 시험 방법 및 판정기준에 따른다.

#### **6.13 무선주파 방사내성 시험 (Radiate Electromagnetic Field Disturbance Test)**

전자기 방사내성시험은 IEC 60255-26의 7.2.4항 (Radiated interference)에 규정한 시험 방법과 판정기준에 따른다.

#### **6.14 EFT Burst 시험**

전기적 빠른과도현상 내성시험은 IEC 60255-26의 7.2.5항 (Electrical fast transient)에 규정한 시험방법 (Zone A) 및 판정기준에 따른다.

#### **6.15 합성서지 시험 (Surge Electrical Disturbance Test)**

서지내성시험은 IEC 60255-26의 7.2.7항(Surge)에서 규정한 시험방법(Zone A) 및 판정 기준에 따른다.

#### **6.16 무선주파 전도내성 시험 (Radio Frequency Field Disturbance Test)**

무선주파전도내성시험은 IEC 60255-26의 7.2.8항(Conducted interference) 및 IEC 61000-4-6에 규정하는 시험방법 및 판정기준에 따른다.

#### **6.17 제어 전원 이상**

제어전원이상시험은 IEC 60255-26의 7.2.11항 및 7.2.12항에 규정한 시험방법 및 판정기준에 따른다

#### **6.18 진동, 충격 및 지진 시험**

진동, 충격 및 지진시험은 각각 IEC 60255-21-1 ~ 3의 규정하는 시험방법 및 판단기준을 따르며, 여기서 시험등급은 각각 Class 1을 적용하며, 지진시험은 시험방법(Test method) B를 적용한다.

#### **6.19 온도 특성 시험**

온도성능시험은 IEC 60255-1의 12항(Climatic performance)에 따르며, 다음의 시험방법을 준용한다.

(a) Cold test (IEC 60068-2-1)

- 시험등급 : Ab(보관), Ad(동작)
- 시험온도 : -40℃(Ab), -25℃(Ad)
- 시험시간 : 16h

(b) Dry heat test (IEC 60068-2-2)

- 시험등급 : Bb(보관), Bd(동작)
- 시험온도 : +70℃(Bb), +55℃(Bd)
- 시험시간 : 16h

#### **6.20 온·습도 시험**

온 · 습도 성능시험은 IEC 60255-1의 12항(Climatic performance)에 따르며, 다음의 시험

방법을 준용한다

(a) Damp heat steady state test (IEC 60068-2-78)

- 시험등급 : Cab
- 시험온도 : (40±2)℃
- 상대습도 : (93±3)%
- 시험기간 : 10days

(b) Cyclic temperature with humidity test (IEC 60068-2-30)

- 시험등급 : Db
- 시험 온 · 습도

【표 26】 온 · 습도 성능

구 분	온도	습도
하위온도 (Lower Temp)	25±3℃	97%, -2%+3%
상위온도 (Upper Temp)	40±2℃ 주1) 55±2℃ 주2)	93% ± 3%

주1) 옥내형에 적용

주2) 옥외형에 적용

- 시험기간 : 6days
- 시험방법 : Variant 2 적용

### 6.21 부 담

계전기의 부담은 【표 27】의 시험 조건으로 측정할 경우 5.9항 부담치의 110% 이내 이어야 한다.

【표 27】 부 담

구 분	시 험 조 건
전압 회로	• 정격 전압을 인가하여 각 상의 전류를 측정한다.
제어전원회로	• 정격 전압을 인가하여 전류를 측정한다. • 동작 시 VA는 계전기를 동작시킨 경우의 전류를 측정한다.

### 6.22 정정 기능

계전기는 【표 28】의 시험 방법으로 하였을 때 정정 기능에 문제가 없어야 한다.

【표 28】 정정 기능

구 분	시 험 방 법 및 기 준
정정치 변경 시험	• 정격전압, 전류를 인가한 상태에서 정정치 변경 등 정정 조작을 행하여 내용 확인 • 정정 범위내의 정정이 가능할 것 • 정정치를 변경할 때 계전기는 불필요한 응답을 하지말 것 • 정정치 변경 중에는 기존의 정정치일 것
Memory 시험	• 전원 스위치를 On/Off할 때 정정치를 기억하고 있을 것 • CPU의 기동, 정지를 행할 때 정정치를 기억하고 있을 것

### 6.23 내구성 시험

#### 6.23.1 기 구

계전기는 【표 29】의 시험조건에 따라 10,000회 동작 및 복귀를 반복하여 조작하였을 때 기구 및 특성에 이상이 생기지 않아야 한다.

#### 6.23.2 접 점

접점은 【표 29】의 시험조건에서 5.8항에서 보증하는 접점 폐로용량을 온도상승에 이상이 생기지 않는 간격으로 통전하고 2,000회의 개폐 동작을 반복하였을 때 이상이 생기지 않아야 한다.

【표 29】 내 구 성

구 분	조 작 회 수	시 험 조 건
기 구	10,000회	• 동작치 이상의 주파수를 인가하여 동작, 복귀를 반복 조작
계전기 접점	2,000회	• 반복 개폐 조작

### 6.24 상시감시 기능 시험

계전기를 【표 30】의 시험조건에 따라 시험하였을 때 LCD, ERR LED에 이상상태를 표시하며, SYS\_ERR 접점이 출력되어야 한다.

【표 30】 상시감시 기능 시험

구 분	시 험 조 건
DC 전원 이상감시	• +12Vdc 또는 -12Vdc 전압입력을 제거했을 때 이상감지 여부 판별
CPU 이상감시	• CPU exception을 발생시켰을 때 Watchdog Timer로 Rebooting 되는지 확인
정정치 이상감시	• Setting 값이 Range를 벗어나게 설정하여 이상감지 여부 판별
메모리	• 메모리에 정정치 Data를 write한 후 비정상적인 Data와 비교하여 동작여부로 판별
Digital 신호입력/출력 이상감시	• DI/O 피드백 회로제거 후 이상감지 여부 판별
Calibration 이상감시	• 설정값의 ±5% 이상으로 Calibration할 때 이상감지 여부 판별
Analog Input Circuit 이상감시	• Reference 전압 제거 후 이상감지 여부 판별

6.25 고장기록 기능 시험

계전기를 【표 31】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 31】 고장기록 기능 시험

구 분	시 험 조 건
고장기록 기능	<ul style="list-style-type: none"> <li>• 계전기는 동작 시 고장기록을 저장하여야 하며, 새로운 고장이 발생하면 가장 오래된 기록을 지우고 새로운 기록을 저장해야 한다.</li> <li>(1) 고장기록은 아날로그 입력과 디지털 입출력 정보를 포함하여야 하며, 계전기의 동작요소 및 최종 트립요소 등으로 고장기록 기능이 기동 되도록 할 것</li> <li>(2) 최소 4회 이상의 고장기록을 저장할 수 있어야 하며, 최소 길이는 1s 이상 이어야 한다.</li> <li>(3) 고장기록의 파형 및 계전기의 출력 신호는 고장전 최소 100ms 이상, 고장 후 100ms 이상을 포함하여 고장분석이 용이해야 한다.</li> <li>(4) 다음 이상의 고장 기록 분석이 가능할 것                         <ul style="list-style-type: none"> <li>- 전류의 크기, 위상 및 고조파 분석</li> <li>- 계전기 요소 동작시간 분석</li> <li>- 각종 Event 기록 및 계전기 Fail 내용</li> <li>- Comtrade 파일 변환 기능</li> </ul> </li> <li>(5) 전원 공급이 중단된 시점으로부터 최소 3일 이상 저장되어야 함</li> </ul>

## 7. 시험 및 검사

### 7.1 시험 및 검사 구분

시험 및 검사는 형식시험과 검수시험으로 구분하며, 형식시험은 규격이 정한 전반적인 사항에 대해 시험하고 검수시험은 고객이 특별히 지정하지 않으면 7.3항의 시험 및 검사항목을 순차적으로 실시한다.

### 7.2 시험조건

시험은 특성시험을 위해 특별한 경우를 제외하고는 다음의 시험조건에서 시행하는 것으로 한다.

- (1) 주위온도 :  $20^{\circ}\text{C} \pm 10^{\circ}\text{C}$
- (2) 상대습도 : 90% 이내
- (3) 주 파 수 : 정격주파수의  $\pm 1\%$
- (4) 제어전원 : 정격 제어전원 (AC/DC 110 ~ 220V)  $\pm 2\%$

### 7.3 시험 및 검사 항목

계전기의 시험 및 검사항목은 【표 32】에 따른다.

【표 32】 시험 및 검사항목

번호	시험 항목	시험 및 검사 내용	시험 구분	
			형 식	검 수
1	구 조	• 4항, 5.2항, 5.3항, 5.5항 및 5.7항에 의한다.	0	0
2	동작특성	• 동작치 특성은 6.1항에 의한다. • 동작시간 특성은 6.2항에 의한다.	0	0
3	복귀특성	• 복귀치 특성은 6.3항에 의한다. • 복귀시간 특성은 6.4항에 의한다.	0	0
4	절연저항	• 6.5항에 의한다.	0	0
5	과부하 내량	• 6.6항에 의한다.	0	
6	점점용량시험	• 6.7항에 의한다.	0	
7	상용주파 내전압	• 6.8항에 의한다.	0	0
8	뇌 임펄스	• 6.9항에 의한다.	0	
9	1MHz Burst	• 6.10항에 의한다.	0	
10	3,10,30MHz Burst	• 6.11항에 의한다.	0	
11	정전기	• 6.12항에 의한다.	0	
12	무선주파 방사내성	• 6.13항에 의한다.	0	
13	EFT Burst	• 6.14항에 의한다.	0	
14	합성서지	• 6.15항에 의한다.	0	
15	무선주파 전도내성	• 6.16항에 의한다.	0	
16	제어전원 이상	• 6.17항에 의한다.	0	
17	진동, 충격 및 지진	• 6.18항에 의한다.	0	

【표 21】 시험 및 검사항목

번호	시험 항목	시험 및 검사 내용	시험 구분	
			형 식	검 수
18	온도특성	• 6.19항에 의한다.	0	
19	온·습도	• 6.20항에 의한다.	0	
20	부담측정	• 6.21항에 의한다.	0	0
21	정정기능	• 6.22항에 의한다.	0	0
22	내구성	• 6.23항에 의한다.	0	
23	상시감시 기능	• 6.24항에 의한다.	0	
24	고장기록 기능	• 6.25항에 의한다.	0	

## 8. 표시 및 포장

### 8.1 표 시

계전기는 보기 쉬운 곳에 용이하고 지워지지 않는 방법으로 다음사항을 표시하여야 한다.

- (1) 명칭 및 형식
- (2) 정격 제어전원
- (3) 참고 접속도
- (4) 단자기호
- (5) 제조자명 또는 상표
- (6) 제조년월 및 제조번호

### 8.2 포 장

계전기는 취급 또는 운반 시 충격이나 진동 등에 의해 손상을 받지 않도록 별도의 케이스 내에 넣고 계전기가 습기의 영향을 받지 않도록 내습성 물질로서 포장하여야 하며, 포장치수는 KS T1002의 호칭번호 11-52(325×225)로 한다.

## 9. 운반

9.1 계전기의 운반조건은 다음과 같다.

- 9.1.1 계전기는 완전히 조립된 상태에서 운반
- 9.1.2 충분한 방습조치를 취하고 수송

9.2 계전기를 운반하기 위한 포장은 다음과 같이 한다.

- 9.2.1 운반 및 현장 보관 중 외상 또는 부식이 발생하지 않는 구조
- 9.2.2 운반 및 현장 보관 중 충격에 충분한 강도 고려
- 9.2.3 당사에서 지정하는 장소에 하자 없이 하차

## 10. 하자보증

하자보증 기간은 납품 후 3년으로 한다.

## 11. 품질보증

당사는 제품에 대한 품질을 보증해야 한다.

## 12. 부속품 및 수리 예비품

12.1 당사는 계전기 운영 및 시험에 필요한 다음의 공급품목 일체를 공급 한다.

### 12.1.1 기본 공급품목

- (1) 계전기 운영에 필요한 품목 공급
  - (가) 계전기 접속 및 정정 프로그램
  - (나) 연결 케이블 및 보조 장치(Converter 등)
- (2) 계전기 시험에 필요한 품목 공급
  - (가) 연결 코드 및 테스트 플러그
  - (나) 시험결과 Monitoring 장치(필요시만 공급)
  - (다) 동작 및 고장분석 프로그램
- (3) 기타 부속품 및 보수 예비품 List 제출

### 12.1.2 기본 공급품목 외 및 초과 수량 : 별도 구매

12.2 당사가 제공하지 않은 품목이 계전기 운영 및 시험에 필요한 경우, 사용자가 요청시 특별한 사유가 없는 한 즉시 제공 한다.

12.3 당사는 수리 예비품(Spare Parts)에 대한 추천목록을 제출하며 구입 여부는 구매시 결정한다.

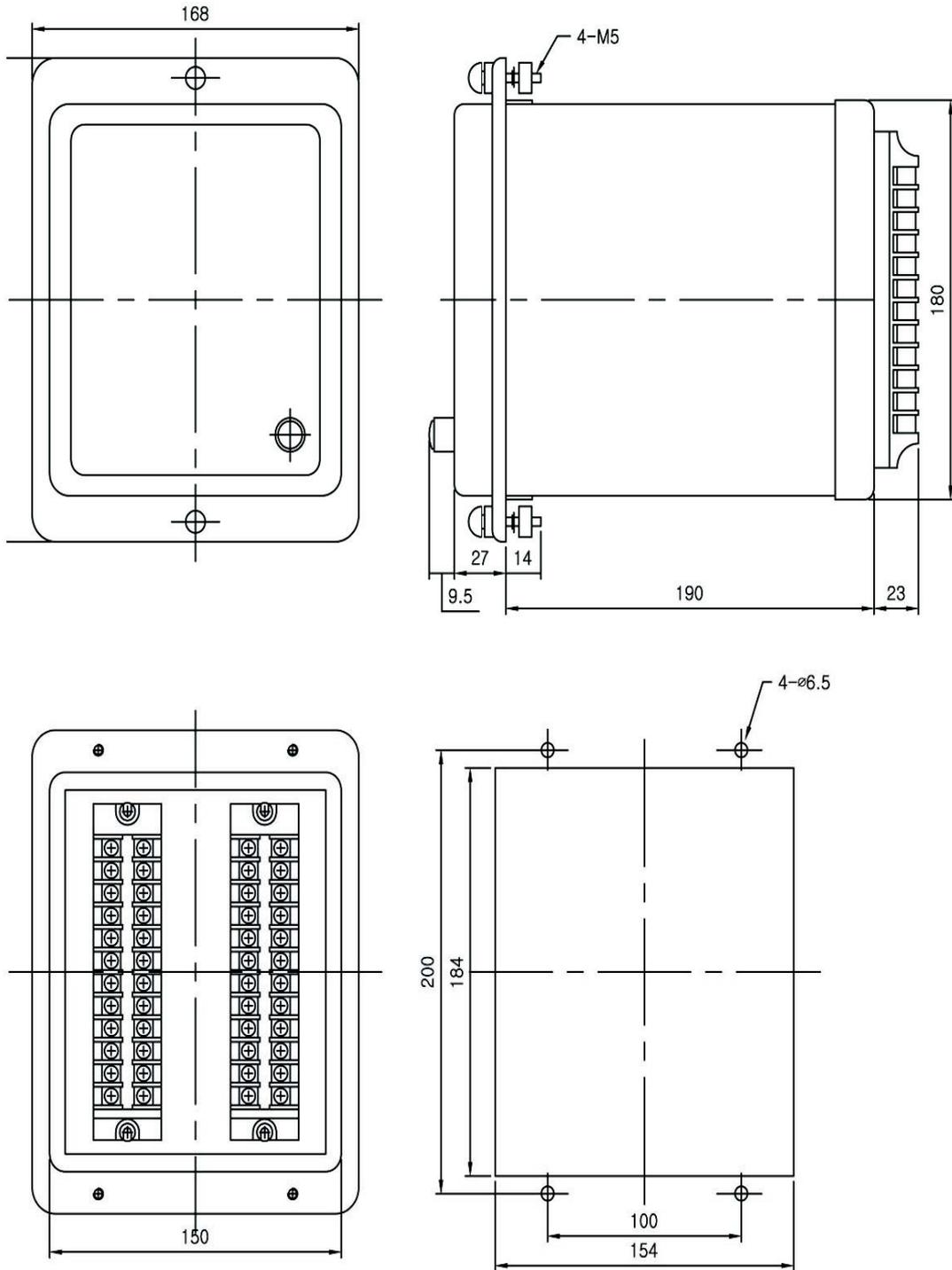
## 13. 취급 시 주의사항

포장 및 인도 업무규칙에 따른다.

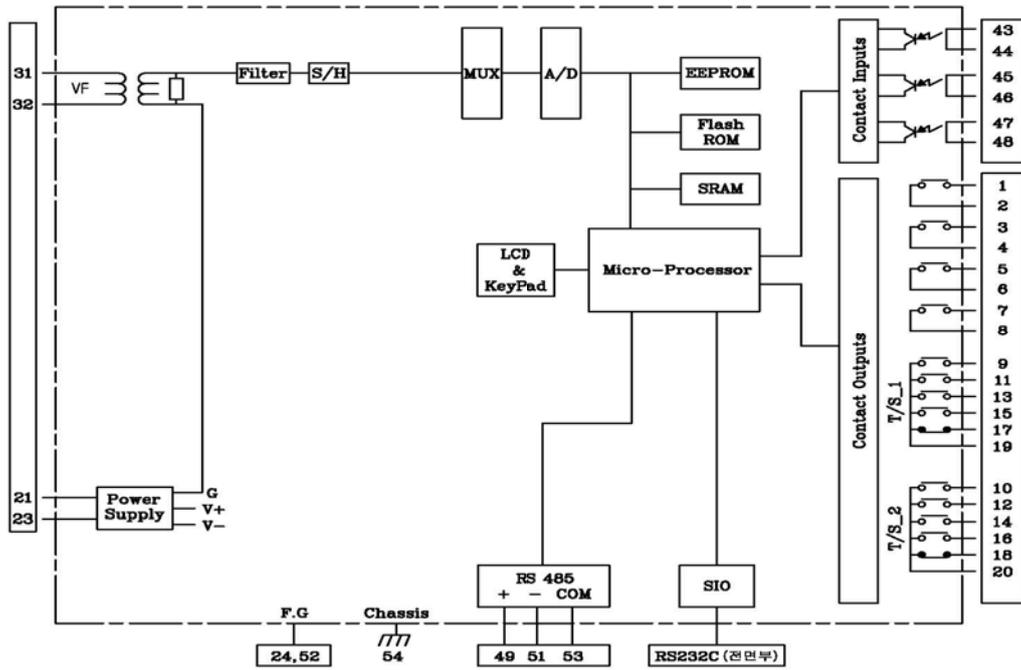
## 14. 기 타

이 규칙에 명시되지 않은 내용의 적용여부는 주문자와 협의에 의하여 결정한다.

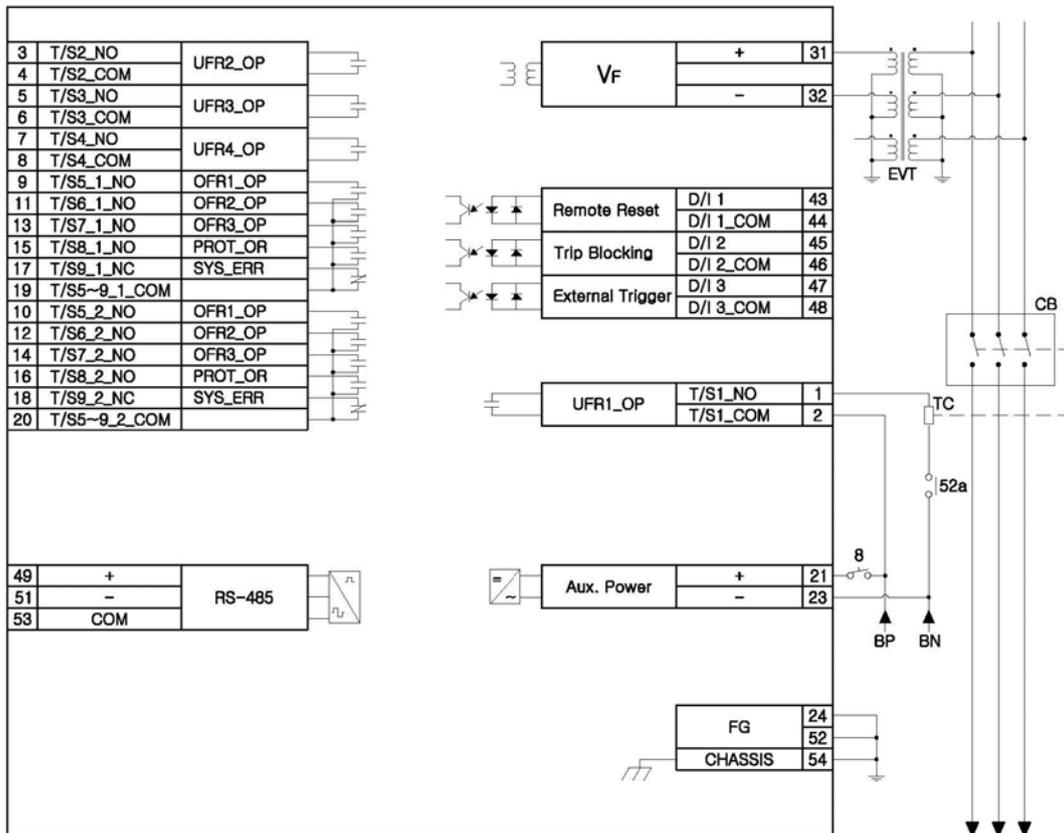
【부도 1】 외형 및 치수 ( Unit : mm )



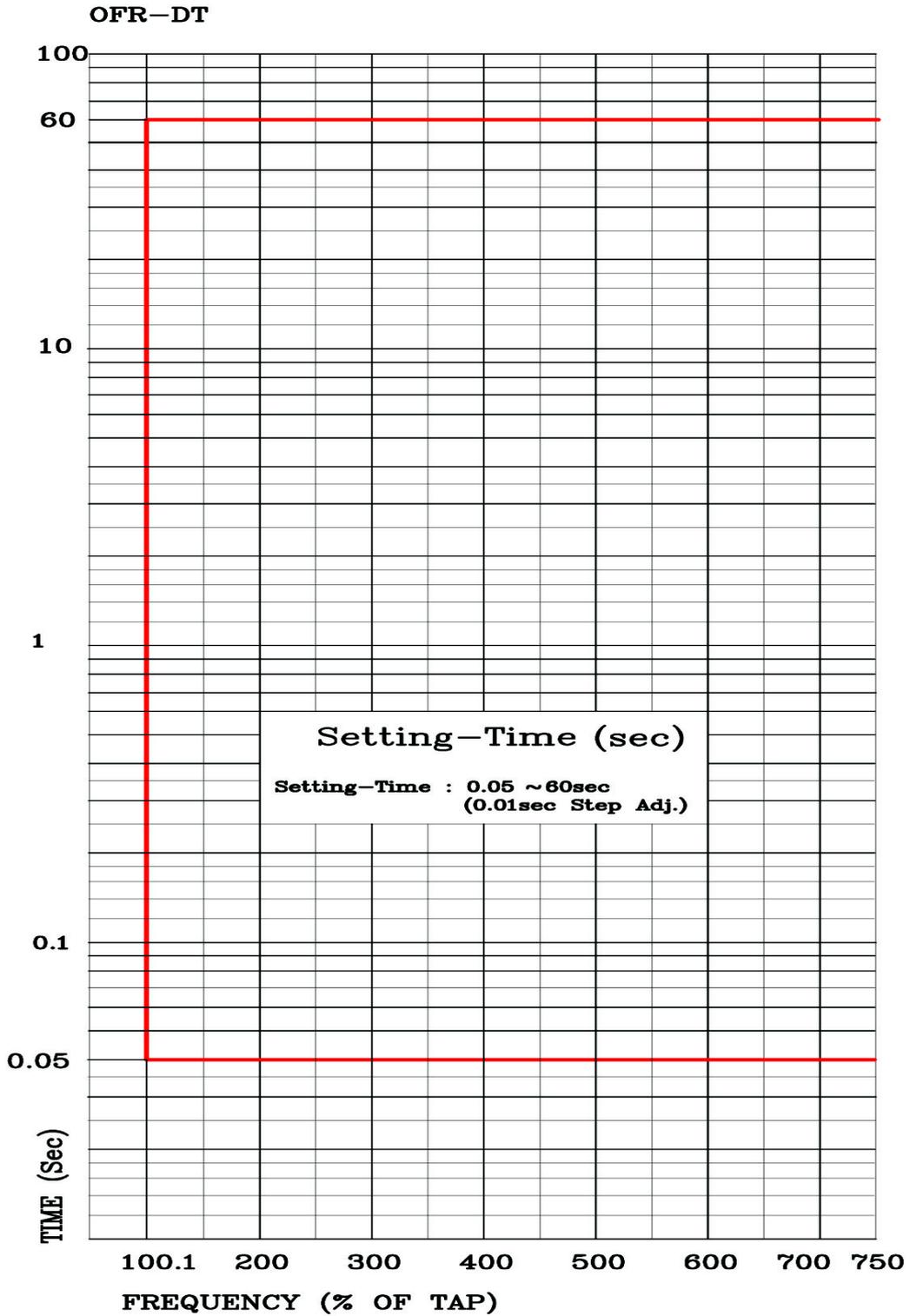
【부도 2】 계전기 하드웨어 내부 구조



【부도 3】 외부 결선도



【부도 4】 과주파수 요소 정한시 특성 곡선



【부도 5】 저주파수 요소 정한시 특성 곡선

