

사 양 서

Digital Feeder Protection Relay **(50/51×3, 50/51N×1, 67N×1, 59×3, 27×3,** **64(59G)×1, 67G×1, 46×1, 47×1)**

TYPE : K-PAM F300

작성 년 월 일 : 2019. 08. 27

Version : V 3.00

사 양 서
(DIGITAL형 Feeder Protection Relay)

1. 적용 범위

본 사양서는 전로의 모선이나 주변압기의 후비 또는 Feeder의 사고 시에 이를 검출하여 전로를 차단 또는 경보를 발생시키게 함으로써 전로 및 기기 등을 보호하는 디지털 보호 계전기에 적용한다.

2. 사용 상태

계전기는 특별히 지정하지 않는 한 다음의 상태에서 사용하는 것으로 한다.

- (1) 주위온도는 $-10^{\circ}\text{C} \sim +55^{\circ}\text{C}$ 로서 결빙이 생기지 않는 상태
- (2) 상대습도는 일평균 80% 이하 (단, 이슬이 맺히지 않을 것)
- (3) 표고는 1000m 이하
- (4) 이상 진동, 충격, 경사 및 자계의 영향이 없는 상태
- (5) 주위의 공기 오염상태가 현저하지 않은 장소로서 다음 사항에 저촉되지 않는 상태
 - 폭발성 분진, 가연성 분진, 가연성 가스, 인화성 물질의 증기, 부식성 가스 또는 과도한 분진, 염수의 비말 또는 물방울이 있는 장소

3. 정 격

- (1) 정격 전류 : AC 5A
- (2) 정격 영상 전류 : AC 1.5 mA (ZCT 200mA / 1.5mA)
- (3) 정격 전압 : AC 63.5 ~ 110V
- (4) 정격 영상 전압 : AC 190V
- (5) 정격 주파수 : 60 / 50 Hz (내부전환), Sine Waveform 정현파
- (6) 제어 전원 : AC / DC 110 ~ 220V

4. 구 조

4.1 구조 일반

- (1) 계전기는 그 책무를 완수하기에 충분한 기계적, 전기적 강도를 갖고 통상의 온도 및 습도 변화, 진동, 충격에 견딜 수 있는 구조이어야 한다.
- (2) 계전기는 각 구성품에 먼지가 들어가지 않도록 금속제 또는 이와 동등 이상의 케이스에 넣는 것을 기본으로 하며 PCB등은 진동에 탈락되거나 접촉 불량에 발생치 않는 구조이어야 한다.
- (3) 계전기의 케이스는 배전반에 취부 사용하기에 적절한 크기 및 구조이어야 하며 외형 및 치수는 【부도 1】과 같아야 한다.
- (4) 외함은 전면에서 용이하게 표시기의 표시 확인, 정정값 확인, 사고 복구(Fault Reset)등을 할 수 있는 구조 이어야 한다.
- (5) 계전기의 구조는 매입형(Fixed Type) 또는 인출형(Draw Out Type)으로 하고, 인출형 계전기인 경우 전류 입력 변성기는 개방되지 않는 구조이어야 한다.
- (6) 계전기의 외부 회로와의 접속은 장치를 설치, 보수 또는 기타 필요할 때 전기회로와의 접속 분리가 용이하게 되는 구조이어야 하며, 접속단자는 장치 후면에 위치하는 것을 기본으로 한다.

4.2 구 성

계전기의 구성은 【표 1】 과 같아야 하며, 내부 Block Diagram은 【부도 3】 와 같아야 한다.

【표 1】 계전기의 구성

(1) 전원부	AC / DC 110 ~ 220V로 하며 계전기의 소비전력에 충분히 견디는 구조로 구성되어야 하며, 전원 인가상태를 확인 할 수 있는 표시장치 (Run LED)가 부착되어야 한다.
(2) 입력 변환부	입력 변환부는 보조 변성기에서 입력되는 전류, 전압을 적절한 Level의 신호로 변환할 수 있도록 구성되어야 한다.
(3) 정정 및 표시부	정정부는 사용자가 KeyPad를 이용한 간단한 조작으로 정정을 할 수 있어야 하고, LCD를 통하여 정정치의 확인이 가능하여야 하며, 계전기가 운용중이라도 정정치 변경이 가능하도록 되어야 한다. 표시부는 LCD, LED를 통해서 계전기 전원 상태, Pickup 상태 및 동작상태가 표시되어야 하며, Reset 버튼을 눌러 복귀 할 수 있어야 한다. 또한 상시감시 불량 등 이상 상태에 대한 표시도 이와 같이 하여야 한다.
(4) DATA 수집 및 연산 수행부	Data 수집 및 연산 수행부는 Filter, S/H(Sample & Holder), MUX, A/D컨버터, Digital Filter, Buffer 및 중앙처리장치(CPU), 기억장치(RAM,ROM)등으로 구성되어야 하며, 전류, 전압의 검출 등 각종 필요한 Data를 수집, 저장하여야 하며 각 기능의 Algorithm을 실시간으로 연산하고, 샘플링 회수는 1주기 당 32회로 하며, 기본 주파수 성분 외의 영향에 의해 동작되고 고조파나 DC Offset의 영향을 적게 받아야 한다.
(5) 출 력 부	출력부는 Trip용, Signal용 접점 및 외부 PC와 상호 통신을 할 수 있는 통신 기능부로 구성되어야 한다.
(6) 기 타	(가) 조작 KEY : 동작 표시기 RESET Key (Reset) 메뉴 Key (Menu). 방향 Key (↑,↓) 메뉴 이동 Key (←,→), 정정확인 Key (Enter) CB Control Key (Open, Close, L/R) (나) 표시 LED : 전원 On/Off 상태 및 CPU RUN상태 (녹색) 계전기 장치 이상 (적색) Pick-up (황색) 동작 (Fault) (적색) CB 상태 (Open, Close, Local, Remote) (다) 접점 출력 : (a) Trip용 접점 (T/S1 ~ T/S3) - 3a (b) Signal용 접점 (T/S4 ~ T/S9) - 6a (c) Signal용 접점 (T/S10) - 1b

5. 성능 및 기능

계전기는 전기 선로 및 기기를 보호할 수 있어야 하며 계측표시 기능, Event 기록 기능, Fault 기록 기능, 통신 기능, 상시 감시 기능, 표시 및 경보 기능, CB Control 및 Local/Remote 기능 등이 있어야 한다.

5.1 과전류 계전 요소

계전기는 【표 2】의 순시, 한시 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 2】과전류 동작특성

기 능	동작치 정정	동 작 시 간 정 정		비 고
		조 정 범 위	특 성	
순시 요소	1.0 ~ 100.0A (0.5A Step)	≤ 40 ms	• 순시	• 2개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
한시 요소	0.2 ~ 16.0A (0.1A Step)	0.05 ~ 10.00 (0.05 Step)	• 반한시 (NI) • 강반한시 (VI) • 초반한시 (EI) • 장반한시 (LI) • 장반한시 (HLI) • 경보유도형 반한시 (KNI) • 경보유도형 강반한시 (KVI) • 경보유도형 장반한시 (KLNI) • 경보유도형 장강반한시 (KLVI)	• 9개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	

- (1) 한시동작은 전류 - 시간 특성이어야 하며 한시동작시간 특성은 9가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 순시요소 동작시간은 40ms 이내로 동작하여야 한다.
- (3) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (4) 반한시 특성은 【부도 5】 ~ 【부도 13】의 식으로 정의한다.

5.2 지락 과전류 계전 요소

계전기는 【표 3】의 순시, 한시 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 3】지락 과전류 동작특성

기 능	동작치 정정	동 작 시 간 정 정		비 고
		조 정 범 위	특 성	
순시 요소	0.5 ~ 50.0A (0.1A Step)	≤ 40 ms	• 순시	• 2개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
한시 요소	0.1 ~ 10A (0.1A Step)	0.05 ~ 10.00 (0.05 Step)	• 반한시 (NI) • 강반한시 (VI) • 초반한시 (EI) • 장반한시 (LI) • 장반한시 (HLI) • 경보유도형 반한시 (KNI) • 경보유도형 강반한시 (KVI) • 경보유도형 장반한시 (KLNI) • 경보유도형 장강반한시 (KLVI)	• 9개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	

- (1) 한시동작은 전류 - 시간 특성이어야 하며 한시동작시간 특성은 9가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 순시요소 동작시간은 40ms 이내로 동작하여야 한다.
- (3) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (4) 반한시 특성은 【부도 5】 ~ 【부도 13】의 식으로 정의한다.

5.3 방향성 지락 과전류 계전 요소

계전기는 【표 4】의 순시, 한시 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 4】방향성 지락 과전류 동작특성

기능	동작치 정정		Direction 정정	동 작 시 간 정 정		비 고	
				조 정 범 위	특 성		
순시 요소	전 류	0.5 ~ 50.0A (0.1A Step)	Forward / Reverse / Disabled	≤ 40 ms	• 순시	• 2개 특성 동시내장 선택사용 가능	
	전 압	5 ~ 170 V (1V Step)					
	기준 위상각	-90 ~ 90° (1° Step)		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)		
	동작 위상각	기준위상각 의 ± 90°					
한시 요소	전 류	0.1 ~ 10A (0.1A Step)	Forward / Reverse / Disabled	0.05 ~ 10.0 (0.05 Step)	• 반한시 (NI) • 강반한시 (VI) • 초반한시 (EI) • 장반한시 (LI) • 장반한시 (HLI) • 경보유도형 반한시(KNI) • 경보유도형 강반한시(KVI) • 경보유도형 장반한시(KLNI) • 경보유도형 장강반한시(KLVI)	• 9개 특성 동시내장 선택사용 가능	
	전 압	5 ~ 170 V (1V Step)					
	기준 위상각	-90 ~ 90° (1° Step)		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)		
	동작 위상각	기준위상각 의 ± 90°					

- (1) 한시동작은 전류 - 시간 특성이어야 하며 한시동작시간 특성은 9가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 순시요소 동작시간은 40ms 이내로 동작하여야 한다.
- (3) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (4) 반한시 특성은 【부도 5】 ~ 【부도 13】의 식으로 정의한다.
- (5) 위상각 동작 특성은 【부도 15】로 정의 한다.

5.4 선택 지락 계전 요소

계전기는 【표 5】의 한시 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 5】선택 지락 동작특성 조정범위

기 능	동작치 정정		Direction 정정	동 작 시 간 정 정		비 고
				조 정 범 위	특 성	
한시 요소	전 류	0.9 ~ 250mA (0.1mA Step)	Forward / Reverse / Disabled	0.05 ~ 10.0 (0.05 Step)	• 반한시 (NI)	• 2개 특성 동시내장 선택사용 가능
	전 압	5 ~ 170V (1V Step)				
	기준 위상각	-90 ~ 90° (1° Step)	0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)		
	동작 위상각	기준위상각의 ± 90°				

- (1) 한시동작은 전류 - 시간 특성이어야 하며 반한시, 정한시 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (3) 반한시 특성은 【부도 14】의 식으로 정의한다.
- (4) 위상각 동작 특성은 【부도 15】로 정의 한다.

5.5 전류 불평형 계전 요소

계전기는 【표 6】의 한시 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 6】전류 불평형 동작특성 조정범위

기 능	동작치 정정		동 작 시 간 정 정		비 고
			조 정 범 위	특 성	
한시 요소	동작비율 I2/I1	2 ~ 80 (%) (1% Step)	0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	-
	정상분 최소 동작전류 I1	0.50 ~ 5.00A (0.01A Step)			

5.6 과전압 계전 요소

계전기는 【표 7】의 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 7】과전압 동작특성 조정범위

동 작 치 정 정	동 작 시 간 정 정		비 고
	조 정 범 위	특 성	
5 ~ 170V (1V Step)	0.05 ~ 10.0 (0.05 Step)	• 반한시 (NI)	• 2개 특성 동시내장 선택사용 가능
	0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	

- (1) 한시동작은 전압 - 시간 특성이어야 하며 한시동작시간 특성은 2가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (3) 반한시 특성은 【부도 16】의 식으로 정의한다.

5.7 저전압 계전 요소

계전기는 【표 8】의 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 8】저전압 동작특성 조정범위

동 작 치 정 정	동 작 시 간 정 정		비 고
	조 정 범 위	특 성	
5 ~ 170V (1V Step)	0.05 ~ 10.0 (0.05 Step)	• 역반한시 (NI)	• 2개 특성 동시내장 선택사용 가능
	0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	

- (1) 한시동작은 전압 - 시간 특성이어야 하며 한시동작시간 특성은 2가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (3) 반한시 특성은 【부도 17】의 식으로 정의한다.

5.8 지락 과전압 계전 요소

계전기는 【표 9】의 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 9】지락 과전압 동작특성 조정범위

기 능	동작치 정정	동 작 시 간 정 정		비 고
		조 정 범 위	특 성	
순시 요소	10 ~ 170V (1V Step)	≤ 40 ms	• 순시	• 2개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
한시 요소	5 ~ 170V (1V Step)	0.05 ~ 10.00 (0.05 Step)	• 트립용 반한시 (NI_TRIP) • 알람용 반한시 (NI_ALARM)	• 3개 특성 동시내장 선택사용 가능
		0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	

- (1) 한시동작은 전압 - 시간 특성이어야 하며 한시동작시간 특성은 3가지 특성을 동시에 내장하고 변경선택 사용할 수 있어야 한다.
- (2) 정한시 시간특성은 임의로 동작시간을 정정한다.
- (3) 반한시 특성은 【부도 18】 , 【부도 19】 의 식으로 정의한다.

5.9 역상 과전압 요소

계전기는 【표 10】의 동작치, 동작 시간 정정범위를 갖고 사용자가 쉽게 변경 조작이 가능한 구조이어야 한다.

【표 10】역상 과전압 동작특성 조정범위

동 작 치 정 정	동 작 시 간 정 정		비 고
	조 정 범 위	특 성	
5 ~ 170V (1V Step) (V2)	0.04 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	-

5.10 CB Control 및 Local/Remote 기능

계전기는 【표 11】과 같이 CB Control 및 Local/Remote 기능을 수행해야 한다.

【표 11】 CB Control 및 Local/Remote 기능

요 소	기 능		비 고
CB 상태 LED 표시	CB OPEN 상태	CB OPEN LED 점등	
	CB CLOSE 상태	CB CLOSE LED 점등	
	CB 입력 이상 상태	CB LED 점멸	
LOCAL / REMOTE	LOCAL	계전기 응동	
	REMOTE	RS485통신 응동	
FUNCTION	ENABLE(0) / DISABLE(1)		CB 사용여부
KEY CONTROL	ENABLE(0) / DISABLE(1)		전면Key 사용여부
CB OPEN TIME	0.1 ~ 5.0sec (0.1sec STEP)		
CB CLOSE TIME	0.1 ~ 5.0sec (0.1sec STEP)		
CB INPUT	52a+52b / 52a / 52b		입력 방법 선택
CB OPEN COUNTER	0 ~ 65535		
SET OPEN COUNTER	0 ~ 65535		임의조작 가능

5.11 계측 표시 기능

계전기는 고장검출 기능을 수행하면서 【표 12】의 계측치를 LCD를 통해 표시하여야 하고, 간단한 조작으로 계측표시 내용을 확인할 수 있어야 한다.

【표 12】 계측 요소 및 계측 범위

요 소	계 측 범 위	비 고
기본파 전압 및 위상, 선간 전압 및 위상	Va, Vb, Vc Vab, Vbc, Vca	250V -
기본파 전류 및 위상	Ia, Ib, Ic, In	250A -
영상 전압 및 위상	Vn	250V -
ZCT 영상 전류 및 위상	Is	1000mA ZCT 2차측 전류
대칭분 전압 및 위상	V0, V1, V2	250V -
대칭분 전류 및 위상	I0, I1, I2	250A -
전압/전류 불평형율	Vub, Iub	0 ~ 100% Vub : V2/V1 Iub : I2/I1
주파수	FREQ	30.000 ~ 100.000Hz A상 전압 2V이상부터 계측
각상 전력	Watt_a, Watt_b, Watt_c	0 ~ 62500 W
	Var_a, Var_b, Var_c	0 ~ 62500 Var
	VA_a, VA_b, VA_c	0 ~ 62500 VA
3상 전력	Watt_t	0 ~ 187500 W
	Var_t	0 ~ 187500 Var
	VA_t	0 ~ 187500 VA
역률	PF_a, PF_b, PF_c, PF_t	-99.9% ~ 99.9% 유효, 무효전력의 '-' 표시는 역방향임
유효 전력량	Watth	0 ~ 999.99 MWh -
무효 전력량	Varh	0 ~ 999.99 MVarh -

5.12 Event Recorder 기능

계전기는 고장검출 기능을 수행하면서 【표 13】의 Event를 LCD를 통해 표시하여야 하고, 간단한 조작으로 Event 내용을 확인할 수 있어야 한다.

【표 13】 Event Recorder 기능

횟 수	최대 1024개	비 고
분해능	10ms 단위	
이벤트 발생 항목	- 보호 계전요소 Pickup / Release / Operation - CB Status - 자기 진단 ERROR 발생 - SETTING 변경 - Event Data Clear - Fault Data Clear - Energy Clear - Annunciator Reset - System Reset (Power On / Off) - Waveform Capture - Circuit Breaker Control - 입력 접점 상태 변화	
표시 항목	- Event 발생 항목 - 보호 계전 요소 - 전기량 : Event 발생 시간 각 상 전류, 전압 실효치 및 위상 N상 전류, 전압 실효치 및 위상	
DATA 유지	- 제어 전원이 상실되더라도 DATA 유지 - *.TXT 파일로 저장 가능	

5.13 Fault 기록 기능

계전기는 【표 14】와 같이 전류/전압의 크기 및 파형, 접점 입/출력 상태, 보호계전요소 상태, 일시, 위상 등을 기록·저장하여 고장 해석을 용이하게 한다.

【표 14】Waveform Recorder 기능

횟 수	최대 6개	
Recording Type	168cycle × 6개	
Sampling 횟수	32Sample/Cycle	
발생 항목 설정	T_POS	0 ~ 99% (1% STEP)
	T_SRC	OP, PKP, OP+PKP
PC 표시 항목	각 상 전류, 전압 (크기, 위상, 고조파, 외형을) 영상 전류(In or Is), 전압 (크기, 위상, 고조파, 외형을) 대칭분 전압 / 전류(크기, 위상) 접점 출력 상태 접점 입력 상태 보호 계전 요소 상태	
계전기 표시 항목	Trigger 시간 보호 계전 요소 Recording Type	
Data 유지	- 제어 전원이 상실되더라도 DATA 유지 - *.cfg, *.data 파일로 저장 가능 - Comtrade file Format 지원	

5.14 통신 기능

계전기는 RS-232C와 RS-485C 2가지 통신 기능을 구비하여야 하고, 계전기 전면에 RS-232C 접속 포트를 장착하고 뒷면에 RS-485C 접속 단자를 구비하여야 하며, 통신사양은 【표 15】와 같아야 한다.

【표 15】통신 사양

통신 포트	RS232 통신	전면부 1Port	MODBUS 프로토콜
	RS485 통신	후면부 1Port - 51(+), 52(-), 53(Com)	MODBUS 프로토콜

요 소	정 정 범 위		비 고
PROTOCOL	MODBUS		-
SLV_ADDR	1 ~ 254		-
BPS	RS-232	19200 고정	-
	RS-485	9600, 19200	-

- RS-232C : RS-232C 통신은 PC를 이용하여 정정치를 읽거나 변경하는 것이

가능하여야하고 Fault 기록 데이터를 읽을 수 있어야 한다.

- RS-485C : RS-485C 통신은 상위 SCADA 통신용으로 사용할 수 있어야 한다.

5.15 상시 감시 기능

계전기는 상시에 장치내의 H/W를 진단하여 이상이 발생할 경우 【표 16】와 같은 내용으로 구분하여 이상상태 내용을 LCD에 표시하고 장치 이상을 나타내는 LED를 점등하고, 계전기 이상상태 점점(Relay Healthy Alarm)을 출력할 수 있어야 한다. 또, 이상 발생 중에는 계전 요소의 동작출력이 저지되고, 이상 발생 내용은 LCD 및 LED에 표시함, 이상상태가 제거된 후 동작출력 저지와 LCD의 표시사항은 자동으로 복귀하며 LED는 RESET키를 눌러 제거하기 전까지 LATCH상태를 유지함.

【표 16】 상시 감시 기능 항목에 따른 ERROR CODE

상 시 감 시 항 목	LCD 표 시 기 호
직류 전원 이상 감시	DC Power Fail Error
CPU 이상 감시	CPU Watchdog Error
Memory 이상 감시	Memory Error
정정치 이상 감시	Setting Error
A/D 변환기 이상 감시	A/D Converter Error
DI, DO 이상 감시	DI/O Circuit Error

5.16 표시 및 경보 기능

계전기는 계전기 전면에 【표 17】의 표시 기능이 있어야 하고, 간단한 외부 회로와의 연결로 경보 회로를 구성할 수 있어야 하며, 배전반 종합 표시반 (Annunciator)에 표시할 수 있어야 한다.

또한, 동작표시 LED는 전원이 OFF되어도 기억되어야 하고, 전원이 ON되면 재 표시하고, 고장이 제거된 상태에서 Reset 입력 시 LED 표시가 소거되어야 한다.

【표 17】 표시 및 경보 기능

동 작 Event	표 시 내 용	외부 연결 단자
계전기 DC 전원	계전기전원 정상 및 정상운전	-
계전 요소	동작 표시	Trip 및 Signal
상시 감시 요소	불량 요소를 구분하여 표시	Healthy Alarm용 점점
이상 감시	계전기 이상감시	-
CB 상태 감시	현재 CB의 점점 입력 상태 표시	
제어 위치	Local/Remote 제어위치 표시	

5.17 출력 접점 사양

5.17.1 구 성

계전기의 출력 접점은 Trip용과 Signal용 2가지 접점이 있어야 한다.

5.17.2 접점 정격

계전기의 접점 용량은 【표 18】 (1), (2)와 같아야 한다.

【표 18】 (1) 폐로 용량

전 압 (V)	Trip 용		Signal 용		부 하
	전 류 (A)	통전 시간 (Sec)	전 류 (A)	통전 시간 (Sec)	
AC 250	10	0.3	5 A	0.5	저 항
DC 125	30	0.3	5 A	0.5	

【표 18】 (2) 개로 용량

전 압 (V)	Signal 용 (Healthy Alarm)				
	피상전력	유효전력	최대전류	시정수 (L/R)	역율
AC 250	80 VA	-	1A	-	0.1
DC 125	-	30 W	1 A	25 ms	

5.18 부 담

계전기의 정격 소비 부담은 【표 19】 과 같아야 한다.

【표 19】 정격 부담

구 분	정 격 부 담	비 고
전압 입력 회로	0.5 VA / Phase 이하	정격 전압 : 110V
영상 전압 회로	0.5 VA 이하	정격 영상 전압 : 190V
전류 입력 회로	0.5 VA / Phase 이하	정격 전류 : AC 5A
영상 전류 회로	0.5 VA 이하	
ZCT 회로	10Ω 이내	정격 영상 전류 : 1.5mA
제어 전원 회로	상 시 : 30W 이하 동작 시 : 70W 이하	-

5.19 중 량

계전기의 중량은 【표 20】 와 같아야 한다.

【표 20】 중 량

중 량	비 고
≒ 5.0 kg	외 함 포 함

6. 특 성

6.1 동 작 치

계전기의 동작치 성능은 아래 【표 21.1~21.7】의 허용오차 이내에 있어야 한다.

【표 21.1】과전류, 지락 과전류, 전류 불평형 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시 순 시	동작 정정치의 $\pm 3.0\%$ 이하	- 동작시간정정 : 최소 - 동작치 정정 : 최대, 중간, 최소

【표 21.2】방향성 지락 과전류 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시 순 시	전압 특성	동작 정정치의 $\pm 3.0\%$ 이하 - 전압 동작치 정정 : 최대, 중간, 최소 - 기준 위상각 정정 : 0° - 동작시간 정정 : 최소 - 전류동작 정정치 : 최소 - 인가전류 : 최소 정정치의 200% - 인가위상각 : 0° - 동작 방향 : Forward
	전류 특성	- 전류 동작치 정정 : 최대, 중간, 최소 - 기준 위상각 정정 : 0° - 동작시간 정정 : 최소 - 동작 전압 : 190V - 인가위상각 : 0° - 동작 방향 : Forward
	위상 특성	동작각 범위의 $\pm 5^\circ$ 이하 - 동작치 정정 : 최소 - 기준 위상각 정정 : 최대, 최소 - 동작시간 정정 : 최소 - 인가전압 : 30V, 190V - 인가전류 : 최소 정정치의 1000% - 동작 방향 : Forward, Reverse

【표 21.3】과전압 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시	동작 정정치의 $\pm 3.0\%$ 이하	- 동작시간정정 : 최소 - 동작치 정정 : 최대, 중간, 최소

【표 21.4】저전압 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시	동작 정정치의 $\pm 3.0\%$ 이하	• 동작시간정정 : 최소 • 동작치 정정 : 최대, 중간, 최소 • 최초 정정치 이상의 전압을 인가

【표 21.5】선택 지락 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시	전압 특성	• 전압 동작치 정정 : 최대, 중간, 최소 • 기준 위상각 정정 : 0° • 동작시간 정정 : 최소 • 전류동작 정정치 : 최소 • 인가전류 : 최소 정정치의 200% • 인가위상각 : 0° • 동작 방향 : Forward
	전류 특성	• 전류 동작치 정정 : 최대, 중간, 최소 • 기준 위상각 정정 : 0° • 동작시간 정정 : 최소 • 전압동작 정정치 : 최소 • 인가전압 : 190V • 인가위상각 : 0° • 동작 방향 : Forward
	위상 특성	• 동작치 정정 : 최소 • 기준 위상각 정정 : 최대, 최소 • 동작시간 정정 : 최소 • 인가전압 : 30, 190V • 인가전류 : 최소 정정치의 1000% • 동작 방향 : Forward, Reverse

【표 21.6】지락 과전압 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
순시, 한시	동작 정정치의 $\pm 3.0\%$ 이하	• 동작시간정정 : 최소 • 동작치 정정 : 최대, 중간, 최소

【표 21.7】역상 과전압 요소 동작치

구 분	허 용 오 차	시 험 치 정 정
한 시	동작 정정치의 $\pm 3.0\%$ 이하	• 동작시간정정 : 최소 • 동작치 정정 : 최대, 중간, 최소

6.2 동작 시간

계전기의 동작시간 성능은 아래 【표 22.1~22.7】의 허용오차 이내와 같아야 한다.

【표 22.1】과전류, 지락 과전류 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
순 시		40ms 이하 (동작치 정정에 대한 200% 입력)			-
동작치 정정에 대한 입력 (%)		200	700	2000	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작시간정정	최소, 중간, 최대			

【표 22.2】방향성 지락 과전류 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
순 시		40ms 이하 (동작치 정정에 대한 200% 입력)			-
동작치 정정에 대한 입력 (%)		200	700	2000	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작 시간 정정	최소, 중간, 최대			
	동작 방향	Forward			
	기준 위상각 정정	0°			
	전 압	정격 전압 및 30V			
	인가 위상각	0°			

【표 22.3】선택 지락 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
동작치 정정에 대한 입력 (%)		200	700	2000	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작 시간 정정	최소, 중간, 최대			
	동작 방향	Forward			
	기준 위상각 정정	0°			
	전 압	정격 전압 및 30V			
	인가 위상각	0°			

【표 22.4】전류 불평형 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
동작치 정정에 대한 입력 (%)		130	150	200	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작시간정정	최소 및 최대			

【표 22.5】과전압 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
동작치 정정에 대한 입력 (%)		130	150	200	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작시간정정	최소, 중간, 최대			

【표 22.6】저전압 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
동작치 정정에 대한 입력 (%)		70	50	0	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작시간정정	최소, 중간, 최대			
	전 압 인 가	전압을 정격전압에서 정정치의 입력치로 급변하여 시험			

【표 22.7】지락 과전압 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
순 시		40ms 이하 (동작치 정정에 대한 130% 입력)			-
동작치 정정에 대한 입력 (%)		130	150	200	± 35ms
한 시		동작 시간 정정치의 ± 5 % 이하			-
시험조건	동작치 정정	최소			-
	동작시간정정	최소, 중간, 최대			

【표 22.8】역상 과전압 요소 동작 시간

구 분		허 용 오 차			허용오차의 하한치(ms)
동작치 정정에 대한 입력 (%)		130	150	200	-
한 시		동작 시간 정정치의 ± 5 % 이하			± 35ms
시험조건	동작치 정정	최소			-
	동작시간정정	최소, 중간, 최대			

6.3 복 귀 치

계전기의 복귀치 성능은 【표 23.1~23.7】의 허용오차 범위 내에서 확실히 복귀되어야 한다.

【표 23.1】과전류, 지락 과전류, 전류 불평형 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
순시, 한시	동작 정정치의 95% 이상에서 복귀	- 동 작 치 정 정 : 최소 - 동작 시간 정정 : 최대

【표 23.2】방향성 지락 과전류 요소 복귀치

구 분		허 용 오 차	시 험 치 정 정
순 시	전 류 특 성	동작 정정치의 95%에서 복귀	- 동작치 정정 : 최소 - 기준 위상각 정정 : 0° - 인가 전압 : 30V - 인가위상각 : 0° - 동작 방향 : Forward
	위 상 특 성	복귀 위상각은 동작 범위의 $\pm 5^\circ$ 이내	- 동작치 정정 : 최소 - 기준 위상각 정정 : 기준 위상각 (최소, 중간, 최대) - 동작시간 정정 : 최소 - 인가전압 : 30V - 인가전류 : 정정치의 1000% - 동작 방향 : Forward, Reverse
한 시	전 류 특 성	동작 정정치의 95%에서 복귀	- 동작치 정정 : 최소 - 기준 위상각 정정 : 0° - 동작시간 정정 : 최소 - 인가 전압 : 30V - 인가위상각 : 0° - 동작 방향 : Forward
	위 상 특 성	복귀 위상각은 동작 범위의 $\pm 5^\circ$ 이내	- 동작치 정정 : 최소 - 기준 위상각 정정 : 기준 위상각 (최소, 중간, 최대) - 동작시간 정정 : 최소 - 인가전압 : 30V - 인가전류 : 정정치의 1000% - 동작 방향 : Forward, Reverse

【표 23.3】과전압 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
한시	동작 정정치의 95% 이상에서 복귀	• 동작 치 정 정 : 최소 • 동작 시간 정정 : 최대

【표 23.4】저전압 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
한시	동작 정정치의 105% 이하에서 복귀	• 동작시간 정정 : 최소 • 동 작 치 정정 : 최대

【표 23.5】선택 지락 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
한 시	전 류 특 성	• 동작치 정정 : 최소 • 기준 위상각 정정 : 0° • 동작시간 정정 : 최소 • 인가 전압 : 30V • 인가위상각 : 0° • 동작 방향 : Forward
	위 상 특 성	• 동작치 정정 : 최소 • 기준 위상각 정정 : 기준 위상각 (최소, 중간, 최대) • 동작시간 정정 : 최소 • 인가전압 : 30V • 인가전류 : 정정치의 1000% • 동작 방향 : Forward, Reverse

【표 23.6】지락 과전압 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
한시, 순시	동작 정정치의 95% 이상에서 복귀	• 동 작 치 정 정 : 최소 • 동작 시간 정정 : 최대

【표 23.7】역상 과전압 요소 복귀치

구 분	허 용 오 차	시 험 치 정 정
한 시	동작 정정치의 95% 이상에서 복귀	• 동 작 치 정 정 : 최소 • 동작 시간 정정 : 최대

6.4 복귀시간

계전기의 복귀시간 성능은 아래 【표 24.1~24.7】의 허용오차 이내에서 확실하게 복귀해야 한다.

【표 24.1】과전류, 지락 과전류 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정
순 시	동작상태에서 동작정정치의 10%로 급변시 40ms이하	- 동 작 치 정정 : 최소 - 동작시간 정정 : 최대
한 시	정정치의 700% 전류 입력의 동작 상태에서 0A로 급변 시 100ms 이하	

【표 24.2】방향성 지락 과전류 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정
순 시	동작상태에서 동작 정정치의 0%로 급변 시 복귀 시간이 40ms 이하	- 동작치 정정 : 최소 - 동작 시간 정정 : 최소 - 기준 위상각 정정 : 기준 위상각 (최소, 중간, 최대) - 인가 전압 : 30V - 인가위상각 : 기준 위상각 - 동작 방향 : Forward
한 시	정정치의 300% 전류 입력 동작상태에서 0A로 급변 시 100ms 이하	

【표 24.3】선택 지락 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정
한 시	정정치의 300% 전류 입력 동작상태에서 0A로 급변 시 100ms 이하	- 동작치 정정 : 최소 - 동작 시간 정정 : 최소 - 기준 위상각 정정 : 기준 위상각 (최소, 중간, 최대) - 인가 전압 : 30V - 인가위상각 : 기준 위상각 - 동작 방향 : Forward

【표 24.4】전류 불평형 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정 및 조 건
정한시	정정치의 200%에서 불평형 0%로 급변 시 100ms 이하	- 동작치 정정 : 최소 - 동작시간정정 : 최대

【표 24.5】과전압 요소 복귀시간

구 분	허 용 오 차	시 험 치 정 정
한 시	동작상태에서 0V로 급변 시 40ms 이하	- 동 작 치 정정 : 최소 - 동작시간 정정 : 최대

【표 24.6】저전압 요소 복귀시간

구 분	허 용 오 차	시 험 치 정 정
한 시	동작 상태에서 정정치의 105%로 급변 시 100ms 이하	• 동 작 치 정정 : 최소 • 동작시간 정정 : 최대

【표 24.7】지락 과전압 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정
순 시	동작 상태에서 정정치의 10%로 급변 시 40ms 이하	• 동 작 치 정정 : 최소 • 동작시간 정정 : 최대
한 시	동작 상태에서 0V로 급변 시 40ms 이하	

【표 24.8】역상 과전압 요소 복귀 시간

구 분	허 용 오 차	시 험 치 정 정
한 시	동작상태에서 0V로 급변 시 40ms 이하	• 동작치 정정 : 최소 • 동작시간정정 : 최대

6.5 부동작 특성

단락 및 지락 과전류 순시요소는 동작치 정정에서 정정치의 90%에 상당하는 전류를 급격히 가하였을 때 동작하지 않아야 한다.

6.6 절연저항

계전기의 절연저항은 DC 500V 절연저항계로 측정하여 【표 25】의 값 이상이어야 한다.

【표 25】절연 저항

측 정 부 위	절 연 저 항 (MΩ)	시 험 조 건
전기회로 일괄 대지 간	10.0	• 주위상대습도 80% 이하에서 측정 • 장치의 입, 출력 단자에서 측정
전기회로 상호 간	5.0	
접점회로 단자 간	5.0	

6.7 상용 주파 내전압

계전기는 【표 26】의 시험에서 1분간 견디며 성능에 이상이 없어야 한다.

【표 26】 상용 주파 시험전압

인 가 부 위	시 험 전 압 (V)	시 험 조 건
전기회로 일괄 대지 간	2000	• 장치의 입, 출력 단자에 1분간 인가
통신회로일괄 대지 간	500	
전기회로 상호 간	2000	
접점회로 단자 간	1000	

6.8 뇌 임펄스 내전압

계전기는 【표 27】의 뇌 Impulse전압을 정·부 극성별로 각각 3회 인가하여 견디어야 하며 성능에 이상이 없어야 한다.

【표 27】 뇌 임펄스 시험전압

인 가 부 위	시 험 전 압 (kV)	시 험 조 건
전기회로 일괄 대지 간	5	- 인가파형 : 뇌 임펄스 표준파형 1.2 x 50μs파형 - 인가회수 : 정, 부 극성별로 각각 3회 인가 - 제어회로 단자간의 시험 전압인가 방법에서 접점회로는 제외한다.
변성기회로 상호 간	5	
변성기회로 제어회로 간	5	
제어회로 상호 간	3	
변성기회로 단자 간	3	
제어전원회로 단자 간	3	

6.9 온도 상승 한도

정격치를 보증하는 시간만큼 전기량을 인가할 때 각부의 온도상승은 【표 28】의 값 이내 이어야 하며, 성능에 이상이 없어야 한다.

【표 28】 온도 상승

측정 개소		온도 상승 한도(K)		시 험 조 건
		저항법	온도 계법	
코 일		55	50	- 기준주위온도: 20℃ - 동작치 정정 : 최소 - 정격전압전류 연속 인가 측정 - 접점회로는 제작자가 보증하는 연속 허용전류 연속 인가 하고 측정
접 점		-	50	
저 항	내부A종 절연	-	50	
	내부기타의 것	-	80	

6.10 과부하 내량

계전기의 과부하 내량은 【표 29】의 전기량을 인가하여 전기적, 기계적으로 사용이 가능하도록 견디어야 한다.

【표 29】 과부하 내량

회로구분	인가전기량		시험조건
전류 입력 회로	정격 전류의 20배	2초	• 회 수 : 2회(1분 간격)
	정격 전류의 2배	3시간	
전압 입력 회로	정격 전압의 1.15배	3시간	• 회 수 : 1회
제어전원 회로	최고 정격 전압의 1.3배	3시간	• 회 수 : 1회

6.11 내구성

6.11.1 기 구

계전기의 계전기요소는 【표 30】에 규정하는 시험조건으로 1,000회 동작 및 복귀를 반복하는 경우 기구 및 성능에 이상이 없어야 한다.

6.11.2 접 점

계전기 접점은 【표 30】의 규정하는 시험조건에서 5.16항에서 보증하는 접점 개폐용량을 통전하고 1,000회의 동작을 반복 조작한 경우 이에 견디어야 하며, 이상이 생기지 않아야 한다.

단, 동작시간 간격은 계전기 각부의 온도상승 영향이 발생하지 않는 범위로서 폐로 접점에 대하여 폐로시의 통전시간은 0.5sec이상으로 한다.

【표 30】 내구성

구분	조작 회수	시험 방법	시험 조건
기구	1,000회	- 동작전류의 3배를 코일에 통전하여 동작, 복귀를 반복 조작 - 정격전압을 코일에 인가하여 동작 및 복귀를 반복 조작하여 시험함	- 동작치 정정 : 최소 - 동작시간 정정 : 최소
계전기 접점	1,000회	5.16항 【표 18】의 폐로용량, 개로용량을 개폐 반복 조작	-

6.12 1MHz Burst

계전기는 【표 31】의 시험에서 성능에 이상이 없어야 한다.

【표 31】1 MHz Burst

인 가 파 형	인가 개소	인가 방법 (Mode)	인가전압 (kV)	시 험 조 건
- 진동 주파수 : 1 MHz - 전압 상승시간 : 75 ns - 반복주파수 : 400 Hz - 출력 임피던스 : 200Ω - 인가 방법 : 비동기 - 극성 : 정극성, 부극성 - 인가 시간 : 2 sec 이상	제어전원회로	Common	2.5	- 동작치 정정 : 최 소 - 동작시간 정정 : 최 소 - 인가 : 정정치의 80%
		Differential	1.0	
	변성기 회로	Common	2.5	
		Differential	1.0	
	출력접점회로	Common	2.5	
		Differential	1.0	
	입력접점회로	Common	2.5	
		Differential	1.0	
	통신 회로 (RS-485)	Common	1.0	

6.13 EFT / Burst

계전기는 【표 32】의 시험에서 성능에 이상이 없어야 한다.

【표 32】EFT / Burst

인 가 파 형	인가 개소	인가전압(kV)	시 험 조 건
- 전압 상승시간 : 5 ns 50%피크전압 유지시간 : 50 ns - 반복 주파수 : 2.5 KHz - 버스트 유지시간 : 15 ms - 버스트 주기 : 300 ms - 인가 방법 : 비동기 - 극 성 : 정극성, 부극성 - 인가 시간 : 극성별 1 min - 휴지 시간 : 1 min - 인가 방법 : Common Mode	제어전원회로	4.0	- 동작치 정정 : 최 소 - 동작시간 정정 : 최 소 - 인 가 : 정정치의 80%
	변성기 회로	4.0	
	출력접점회로	4.0	
	입력접점회로	4.0	
	접지 회로	4.0	
	통신회로 (RS485)	2.0	

6.14 서지 내성 시험 (Surge Immunity)

계전기는 【표 33】의 시험에서 성능에 이상이 없어야 한다.

【표 33】서지 내성

인 가 파 형	인가 개소	인가 방법 (Mode)	인가전압 (kV)	시 험 조 건
- 전압 파형 : $1.2 \times 50 \mu s$ - 전류 파형 : $8 \times 20 \mu s$ - 출력 임피던스 : 2Ω, 12Ω, 42Ω - 인가 방법 : 비동기 - 극성 : 정극성, 부극성 - 인가횟수 : 각 3 회 - 인가시간 간격 : 30 sec	제어전원회로	Common	2.0	- 동작치 정정 : 최소 - 동작시간 정정 : 최소 - 인가 : 정정치의 80%
		Differential	1.0	
	변성기 회로	Common	2.0	
		Differential	1.0	
	입력접점회로	Common	2.0	
		Differential	1.0	
	출력접점회로	Common	2.0	
		Differential	1.0	
	통신회로 (RS-485)	Common	1.0	

6.15 정전기 방전 내성(Electrostatic Discharge)

계전기는 【표 34】의 시험에서 성능에 이상이 없어야 한다.

【표 34】정전기 방전 내성

인 가 파 형	인가 개소	인가방법 (Mode)	인가전압 (kV)	시 험 조 건
- 극성 : 정극성, 부극성 - 인가횟수 : 각 10회 - 인가시간 : 1 sec	외함	Contact	6.0	- 동작치 정정 : 최소 - 동작시간 정정 : 최소 - 인가 : 정정치의 80%
		Air	8.0	

6.16 무선 주파 방사 내력 (Radiate Electromagnetic Field Disturbance)

계전기는 【표 35.1】 , 【표 35.2】의 시험에서 성능에 이상이 없어야 한다.

6.16.1 주파수 스위프(Frequency Sweep)

【표 35.1】 주파수 스위프

인 가 파 형	인 가 개 소	시 험 조 건
• 인가 주파수 : 80 MHz ~ 1 GHz 1.4GHz ~ 2.7GHz • 전계 강도 : 10 V/m • 주파수 변조 : 80 % AM • 인가 방향 : 전, 후, 좌, 우면 • 안테나 방향 : 수직 및 수평 • Dwell Time : 1 sec	외 함	• 동작치 정정 : 최 소 • 동작시간 정정 : 최 소 • 인 가 : 정정치의 80%

6.16.2 스폿 주파수 (Spot Frequency)

【표 35.2】 스폿 주파수

인 가 파 형	인가 개 소	시 험 조 건
• 전계 강도 : 10 V/m • 주파수 : 80, 160, 380, 450, 900, 1850, 2150MHz • 주파수 변조 : 80 % AM • 인가 방향 : 전, 후, 좌, 우면 • 안테나 방향 : 수직 및 수평 • Dwell Time : 10 sec	외 함	• 동작치 정정 : 최 소 • 동작시간 정정 : 최 소 • 인 가 : 정정치의 80%

6.17 무선 주파 전도 내성 (Radio Frequency Field Disturbance)

계전기는 【표 36.1】 , 【표 36.2】 의 시험에서 성능에 이상이 없어야 한다.

6.17.1 주파수 스위프 (Frequency Sweep)

【표 36.1】 주파수 스위프

인 가 파 형	인 가 개 소	시 험 조 건
• 인가 주파수 : 150KHz ~ 80MHz • 전계 강도 : 10V/m • 주파수 변조 : 80 % AM • Dwell Time : 1 sec	제어전원회로 변성기 회로 출력접점회로 입력접점회로 통신 회로	• 동작치 정정 : 최소 • 동작시간 정정 : 최소 • 인가 : 정정치의 80%

6.17.2 스폿 주파수 (Spot Frequency)

【표 36.2】스폿 주파수

인 가 파 형	인 가 개 소	시 험 조 건
• 인가 주파수 : 27MHz, 68MHz • 전계 강도 : 10V/m • 주파수 변조 : 80 % AM • Dwell Time : 1 sec	제어전원회로 변성기 회로 출력접점회로 입력접점회로 통신 회로	• 동작치 정정 : 최소 • 동작시간 정정 : 최소 • 인가 : 정정치의 80%

6.18 전자파 장애

계전기는 【표 37.1】 , 【표 37.2】 의 시험조건에서 기준치 이내이어야 한다.

【표 37.1】잡음 단자 전압

주 파 수(MHz)	시 험 방 법 및 기 준	
	준첨두치 (Quasi-peak)	평균치 (Average)
0.15 ~ 0.5	79	66
0.5 ~ 30	73	60

【표 37.2】잡음 전계 강도

주 파 수 (MHz)	시 험 방 법 및 기 준
	준첨두치 (Quasi-peak) 한계치 (dB μ V/m)
30 ~ 230	50.5
230 ~ 1,000	57.5

6.19 진동, 충격, 지진

6.19.1 진 동

계전기는 【표 38】 의 시험에서 오동작, 오표시 또는 성능에 이상이 없어야 한다.

【표 38】진동 시험

항 목	시 험 방 법	시 험 조 건
진동 응답	- 주 파 수 : 10Hz~150Hz - 절점주파수 : 60Hz - 가 진 력 - 60Hz 이하 : 변위진폭 0.035mm - 60Hz 이상 : 가속도 0.5G - 스위퍼 사이클 : 1회(약 8분) - 가진 방향 : 전후, 좌우 및 상하	- 동작치 정정 : 최 소 - 동작시간 정정 : 최 소 - 인 가 : 정정치의 80%
진동 내구	- 진동수 : 10Hz~150Hz - 가속도 : 1G - 스위퍼 사이클 : 20회(약 160분) - 가진 방향 : 전후, 좌우 및 상하	무 통전 상태

6.19.2 충 격

계전기는 【표 39】의 시험에서 성능 및 외관상에 이상이 없어야 한다.

【표 39】충격 시험

항 목	시 험 방 법	시 험 조 건
충격 응답	- 펄스 파형 : 정현반파 - 최대 가속도 : 5G - 펄스 지속시간 : 11ms - 가진 방향 : 전후, 좌우 및 상하 - 인가 횟수 : 각 방향 정부극성 3회	- 동작치 정정 : 최 소 - 동작시간 정정 : 최 소 - 인가 : 정정치의 80%
충격 내구	- 펄스 파형 : 정현반파 - 최대 가속도 : 15G - 펄스 지속시간 : 11ms - 가진 방향 : 전후, 좌우 및 상하 - 인가 횟수 : 각 방향 정부극성 3회	무 통전 상태
충돌	- 펄스 파형 : 정현반파 - 최대 가속도 : 10G - 펄스 지속시간 : 16ms - 가진 방향 : 전후, 좌우 및 상하 - 인가 횟수 : 각 방향 정부극성 1,000회(1초 간격)	무 통전 상태

6.19.3 지 진

계전기는 【표 40】의 시험에서 성능 및 외관상에 이상이 없어야 한다.

【표 40】지 진

시 험 방 법	시 험 조 건
• 주 파 수 : 1Hz~35Hz • 절점주파수 : 8.5Hz • 수평 방향 가진력 - 8.5Hz 이하 : 변위진폭 3.5mm - 8.5Hz 이상 : 가속도 1G • 수직 방향 가진력 - 8.5Hz 이하 : 변위진폭 1.5mm - 8.5Hz 이상 : 가속도 0.5G • 스위프 사이클 : 1(약 10분) • 가진 방향 : 수평(전후, 좌우), 수직(상하)	• 동작치 정정 : 최 소 • 동작시간 정정 : 최 소 • 인 가 : 정정치의 80%

6.20 제어 전원 이상

6.20.1 제어 전원 개폐

계전기는 【표 41】의 시험에서 계전기 요소의 오동작, 오표시 등 이상이 없어야 한다.

【표 41】제어 전원 개폐

시 험 방 법	시 험 조 건
• 제어전원을 1초 간격으로 개폐	• 제 어 전 원 : 정격 전압 인가 • 동작치 정정 : 최 소 • 동작시간 정정 : 최 소 • 인 가 : 정정치의 80%

6.20.2 제어 전원 변동

계전기를 정격 제어전원 전압의 $\pm 20\%$ 전압변동에서 동작치, 동작시간의 허용오차는 규정치 이내이어야 한다.

6.20.3 제어 전원 순단

계전기는 【표 42】의 시험에서 오동작, 오표시 등 이상이 없어야 한다.

【표 42】제어 전원 순단

시 험 방 법	시 험 조 건
• Voltage Reduction : 100% • Voltage Interruption Time : 5, 10, 20, 50, 70, 100, 200ms	• 제 어 전 원 : 정격 전압 인가 • 동작치 정정 : 최 소 • 동작시간 정정 : 최 소 • 인 가 : 정정치의 80%

6.21 온도 성능

계전기는 【표 43】의 주위 온도로 시험하였을 때 허용오차 이내이어야 한다.

【표 43】온도 특성

구 분	주 위 온 도	허 용 오 차
동작보증	-10 ~ +55 ℃	동작치, 동작오차의 허용오차가 정상 사용상태의 2배 이내일 것
복원보증	-25 ~ +70 ℃	정상사용 상태로 되돌아올 경우 동작치, 동작오차의 허용오차가 규정치 이내로 복원 가능 할 것

6.22 부 담

계전기의 부담은 【표 44】이내이어야 하며 5.17항 부담치의 110% 이내이어야 한다.

【표 44】부 담

구 분	시 형 조 건
제어전원회로	- 정격 전압을 인가하여 전류를 측정 한다. - 동작 시 VA는 계전기를 동작시킨 경우의 전류를 측정한다.
전류 회로	정격 전류를 인가하여 전압을 측정 한다
전압 회로	정격 전압을 인가하여 전류를 측정 한다.

6.23 고조파 영향 시험

계전기는 동작치의 90% 기본파에 3, 5, 7 고조파를 각각 동작치의 10%와 함께 입력하여 기본파를 기준으로 0°, 45°로 입력 시 동작하지 않아야 된다.

6.24 정정 기능

계전기는 【표 45】의 시험 방법으로 시험하였을 때 정정 기능의 문제가 없어야 한다.

【표 45】정정 기능

구 분	시 형 방 법 및 기 준
정정치 변경 시험	- 정격전류, 전압을 인가한 상태에서 정정치 변경 등 정정 조작을 행하여 내용 확인 - 정정 범위내의 정정이 가능할 것 - 정정치를 변경할 때 계전기는 불필요한 응답을 하지 말 것 - 정정치 변경 중에는 기존의 정정치일 것
Memory 시험	- 전원 스위치를 On/Off할 때 정정치를 기억하고 있을 것 - CPU의 기동, 정지를 행할 때 정정치를 기억하고 있을 것

6.25 상시 감시 기능

계전기는 【표 46】 시험으로 상시 감시 기능에 문제가 없어야 한다.

【표 46】 상시 감시 기능

상시 감시 항목	시 험 방 법	시 험 기 준
DC 회로 이상	DC $\pm$ 12V 전압 입력을 Reference Voltage(2.5V)와 비교하여 5V이상의 차이가 발생하면 DC 회로 이상 감시 동작	• LCD : Error 표시 • LED : Error LED 점등 • 출력요소 저지
CPU 이상	CPU Exception을 발생 시켰을 때 Watchdog timer로 리부팅 되는지 확인	
정정치 이상	Setting값이 Range를 벗어나게 설정하여 이상감지	
메모리 이상	F-RAM의 Pattern을 제거	
A/D 변화기 이상	Reference 전압 제거 후 이상 감지	
입출력 이상	D/I 피드백회로 제거 후 이상감지	

7. 시험 및 검사

7.1 시험 및 검사는 계전기의 기능 및 구조, 성능을 확인하기 위하여 형식시험과 검수 시험으로 구분한다.

7.2 시험조건

시험은 특성시험을 위해 특별히 변화시킨 경우를 제외하고는 다음의 시험조건 하에서 시행하는 것으로 한다.

- (1) 주위온도 : $20^{\circ}\text{C} \pm 10^{\circ}\text{C}$
- (2) 상대습도 : 90% 이내
- (3) 외부자계 : 80 A/m 이하
- (4) 기 압 : 860 ~ 1060 hPa
- (5) 취부각도 : 정위치의 $\pm 2^{\circ}$
- (6) 주 파 수 : 정격주파수의 $\pm 1\%$
- (7) 파 형 : 교류의 경우 왜곡율 5% 이하 (주1)
- (8) 맥 동 율 : 직류의 경우 맥동율 3% 이하 (주2)
- (9) 제어전원 : 정격제어전원 (AC/DC 110~220V) $\pm 2\%$

$$(주1) \text{ 왜곡율} = \frac{\text{고주파의실효치}}{\text{기본파의실효치}} \times 100(\%) \quad (주2) \text{ 맥동율} = \frac{\text{최대치} - \text{최소치}}{\text{직류평균치}} \times 100(\%)$$

7.3 시험 및 검사항목

계전기의 시험 및 검사 항목은 【표 47】에 따른다.

【표 47】 시험 및 검사항목

시험항목	시험 및 검사내용	시험구분	
		형식	검수
1. 구조검사	• 계전기의 구조 및 구성요소에 대한 점검을 시행한다.	0	0
2. 동작 특성 시험	• 동작치 특성은 6.1항에 의한다.	0	0
	• 동작시간 특성은 6.2항에 의한다.	0	0
3. 복귀 특성 시험	• 복귀치 특성은 6.3항에 의한다.	0	0
	• 복귀시간 특성은 6.4항에 의한다.	0	0
4. 부동작 특성 시험	• 6.5항에 의한다.	0	
5. 절연 저항 측정	• 6.6항에 의한다.	0	0
6. 상용주파내전압	• 6.7항에 의한다.	0	0
7. 뇌 임펄스 시험	• 6.8항에 의한다.	0	
8. 온도 상승 시험	• 6.9항에 의한다.	0	
9. 과부하 내량 시험	• 6.10항에 의한다.	0	
10. 내구성 시험	• 6.11항에 의한다.	0	
11. 1 Mhz Burst 시험	• 6.12항에 의한다.	0	
12. EFT/Burst 시험	• 6.13항에 의한다.	0	
13. Surge 내성시험	• 6.14항에 의한다.	0	
14. 정전기 방전 내성	• 6.15항에 의한다.	0	
15. 무선 주파 방사 내력	• 6.16항에 의한다.	0	
16. 무선 주파 전도 내성	• 6.17항에 의한다.	0	
17. 전자파장해시험	• 6.18항에 의한다.	0	
18. 진동, 충격, 지진	• 6.19항에 의한다.	0	
19. 제어 전원 이상	• 제어 전원 개폐 : 6.20.1항에 의한다.	0	
	• 제어 전원 변동 : 6.20.2항에 의한다.	0	
	• 제어 전원 순단 : 6.20.3항에 의한다.	0	
20. 온도 성능 시험	• 6.21항에 의한다.	0	
21. 부 답	• 6.22항에 의한다.	0	0
22. 고조파 영향	• 6.23항에 의한다.	0	
23. 정정 기능 시험	• 6.24항에 의한다.	0	0
24. 상시 감시 기능	• 6.25항에 의한다.	0	

8. 표 시

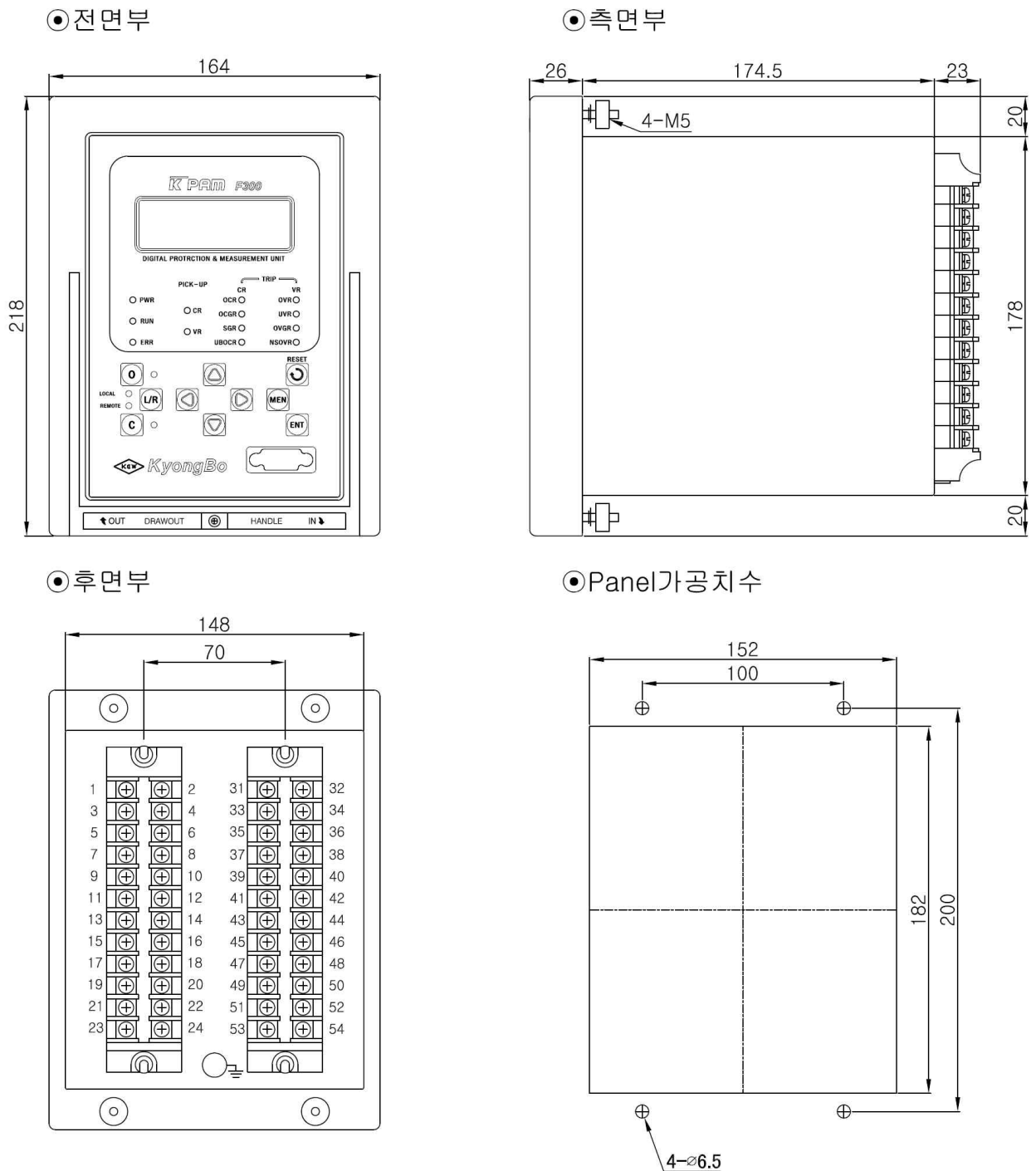
계전기에는 용이하게 지워지지 않는 방법으로 명판 또는 카다록 및 취급설명서등에 다음사항을 표시하여야 한다.

- (1) 명칭 및 형식
- (2) 정격 제어 전원
- (3) 참고접속도
- (4) 단자기호
- (5) 제조자명 또는 상표
- (6) 제조년 및 제조번호

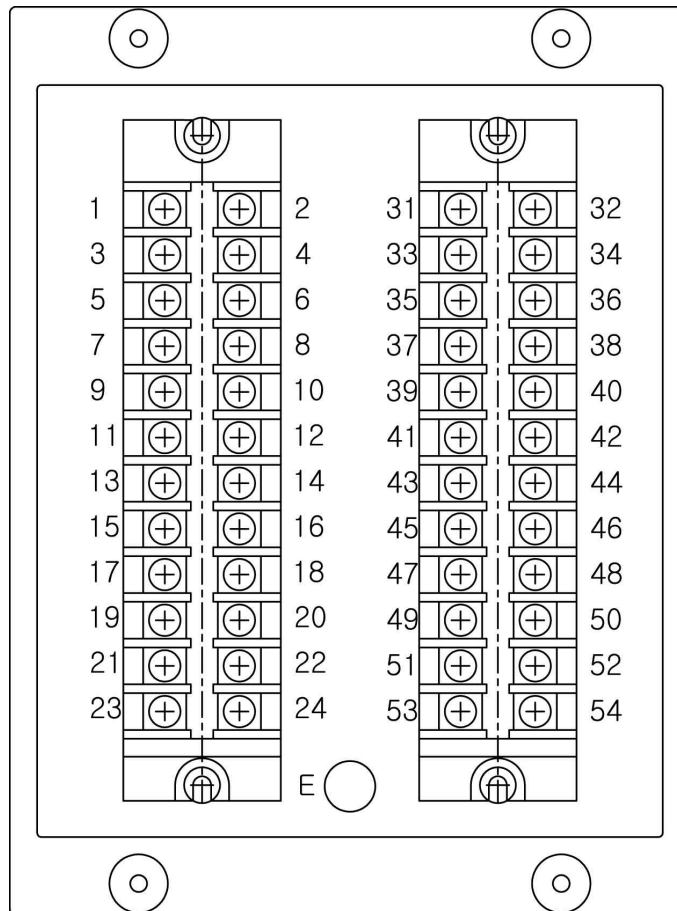
9. 참고 규격

- (1) KEMC 1120 (2008. 6. 26)
- (2) 1MHz Burst 시험 : IEC-60255-22-1 (2005. 03.)
- (3) 정정기 방전 내성 시험 : IEC-60255-22-2 (1996. 06.)
- (4) 무선주파 방사내성 시험 : IEC-60255-22-3 (2000. 07.)
- (5) EFT/Burst 내성 시험 : IEC-60255-22-4 (2002. 04.)
- (6) Surge 내성 시험 : IEC-60255-22-5 (2002. 04.)
- (7) 무선 주파 전도 내성 시험 : IEC-60255-22-6 (2001. 04.)
- (8) 전자파 장애 시험 : IEC-60255-25 (2000. 03.)
- (9) 진동 시험 : IEC-60255-21-1 (1998.)
- (10) 충격 시험 : IEC-60255-21-2 (1998.)
- (11) 지진 시험 : IEC-60255-21-3 (1993. 09.)

【부도 1】 외형 및 치수 (Unit : mm)



【부도 2】 후면 단자 배치도

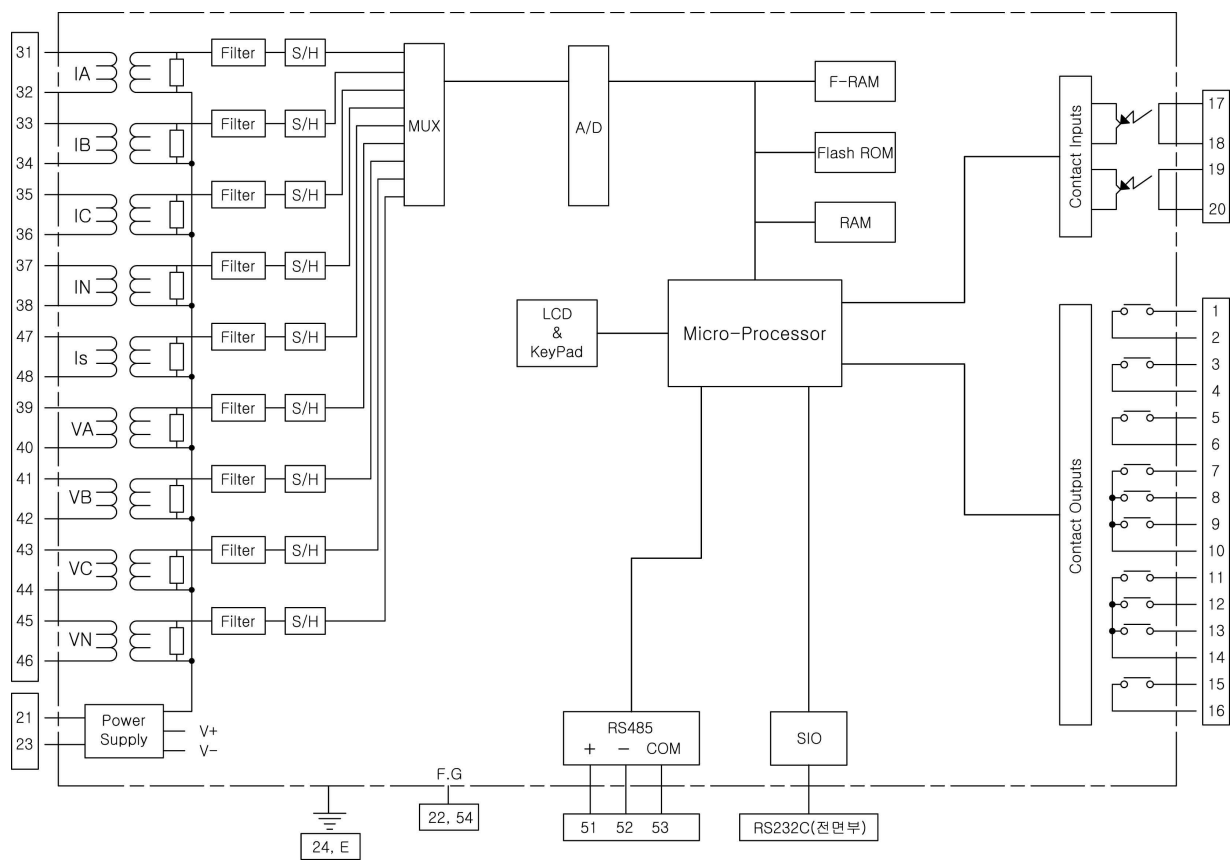


(Back View)

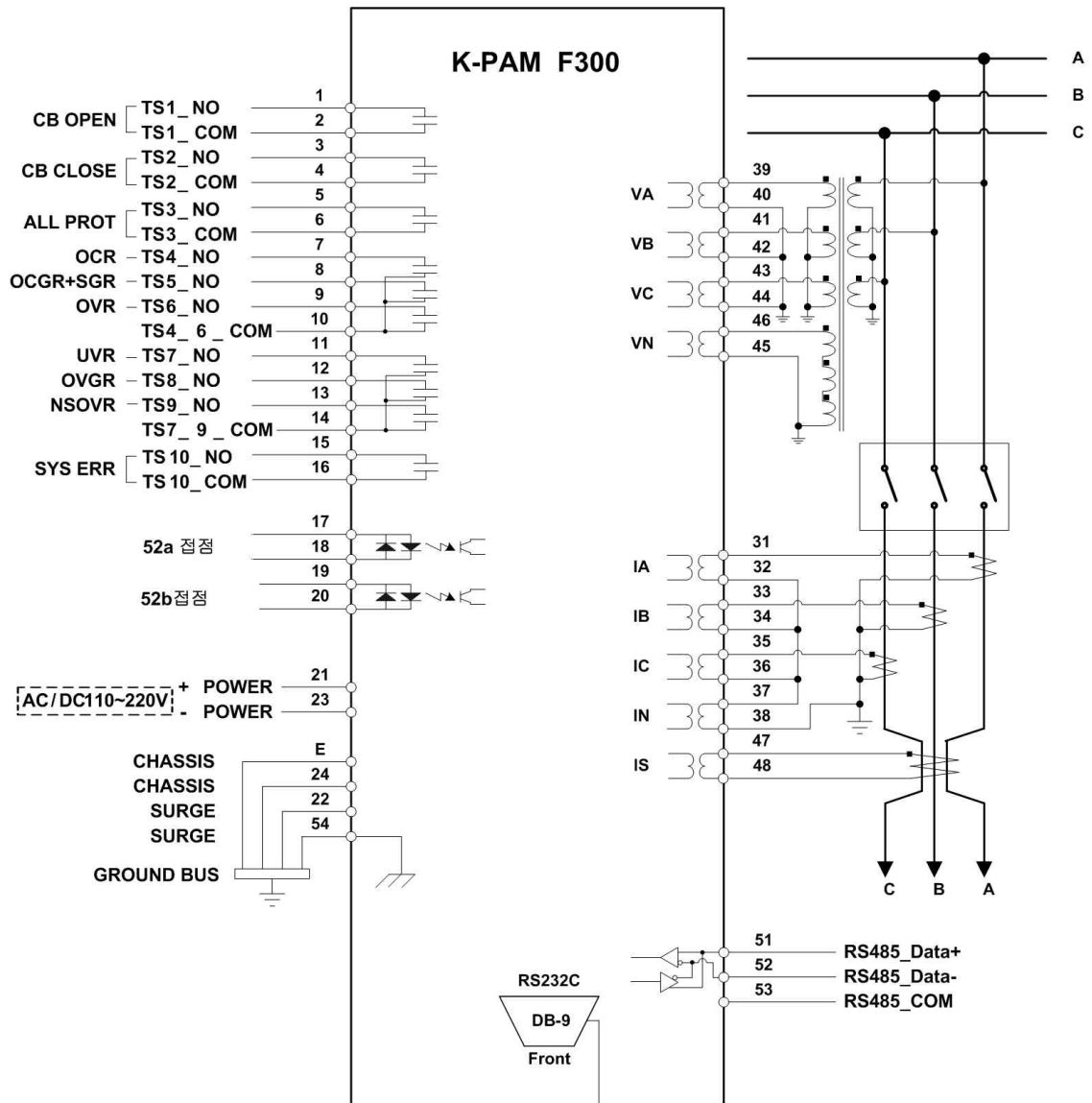
	단자 번호(1)		
T/S1_NO	1	2	T/S1_COM
T/S2_NO	3	4	T/S2_COM
T/S3_NO	5	6	T/S3_COM
T/S4_NO	7	8	T/S5_NO
T/S6_NO	9	10	T/S4~6_COM
T/S7_NO	11	12	T/S8_NO
T/S9_NO	13	14	T/S7~9_COM
T/S10_NC	15	16	T/S10_COM
52a+	17	18	52a-
52b+	19	20	52b-
PWR+	21	22	SURGE
PWR-	23	24	CHASSIS

	단자 번호(2)		
IA+	31	32	IA-
IB+	33	34	IB-
IC+	35	36	IC-
IN+	37	38	IN-
VA+	39	40	VA-
VB+	41	42	VB-
VC+	43	44	VC-
VN+	45	46	VN-
Is+	47	48	Is-
-	49	50	-
RS485_D+	51	52	RS485_D-
RS485_COM	53	54	SURGE

【부도 3】 내부 Block Diagram



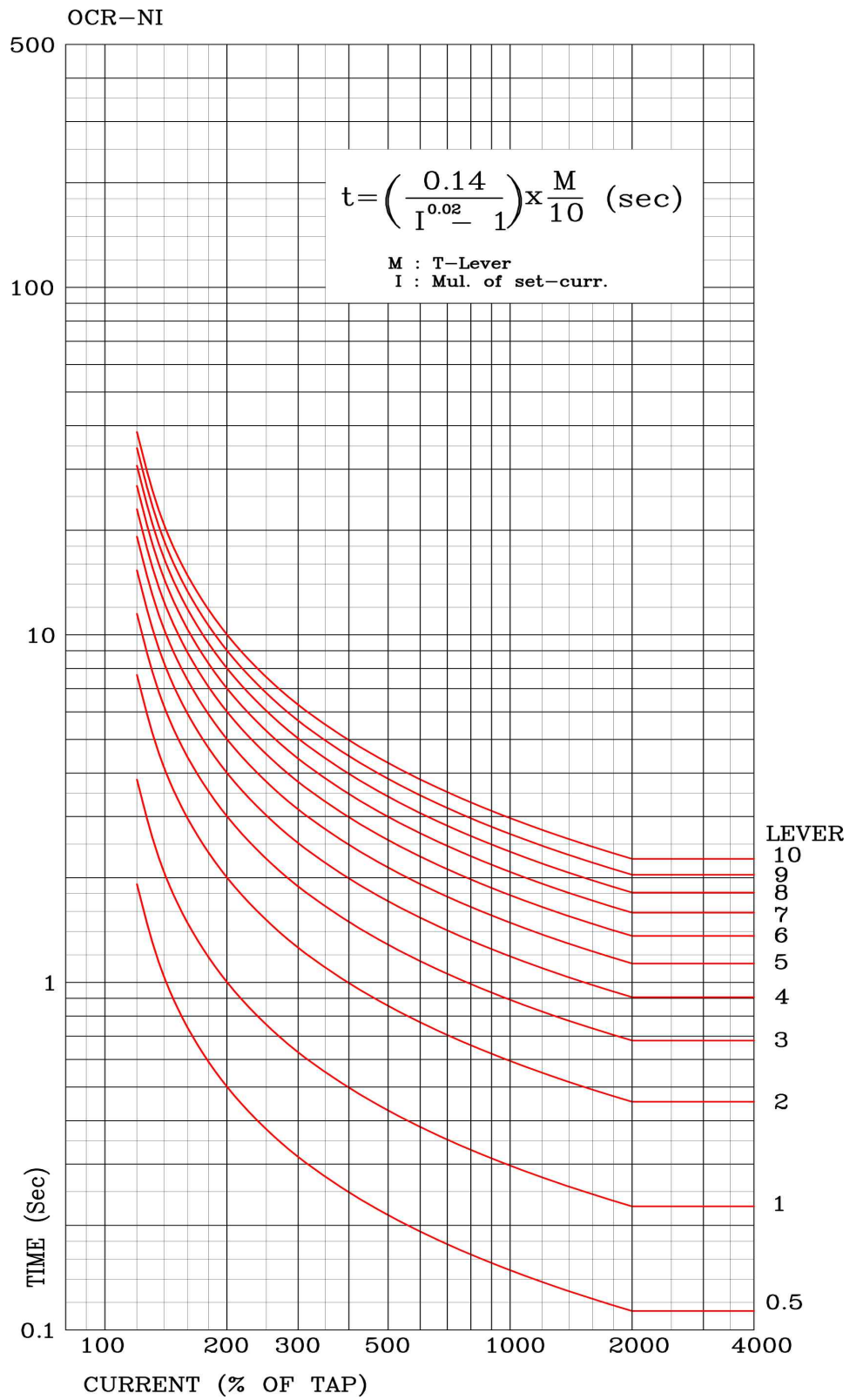
【부도 4】 외부 결선도



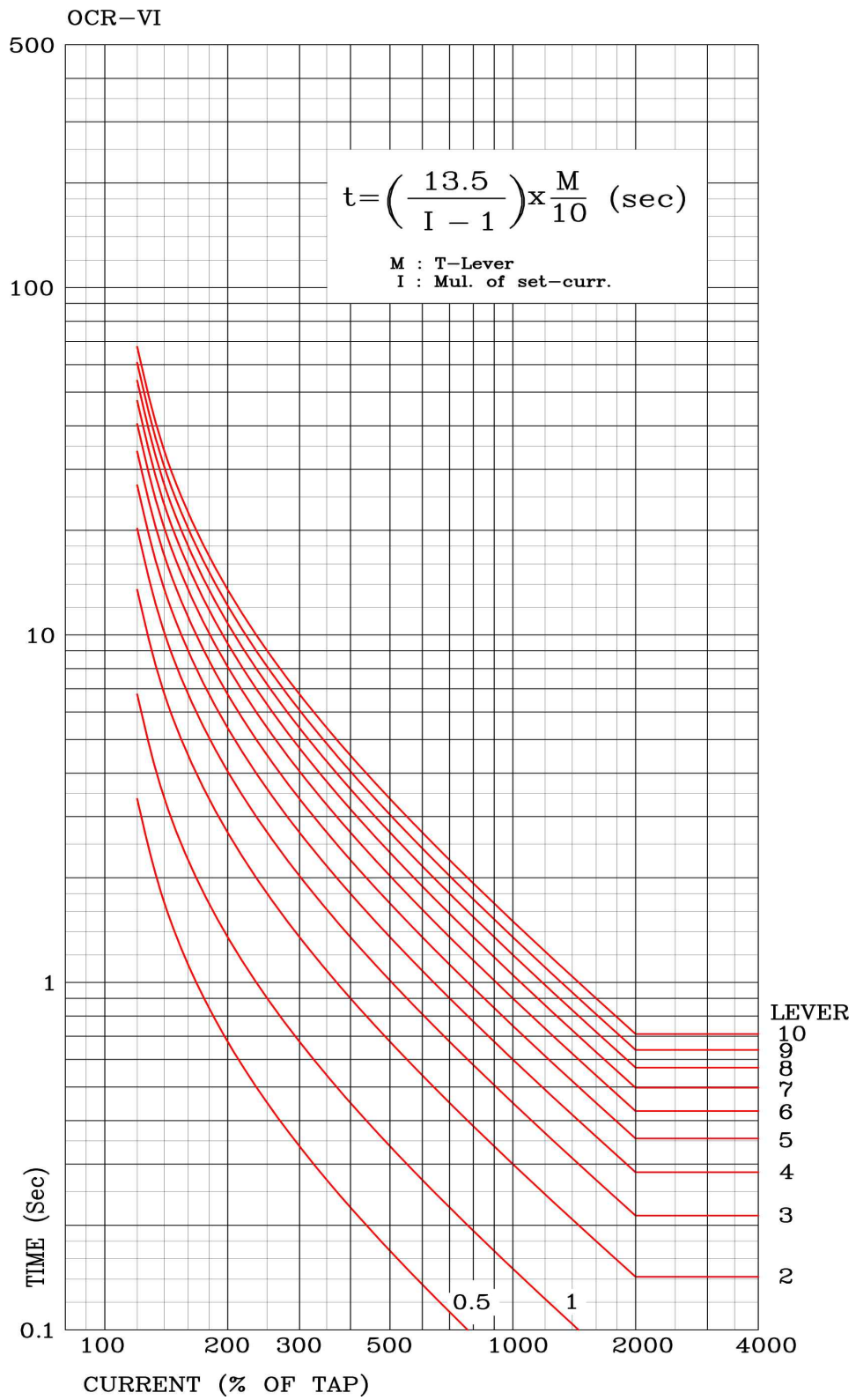
<주의 사항>

1. 위 결선도는 제품 출하값에 따른 설정이므로 사용자가 임의로 변경 가능합니다.
2. SYS_ERR접점은 보조전원을 인가한 상태에서 계전기에 이상이 없을 때의 상태입니다.

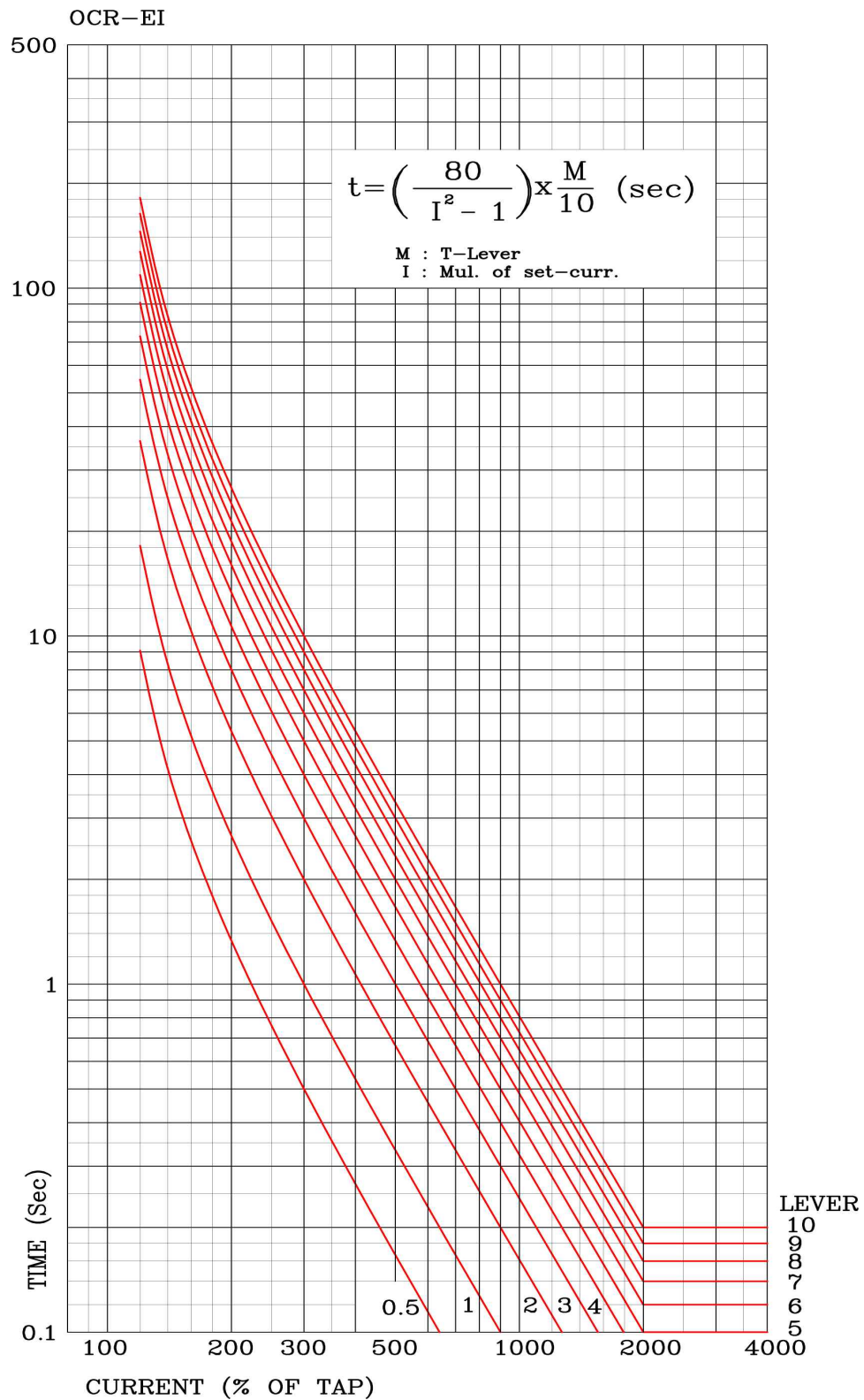
【부도 5】 과전류 / 지락 과전류 반한시 특성 곡선



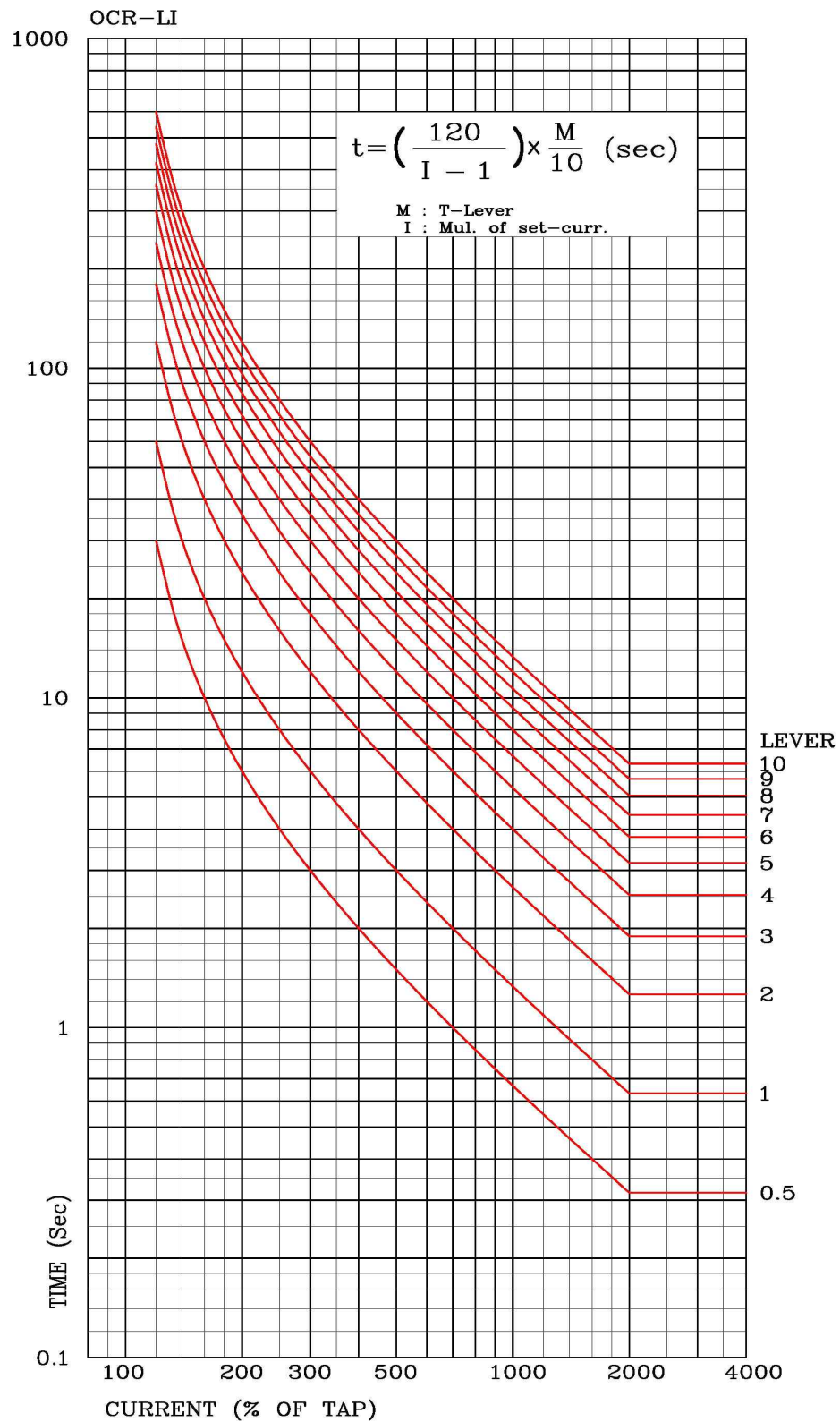
【부도 6】 과전류 / 지락 과전류 강박한시 특성 곡선



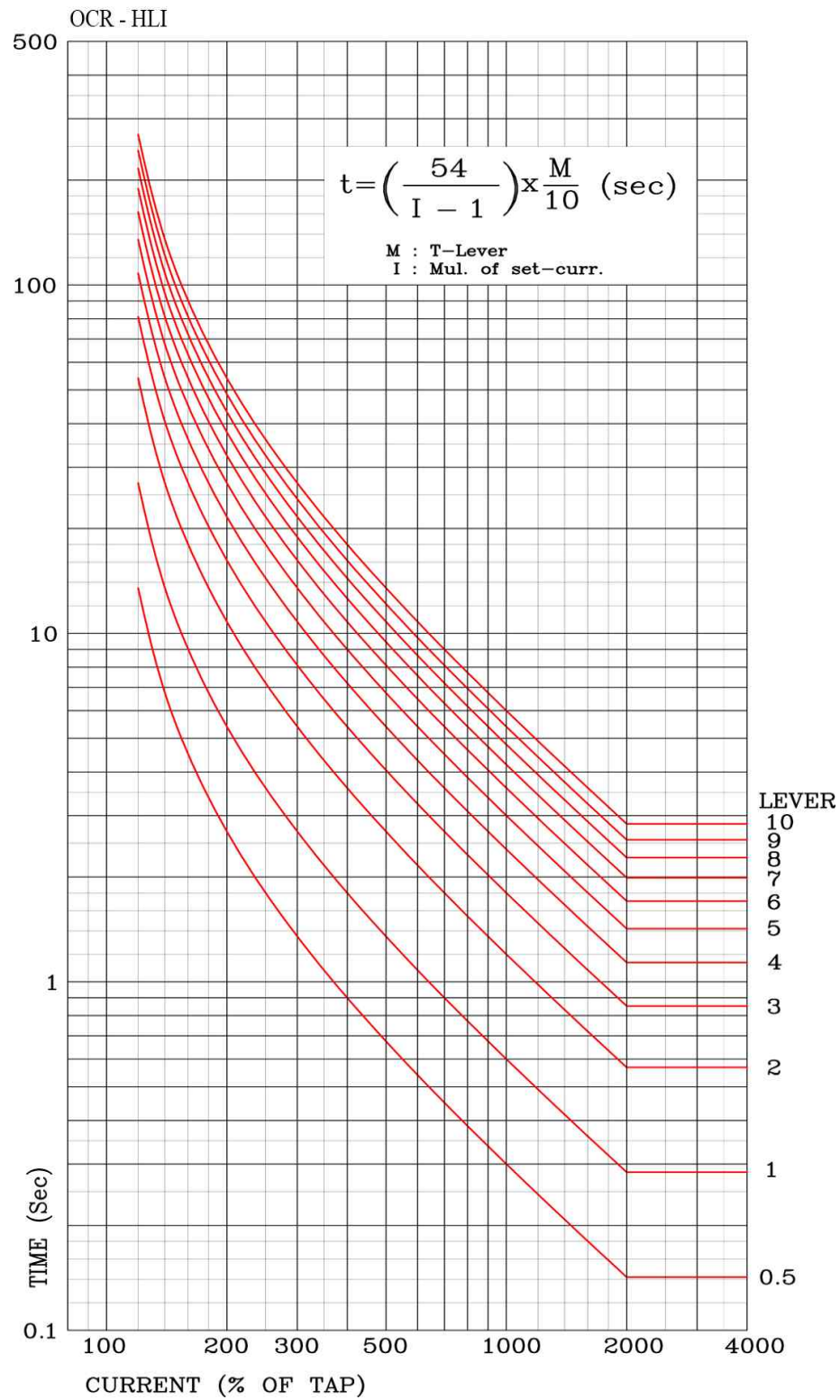
【부도 7】 과전류 / 지락 과전류 초반한시 특성 곡선



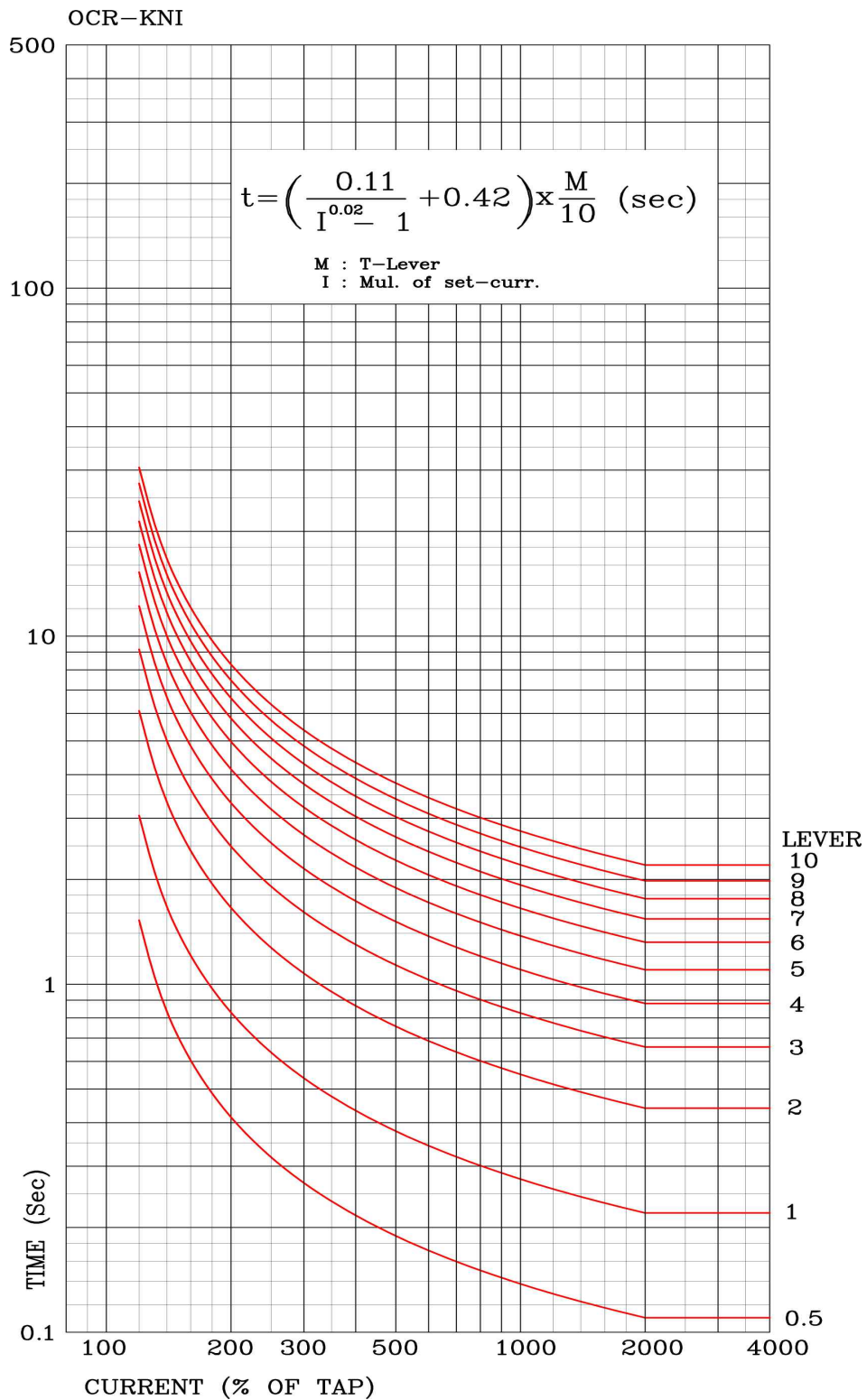
【부도 8】 과전류 / 지락 과전류 장반한시 특성 곡선 (LI)



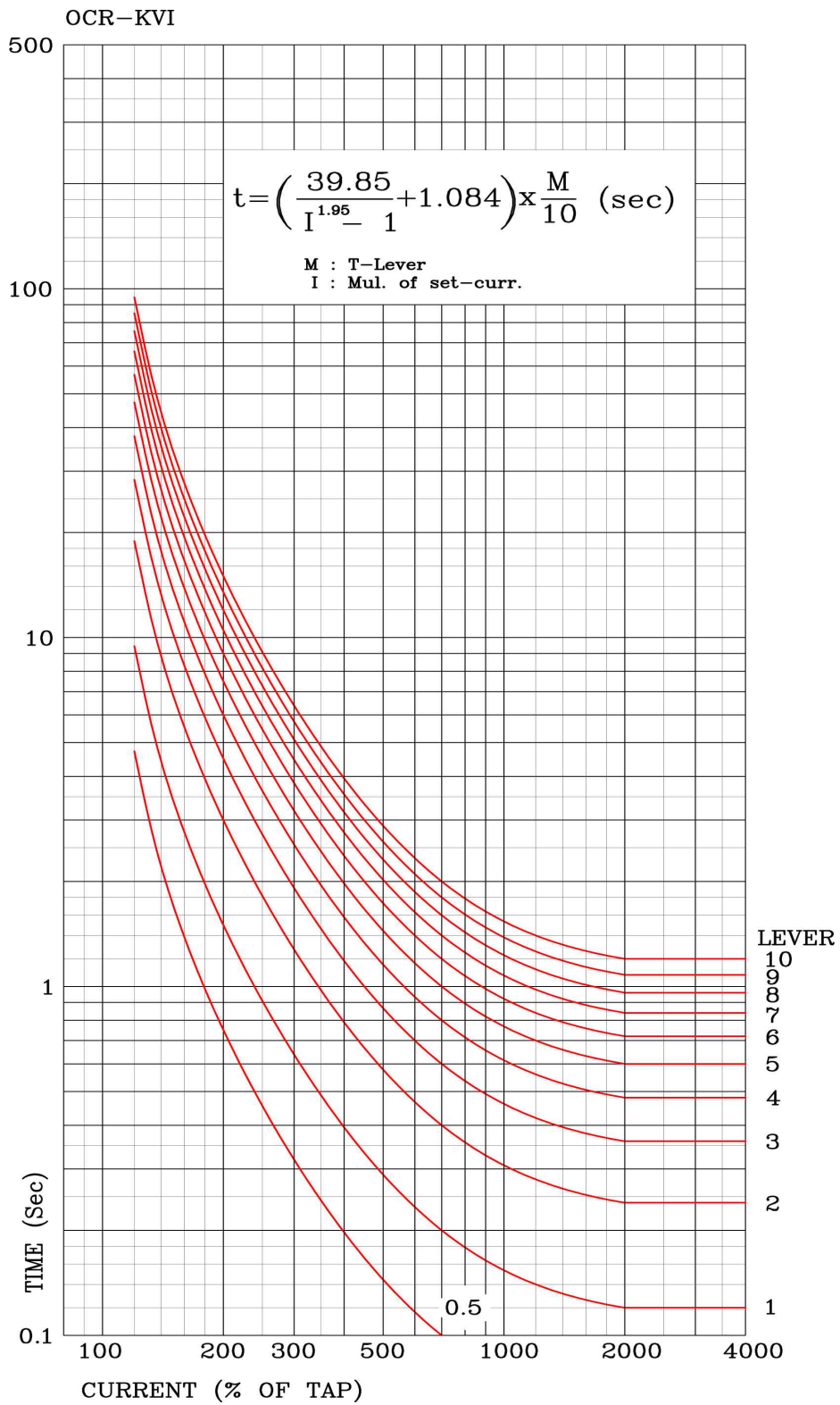
【부도 9】 과전류 / 지락 과전류 장반한시 특성 곡선 (HLI)



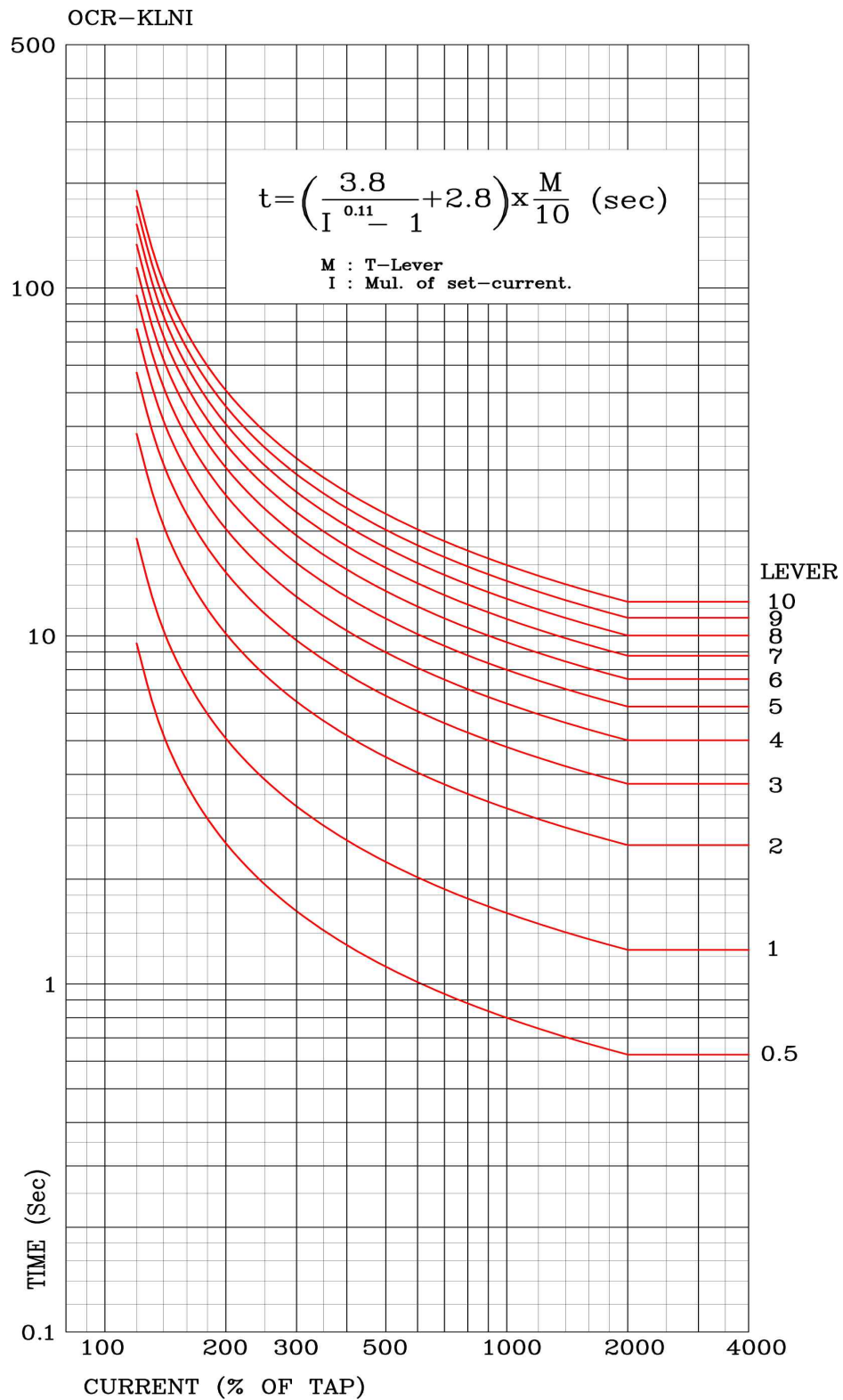
【부도 10】 과전류 / 지락 과전류 경보유도형 반한시 (KEPCO형) 특성 곡선



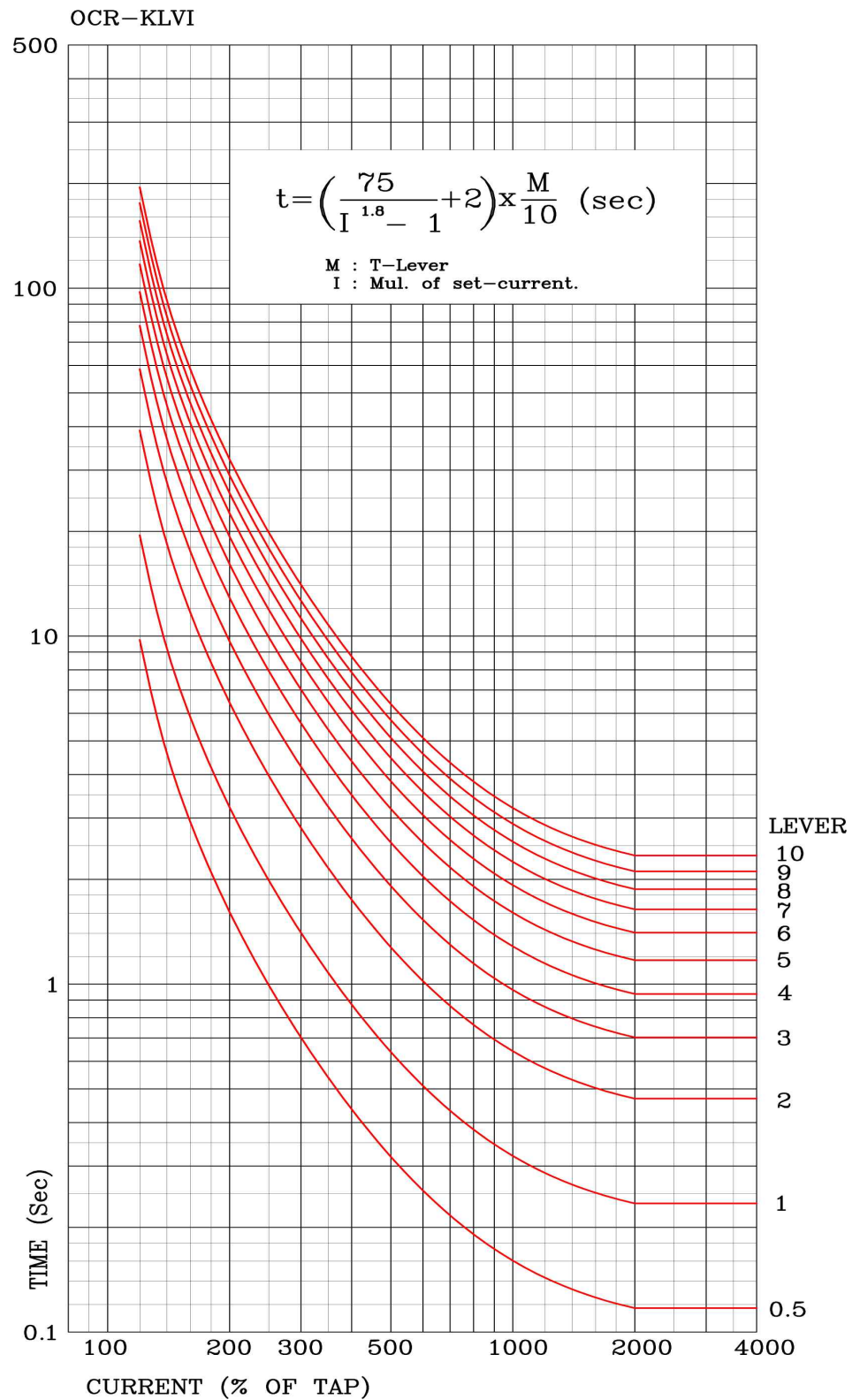
【부도 11】 과전류 / 지락 과전류 경보유도형 강반한시 (KEPCO형) 특성 곡선



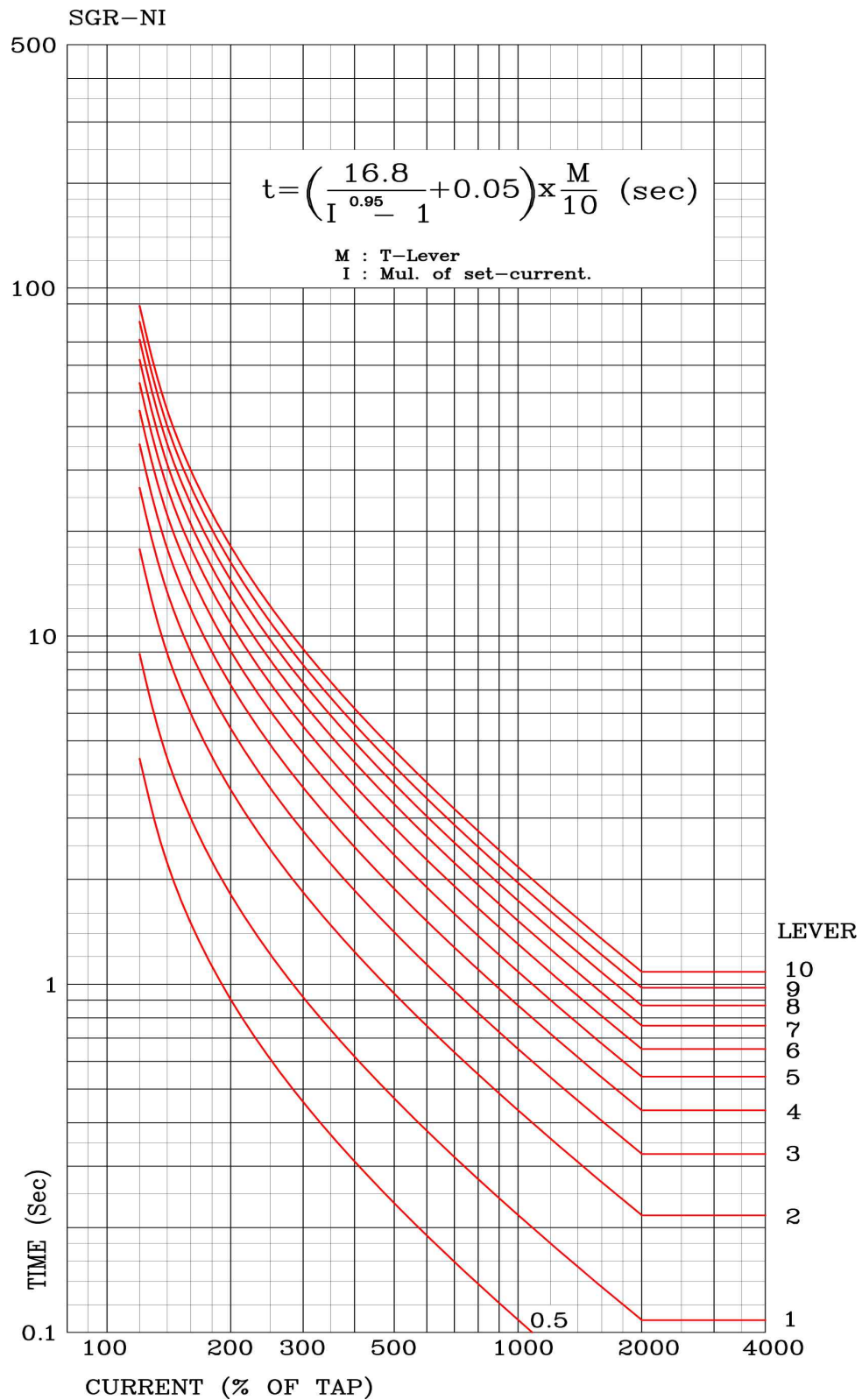
【부도 12】 과전류 / 지락 과전류 경보유도형 장반한시 (KEPCO형) 특성 곡선



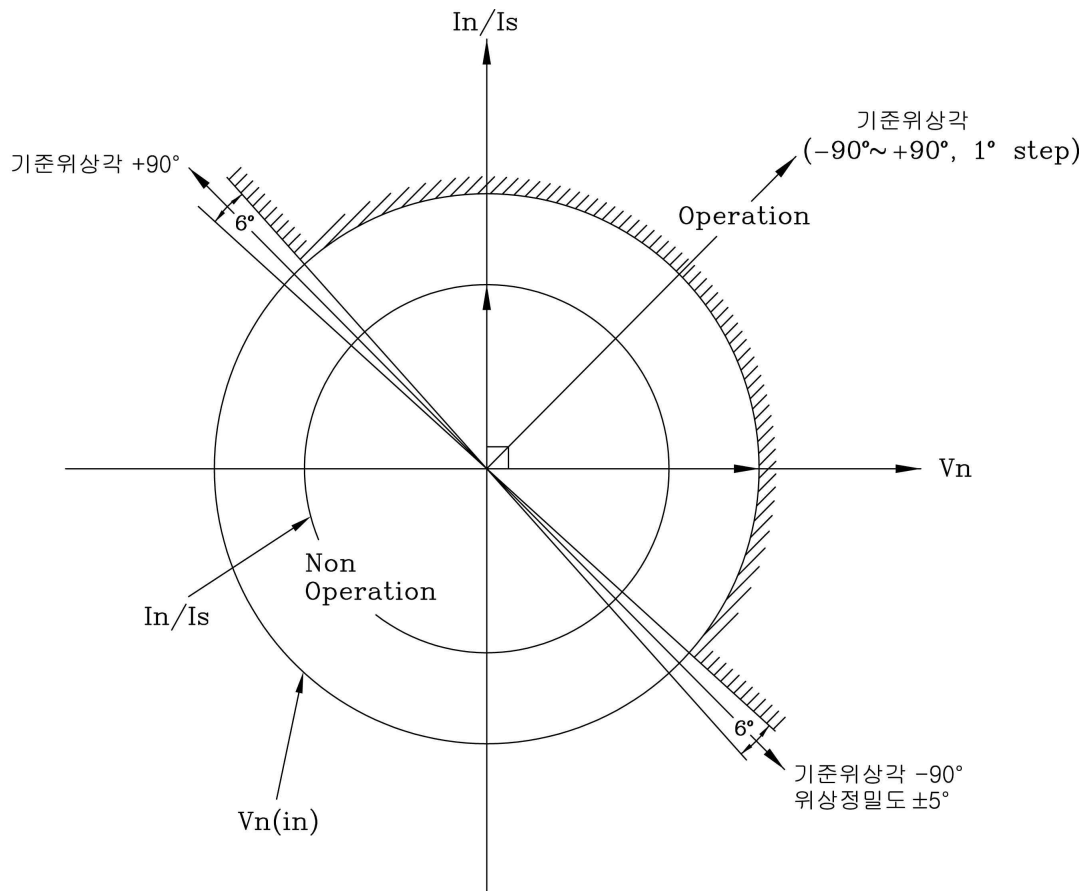
【부도 13】 과전류 / 지락 과전류 경보유도형 장강반한시 (KEPCO형) 특성 곡선



【부도 14】 선택 지락 반한시 특성 곡선

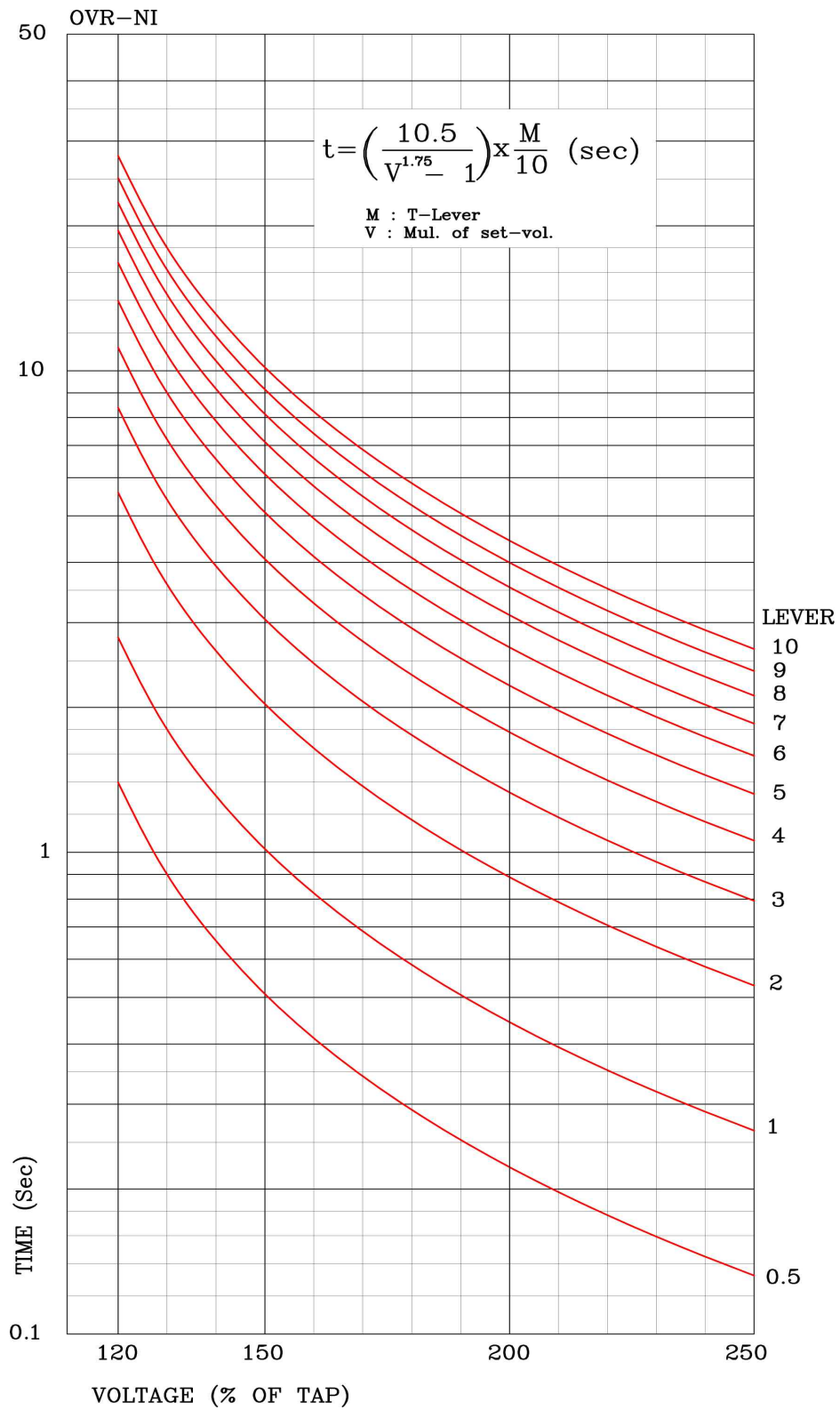


【부도 15】 선택 지락 / 방향성 지락과전류 동작 특성 곡선

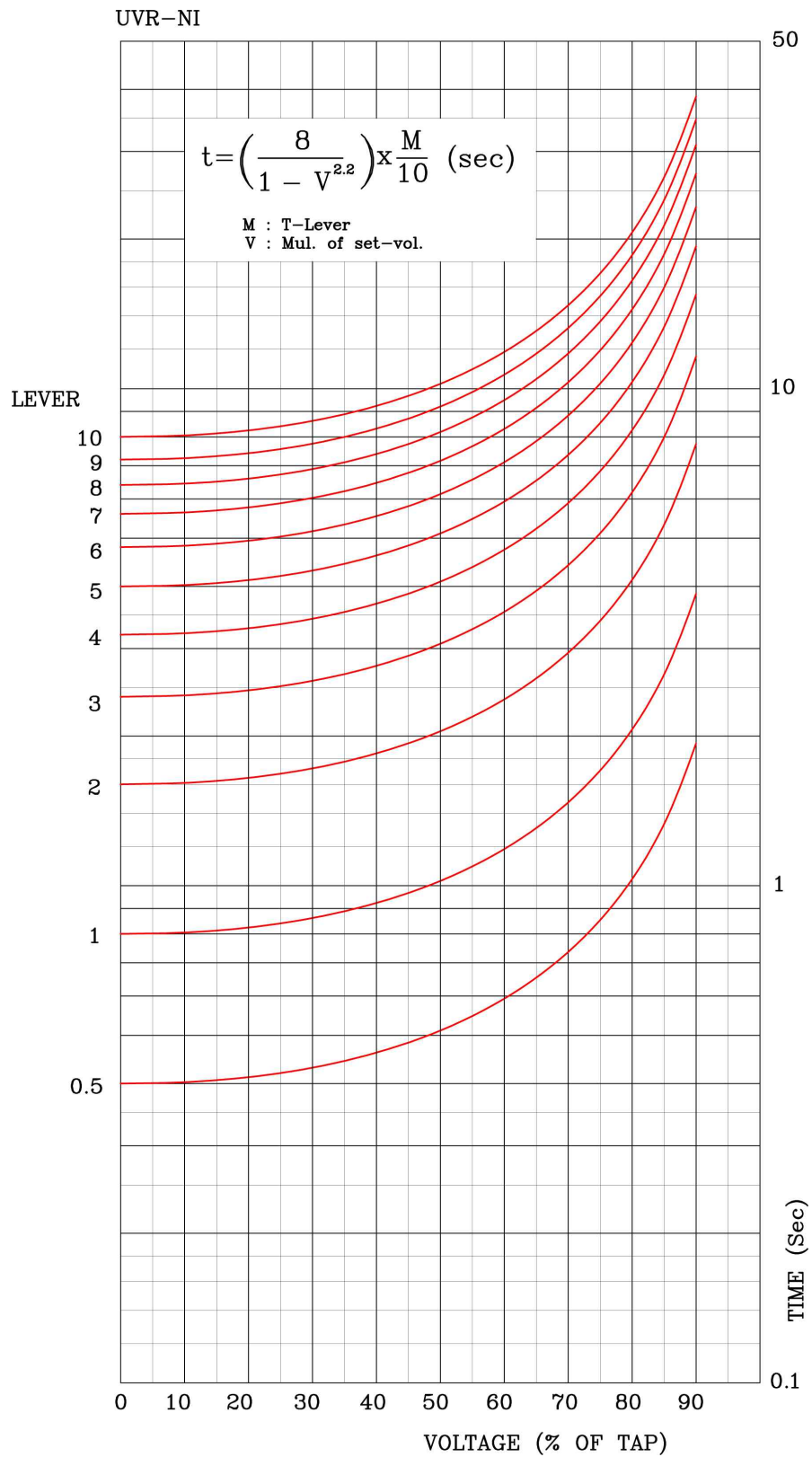


$V_n(in) > V_n(set)$. $I_n/Is(in) > I_n/Is(set)$. 기준위상각 $-90^\circ < \text{위상} < \text{기준위상각} +90^\circ$

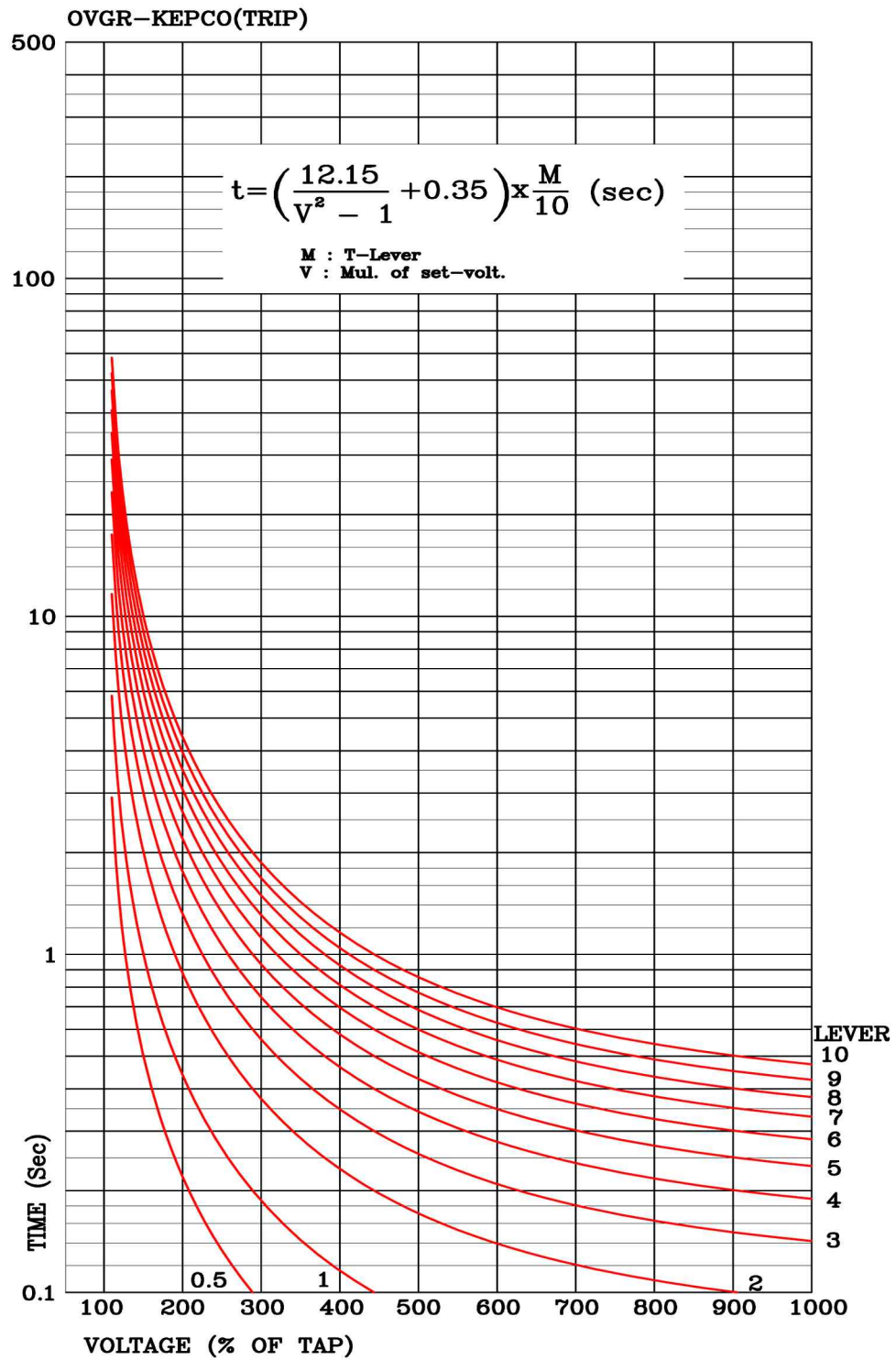
【부도 16】 과전압 반한시 특성 곡선



【부도 17】 저전압 반한시 특성 곡선



【부도 18】 지락 과전압 트립용 반한시 특성곡선



【부도 19】 지락 과전압 알람용 반한시 특성곡선

