

# 사 양 서

## **Digital Overcurrent & Ground Overcurrent & Unbalance Current Relay**

**( 50/51×3, 50/51N×1, 50B×3, 46×1 )**

**TYPE : GD31 - AB07**

**작성 년 월 일 : 2009. 08. 17**

**Version : V 1.07**

**사 양 서**  
**(DIGITAL형 과전류 & 지락과전류 & 전류 불평형 계전기)**

**1. 적용 범위**

본 사양서는 선로의 단락 및 과부하 또는 지락사고, 전류 불평형 발생 시 이를 검출하여 선로를 차단 또는 경보로서 기기 및 전로를 보호하는 디지털 보호 계전기에 적용한다.

**2. 사용 상태**

계전기는 특별히 지정하지 않는 한 다음의 상태에서 사용하는 것으로 한다.

- (1) 주위온도는 -10℃ ~ +55℃로서 결빙이 생기지 않는 상태
- (2) 상대습도는 일평균 30% ~ 90% 이하
- (3) 표고는 1000m 이하
- (4) 이상 진동, 충격, 경사 및 자계의 영향이 없는 상태
- (5) 주위의 공기 오손상태가 현저하지 않은 장소로서 다음 사항에 저촉되지 않는 상태  
- 폭발성 분진, 가연성 분진, 가연성 가스, 인화성 물질의 증기, 부식성 가스 또는 과도한 분진, 염수의 비말 또는 물방울이 있는 장소

**3. 정 격**

- (1) 정격 전류 : AC 5A
- (2) 정격 주파수 : 60 / 50 Hz (내부전환), Sine Waveform 정현파
- (3) 제어 전원 : AC / DC 110 ~ 220V

**4. 구 조**

**4.1 구조 일반**

- (1) 계전기는 그 책무를 완수하기에 충분한 기계적, 전기적 강도를 갖고 통상의 온도 및 습도 변화, 진동, 충격에 견딜 수 있는 구조이어야 한다.
- (2) 계전기의 외함은 사용하기에 적절한 크기 및 구조로 하며 외형 및 치수는 【부도 1】 과 같아야 한다.
- (3) 외함은 전면에서 용이하게 떼고 붙일 수 있는 커버가 부착되어야 하며 표시기의 표시 상태, 정정치 등을 열지 않고 볼 수 있는 구조로 하여야 한다.
- (4) 동작 표시기는 외함을 열지 않고 수동으로 복귀할 수 있도록 하여야 한다.
- (5) 외함은 매입형으로 수직면에 부착할 수 있게 하며, 계전기의 외부 회로와의 접속은 외함 및 전기회로와 주요소를 쉽게 접속, 분리할 수 있는 매입 인출형(Draw out type) 으로서 계전기 뒷면에 위치하는 것을 기본으로 하여야 한다.
- (6) 계전기는 계전기 요소 등 각 구성 부품에 먼지 등이 들어가지 않도록 금속제 또는 이와 동등 이상의 외함에 넣는 것을 기본으로 하고, PCB등은 진동에 탈락되거나 접촉 불량이 발생하지 않는 구조이어야 한다.

4.2 구 성

계전기의 구성은 【표 1】 과 같아야 하며, 내부 Block Diagram은 【부도 2】 와 같아야 한다.

【표 1】 계전기의 구성

(1) 전원부	AC / DC 110 ~ 220V로 하며 계전기의 소비전력에 충분히 견디는 구조로 구성되어야 하며, 전원 인가상태를 확인 할 수 있는 표시장치 (RUN LED)가 부착되어야 한다.
(2) 입력 변환부	입력 변환부는 보조 변성기에서 입력되는 전류를 적절한 Level의 신호로 변환할 수 있도록 구성되어야 한다.
(3) 정정 및 표시부	정정부는 사용자가 KeyPad를 이용한 간단한 조작으로 정정을 할 수 있어야 하고, LCD를 통하여 정정치의 확인이 가능하여야 하며, 계전기가 운용중이라도 정정치 변경이 가능하도록 되어야 한다. 표시부는 동작, 부동작 상태 및 검출요소별, 각 상 별로 표시되어야 하며, Cover를 열지 않고 Cover에 부착된 Reset 버튼을 눌러 복귀 할 수 있어야 한다. 또한 점검 및 상시감시 불량 등 이상 상태에 대한 표시도 이와 같이 하여야 한다.
(4) DATA 수집 및 연산 수행부	Data수집 및 연산 수행부는 Filter, S/H(Sample & Holder), MUX, A/D컨버터, Digital Filter, Buffer 및 중앙처리장치(CPU), 기억장치(RAM, ROM)등으로 구성되어야 하며, 과전류, 지락 과전류, 전류 불평형 검출 등 각종 필요한 Data를 수집, 저장하여야 하며 각 기능의 Algorithm을 실시간으로 연산하고, 샘플링 회수는 1주기 당 12회로 하며, 최대 전류정정치의 20배와 DC Offset에 대하여 측정범위를 초과하지 않고 전류를 측정할 수 있어야 하며, 기본 주파수 성분에 의해 동작되어야 한다.
(5) 출력부	출력부는 Trip용, Signal용 접점 및 외부 PC와 상호 통신을 할 수 있는 통신 기능 부로 구성되어야 한다.
(6) 기 타	<p>(가) 조작 KEY : 동작 표시기 RESET Key (Reset) 정정 Key (Setting), 표시 Key (Display) 방향 Key (→,←,↑,↓), 확인 Key (Enter)</p> <p>(나) 표시 LED : CPU RUN (녹색) 전원 On/Off 상태 (녹색) 장치 이상 (황색) OCR/OCGR Pick-Up (Start) (황색) 50B/UBOCR Pick-Up (Start) (황색) OCR/OCGR/50B 순시요소 동작 A, B, C, N (적색) OCR/OCGR 한시요소 동작 A, B, C, N (적색) UBOCR 동작 (적색)</p> <p>(다) 접점 출력 : (a) Trip용 접점 (T/S1 ~ T/S5) - 1a×4, 1b×1 - 단락 과전류 동작, 지락 과전류 동작, 50B 동작, UBOCR 동작, System Error - 접점 유지 시간 : 0.00 ~ 200.00Sec (0.01Sec Step) (b) Signal용 접점 (T/S6 ~ T/S11) - 2a×5, 2b×1 - 단락 과전류 동작, 지락 과전류 동작, 50B 동작, UBOCR 동작, System Error - 접점 유지 시간 : 0.00 ~ 200.00Sec (0.01Sec Step)</p> <p>(라) 제어접점 입력 : Remote Relay Reset (D/I1) Protection Blocking (D/I2) Fault Recording Trigger (External Trigger) (D/I3)</p>

5. 기능 및 특성

계전기는 전기 선로 및 기기의 과전류, 지락과전류, 전류 불평형을 검출하여 해당 선로 및 기기를 보호할 수 있어야 하며 계측표시 기능, Event 기록 기능, Fault 기록 기능, 통신 기능, 상시 감시 기능, 점검 기능, 표시 및 경보 기능이 있어야 한다.

5.1 계전 기능

선로의 A, B, C상 단락 및 과부하 전류와 지락 과전류, 전류 불평형을 검출할 수 있어야 하며, 순시 및 한시동작 기능을 구비하고 동작치 정정 및 동작시간 정정은 사용자가 쉽게 변환 선택할 수 있어야 한다.

5.1.1 정정 범위

계전기 정정 범위는 【표 2】 와 같아야 한다.

【표 2】 정정 범위

기능	동작구분	동작치 정정	동작 시간 정정		비고
			조정 범위	특성	
과전류 (50/51)	순시요소	1.0 ~ 100.0A (0.5A Step)	≤ 30ms	• 순시	• 2개 특성 동시내장 선택사용 가능
			0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
	한시요소	0.2 ~ 12.5A (0.1A Step)	0.05 ~ 10.00 (0.05 Step)	• 반한시 (NI) • 방향성 반한시 (KDNI) • 경보유도형 반한시 (KNI) • 강반한시 (VI) • 경보유도형 강반한시 (KVI) • 초반한시 (EI) • 장반한시 (LI)	• 8개 특성 동시내장 선택사용 가능
			0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
지락 과전류 (50/51N)	순시요소	0.5 ~ 50.0A (0.1A Step)	≤ 30ms	• 순시	• 2개 특성 동시내장 선택사용 가능
			0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
	한시요소	0.1 ~ 12.5A (0.1A Step)	0.05 ~ 10.00 (0.05 Step)	• 반한시 (NI) • 방향성 반한시 (KDNI) • 경보유도형 반한시 (KNI) • 강반한시 (VI) • 경보유도형 강반한시 (KVI) • 초반한시 (EI) • 장반한시 (LI)	• 8개 특성 동시내장 선택사용 가능
			0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
과전류 (50B)	순시요소	0.2 ~ 100.0A (0.1A Step)	≤ 30ms	• 순시	• 2개 특성 동시내장 선택사용 가능
			0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	
전류 불평형 (46)	한시요소	0.1 ~ 15.0A (0.1A Step)	0.03 ~ 60.00Sec (0.01Sec Step)	• 정한시 (DT)	-

5.1.2 한시 특성 공식

계전기의 한시 동작은 전류 - 시간 특성이어야 하고, 한시 특성 공식은 아래와 같아야 한다.

$$T = \left( \frac{K}{\left(\frac{I}{I_s}\right)^L - 1} + C \right) \times \frac{M}{10} (\text{sec})$$

여기서 K, C : 계전기 특성값, 【표 3】의 값과 같다.

$I$  : 계전기 입력치

$I_s$  : 계전기 동작 정정치

L : 특성곡선지수, 【표 3】의 값과 같다.

M : 동작시간배율, 【표 2】의 조정범위와 같다.

【표 3】 계전기의 한시 특성 및 곡선 선택에 따른 특성값

시간 특성	특 성 값			표시 기호	비 고
	K	L	C		
반한시	0.14	0.02	0	NI	-
방향성 반한시	0.0515	0.02	0.114	KDNI	KEPCO형
경보유도형 반한시	0.11	0.02	0.42	KNI	KEPCO형
강반한시	13.5	1	0	VI	-
경보유도형 강반한시	39.85	1.95	1.084	KVI	KEPCO형
초반한시	80	2	0	EI	-
장반한시	54	1	0	LI	-
정한시	-	-	-	DT	-

5.2 계측 표시 기능

계전기는 고장검출 기능을 수행하면서 A, B, C상 실효치 전류(0 ~ 250A), Sequence 전류를 계측하여 LCD를 통해 표시하여야 하고, 간단한 조작으로 계측표시 내용을 확인할 수 있어야 한다.

5.3 Event 기록 기능

계전기는 내부 계전 요소별 동작상태, 복귀상태, 상시 감시기능 상태, 정정치 변경사항, 기록 데이터 삭제, 기록파형 저장, 기록파형 삭제, 출력점점 동작 상태 등 주요 Event 발생 시 1ms단위로 최대 512개 까지 저장 가능하여야 하고, 저장 공간이 없을 경우에는 가장 오래된 Event를 지우고 새로운 Event를 저장하고, 파일(\*.txt) 로도 저장이 가능하여야 하며, 제어전원이 상실되어도 저장된 데이터를 보존하여야 한다.

**5.4 Fault 기록 기능**

계전기는 고장 해석을 용이하게 할 수 있게 전류의 크기 및 파형, 접점 입 / 출력상태, 보호 계전요소 상태, 날짜와 시간, 고조파 (2~15고조파), 위상, 왜형률 등을 기록 저장할 수 있어야 한다. 또한, Fault 저장 길이는 480Cycle이어야 하며, 사용자의 선택에 따라 2×240Cycle, 4×120Cycle, 8×60Cycle로 저장할 수 있어야 하며, 기록 공간이 없을 경우에는 가장 오래된 Fault를 지우고 새로운 Fault를 저장하여야 하며, 제어전원이 상실되어도 저장된 데이터를 보존하여야 한다. 고장기록을 분석할 수 있는 소프트웨어가 있다면 계전기와 함께 제공하여야 하고, 고장기록을 Comtrade 파일로 변환할 수 있어야 한다.

**5.5 통신 기능**

계전기는 RS-232C와 RS-485C 2가지 통신 기능을 구비하여야 하고, 계전기 전면에 RS-232C 접속 포트를 장착하고 뒷면에 RS-485C 접속 단자를 구비하여야 하며, 통신사양은 【표 4】와 같아야 한다.

【표 4】 통신 사양

프로토콜	통신 방식		RS-232C / RS-485C
	지원 프로토콜	RS-232C	ModBus
		RS-485C	ModBus / DNP3.0
통신 규격 (RS-485C)	동작 모드		Differential
	통신 거리		1.2km
	통신 선로		범용 RS-485C Two-Pair cable
	통신 속도		300 ~ 38400 bps
	전송 방식		Half-Duplex
	최대 입출력 전압		-7V ~ +12V

- RS-232C : RS-232C 통신은 PC를 이용하여 정정치를 읽거나 변경하는 것이 가능하여야 하고 Event 기록, Fault 기록 데이터를 읽을 수 있어야 한다.
- RS-485C : RS-485C 통신은 상위 SCADA 통신용으로 사용할 수 있어야 한다.

**5.6 상시 감시 기능**

계전기는 상시에 장치내의 H/W를 진단하여 이상이 발생할 경우 【표 5】와 같은 내용으로 구분하여 이상상태 내용을 LCD에 표시하고 장치 이상을 나타내는 LED를 점등하고, 계전기 이상상태 접점(Relay Healthy Alarm)을 출력할 수 있어야 한다. 또 이상 발생 시에는 계전 요소의 동작 출력이 즉시 저지되고, 이상 발생 내용은 이상 상태가 제거될 때까지 저장되어야 하며, 이상 발생 표시도 이상 상태가 제거될 때까지 LCD 및 LED에 표시하여야 한다.

【표 5】 자기 진단 항목에 따른 ERROR CODE

자 기 진 단 항 목	LCD 표시 기호
전원부의 전원회로 이상 감시 (DC Power)	ERR
CPU, Memory 이상 감시 (Memory)	ERR
정정부의 정정치 이상 감시 (Setting)	ERR
Data수집 및 연산부의 Filter, S/H, MUX, A/D변환기 이상 감시 (A/D Converter)	ERR
Auto Calibration 이상 감시 (Auto Cal.)	ERR
출력부의 Digital 신호 입출력 이상 감시 (DI/O Circuit)	ERR

### 5.7 점검 기능

계전기는 확실한 동작을 보장하기 위하여 자체적으로 고장상태를 입력하여 출력을 확인하는 방법으로 점검하는 기능이 갖추어져 있어야 하고, 불량을 검출한 때에는 경보 및 표시가 되어야 하고, Trip회로를 분리시킬 수 있는 구조이어야 한다. 또한, 점검 중 실제 고장이 발생할 경우 즉시 본래의 기능을 수행할 수 있어야 한다.

### 5.8 표시 및 경보 기능

계전기는 계전기 전면에 【표 6】의 표시 기능이 있어야 하고, 간단한 외부 회로와의 연결로 경보 회로를 구성할 수 있어야 하며, 배전반 종합 표시반(Annunciator)에 표시할 수 있어야 한다. 또한, 동작표시 LED는 전원이 OFF되어도 기억되어야 하고, 전원이 ON되면 재 표시하고, 고장이 제거된 상태에서 Reset 입력 시 LED 표시가 소거되어야 한다.

【표 6】 표시 및 경보 기능

동작 Event	표 시 내 용	외부 연결 단자
계전기 DC전원	계전기전원 정상 및 정상운전	-
단락 과전류 요소	순시, 한시 구분 각 상 표시	Trip 및 Signal
지락 과전류 요소	순시, 한시 구분 표시	Trip 및 Signal
50B 과전류 요소	순시 구분 각 상 표시	Trip 및 Signal
전류 불평형 요소	동작 표시	Trip 및 Signal
상시 감시 및 점검 불량	불량 요소를 구분하여 표시	Trip 및 Signal

### 5.9 출력 접점 사양

#### 5.9.1 구 성

계전기의 출력 접점은 Trip용과 Signal용 2가지 접점이 있어야 한다.

#### 5.9.2 접점 용량

계전기의 접점 용량은 【표 7】 (1), (2)와 같아야 한다.

【표 7】 (1) 페로 용량

전압 (V)	Trip 용		Signal 용		부하
	전류 (A)	통전 시간 (Sec)	전류 (A)	통전 시간 (Sec)	
AC 250	16	연속	5 A	연속	저항
DC 125	30	0.5	5 A	0.5	

【표 7】 (2) 개로 용량

전압 (V)	Trip 용					Signal 용				
	피상전력	유효전력	최대전류	시정수 (L/R)	역율	피상전력	유효전력	최대전류	시정수 (L/R)	역율
AC 250	80 VA	-	1 A	-	0.1	80 VA	-	0.15 A	-	0.1
DC 125	-	30 W	1 A	25 ms	-	-	30 W	0.3 A	40 ms	-

5.10 부담

계전기의 정격 소비 부담은 【표 8】 과 같아야 한다.

【표 8】 정격 부담

구분	정격 부담	비고
전류 입력 회로	1.0 VA/Phase 이하	정격 전류 : AC 5A
제어 전원 회로	상시 : 30W 이하 동작시 : 70W 이하	-

5.11 중량

계전기의 중량은 【표 9】 와 같아야 한다.

【표 9】 중량

중량	비고
≒ 5 kg	외함 포함

6. 성능 및 시험

6.1 동작치 시험

계전기의 동작치는 【표 10】 과 같아야 한다.

【표 10】 동작치

구분	허용 오차	시험치 정정
한시	동작 정정치의 ± 5.0 % 이하	• 동작시간배율 : 최소치
순시		• 정정치 : 최대, 중간, 최소

**6.2 동작 시간 시험**

계전기의 동작 시간은 【표 11】 과 같아야 한다.

【표 11】 동작 시간

구 분		허용 오차			비 고
순 시		30ms 이하			공칭 동작시간이 100ms 초과일 경우에는 ±5% 이하, 100ms이하 일 경우에는 ±35ms
동작치 정정에 대한 입력 (%)		200	700	2000	
한 시		동작 시간 정정치의 ± 5 % 이하			
시험조건	동작치 정정	최소			
	동작시간정정	최소 및 최대			

**6.3 복귀치 시험**

계전기의 복귀치는 【표 12】 와 같아야 한다.

【표 12】 복 귀 치

구 분	허용 오차	시험치 정정
한 시	동작치의 90% 이상에서 복귀	<ul style="list-style-type: none"> <li>• 동작시간배율 : 최대</li> <li>• 동작치 : 최소</li> </ul>
순 시		

**6.4 복귀 시간 시험**

계전기의 복귀 시간은 【표 13】 과 같아야 한다.

【표 13】 복귀 시간

구 분	허용 오차	시험치 정정
한 시	정정치의 700% 전류 입력의 동작 상태에서 0A로 급변 시 100ms 이하	<ul style="list-style-type: none"> <li>• 정정치 : 최소</li> <li>• 동작시간배율 : 최대</li> </ul>
순 시	동작 상태에서 정정치의 10%로 급변 시 40ms 이하	

**6.5 절연저항 시험**

계전기의 절연 저항은 DC 500V 절연 저항계로 측정할 때 【표 14】 의 값 이상이어야 한다.

【표 14】 절연 저항

측 정 부 위	절 연 저 항 (MΩ)	시 험 조 건
전기회로 대지 간	10	<ul style="list-style-type: none"> <li>• 주위상대습도 80% 이하에서 측정</li> <li>• 장치의 입, 출력 단자에서 측정</li> </ul>
전기회로 상호간	5	
접점회로 단자 간	5	

### 6.6 과부하 내량 시험

계전기의 과부하 내량은 【표 15】 와 같아야 한다.

【표 15】 과부하 내량

회로구분	인가전기량		시험조건
AC 전류회로	정격전류의 40배	1초	• 회수 : 2회(1분 간격)
	정격전류의 20배	2초	
	정격전류의 2배	연속	• 회수 : 1회
제어전원 회로	정격전압의 1.3배	3시간	

### 6.7 온도 상승 시험

계전기는 【표 16】 에 따라 시험할 때 각부의 온도 상승은 【표 16】 의 온도 상승 한도 값 이내이어야 한다.

【표 16】 온도 상승

측정개소	온도 상승 한도(K)		시험조건	
	저항법	온도계법		
COIL	55	50	정격 전류 인가 시	• 기준주위온도: 20℃ • 동작치 정정 : 최소
저항	-	80		
접점	-	50	연속 허용전류 인가 시	

### 6.8 온도 특성 시험

계전기는 【표 17】 의 시험 조건에 따라 시험하였을 때 동작과 복원에 이상이 없어야 한다.

【표 17】 온도 특성

구분	허용오차	시험조건
동작보증	주위온도를 -10~+55℃로 했을 때 허용 오차가 정상 사용상태의 2배 이내일 것	• 동작치 정정 : 최소 • 동작시간 정정 : 최소 • 동작치의 80% 전류 입력
복원보증	주위온도를 -20~+60℃로 했을 때 오동작 하지 않고 정상사용 상태로 되돌아올 경우 모든 특성이 규정치 이내로 복원 가능 할 것	• 무 통전 상태

### 6.9 내구성 시험

#### 6.9.1 기 구

계전기는 【표 18】 의 시험조건에 따라 10,000회 동작 및 복귀를 반복하여 조작하였을 때 기구 및 특성에 이상이 생기지 않아야 한다.

#### 6.9.2 접 점

접점은 【표 18】 의 시험조건에서 5.9항에서 보증하는 접점 폐로용량을 온도상승에

이상이 생기지 않는 간격으로 통전하고 2,000회의 개폐 동작을 반복하였을 때 이상이 생기지 않아야 한다.

【표 18】 내 구 성

구 분		조 작 회 수	시 험 조 건
기 구	전류동작 계전기	10,000회	• 동작치의 3배 전류를 코일에 통전하여 동작, 복귀를 반복 조작
	인출형	200회	• 착탈 반복 조작
계전기 접점		2,000회	• 반복 개폐 조작

### 6.10 상용 주파 내전압 시험

계전기를 【표 19】의 상용주파 전압을 1분간 인가하였을 때 견디어야 하며, 계전기의 동작 및 성능에 이상이 없어야 한다.

【표 19】 상용 주파 내전압

인 가 부 위	시험 전압(kV)	시 험 조 건
전기회로일괄 대지 간	2	• 장치의 입, 출력단자에 인가
전기회로 상호 간	2	
통신회로(RS485)일괄 대지 간	2	
입출력 접점회로 단자 간	1	

### 6.11 뇌 임펄스 내전압 시험

계전기는 【표 20】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 20】 뇌 임펄스 내전압

인 가 부 위	시험전압 (kV)	시 험 조 건
전기회로일괄 대지 간	5	• 인가파형 : 뇌 임펄스 표준파형 1.2 x 50 $\mu$ s파형 • 인가회수 : 정, 부 극성별로 각각 3회 인가
회로 상호간	5	

### 6.12 1MHz Burst 시험

계전기는 【표 21】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 21】 1MHz Burst

인가 파형	인가개소	인가 방법	인가전압	시 험 조 건
<ul style="list-style-type: none"> <li>진동 주파수 : 1MHz</li> <li>전압 상승시간 : 75 ns</li> <li>반복주파수 : 400 Hz</li> <li>출력 임피던스 : 200Ω</li> <li>인가 방법 : 비동기</li> <li>극성 : 정극성, 부극성</li> <li>인가 시간 : 2 sec 이상</li> </ul>	제어전원 회로	Common Mode	2.5kV	<ul style="list-style-type: none"> <li>동작치 정정 : 최소</li> <li>동작시간 특성 : 한시</li> <li>인가 전류 : 정정치의 75%</li> </ul>
		Differential Mode	1.0kV	
	전류회로	Common Mode	2.5kV	
		Differential Mode	1.0kV	
	입력접점 회로	Common Mode	2.5kV	
		Differential Mode	1.0kV	
	출력접점 회로	Common Mode	2.5kV	
		Differential Mode	1.0kV	
통신회로 (RS485)	Common Mode	1.0kV		

6.13 무선주파 방사내성 시험 (Radiate Electromagnetic Field Disturbance Test)

6.13.1 Frequency Sweep 시험

계전기를 【표 22】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 22】 Frequency Sweep 시험

인가 파형	인가 개소	시 험 조 건
<ul style="list-style-type: none"> <li>인가 주파수 : 80 MHz ~ 1 GHz</li> <li>전계 강도 : 10 V/m</li> <li>주파수 변조 : 80 % AM</li> <li>인가 방향 : 정면 및 뒷면</li> <li>안테나 방향 : 수직 및 수평</li> <li>Dwell Time : 1 sec</li> </ul>	외 함	<ul style="list-style-type: none"> <li>동작치 정정 : 최소</li> <li>동작시간 특성 : 한시</li> <li>인가 전류 : 정정치의 75%</li> </ul>

6.13.2 Spot Frequency 시험

계전기를 【표 23】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 23】 Spot Frequency 시험

인가 파형	인가 개소	시 험 조 건
<ul style="list-style-type: none"> <li>인가 주파수 : 80, 160, 450, 900 MHz</li> <li>전계 강도 : 10 V/m</li> <li>주파수 변조 : 80 % AM</li> <li>인가 방향 : 정면 및 뒷면</li> <li>안테나 방향 : 수직 및 수평</li> <li>Dwell Time : 10 sec 이상</li> </ul>	외 함	<ul style="list-style-type: none"> <li>동작치 정정 : 최소</li> <li>동작시간 특성 : 한시</li> <li>인가전류                             <ul style="list-style-type: none"> <li>- 부동작 : 정정치의 90%</li> <li>- 동 작 : 정정치의 110%</li> </ul> </li> </ul>

### 6.14 EFT Burst 시험

계전기는 【표 24】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 24】 EFT Burst

인가 파형	인가 개소	인가전압(kV)	시 험 조 건
<ul style="list-style-type: none"> <li>• 전압 상승시간 : 5 ns</li> <li>• 50%피크전압 유지시간 : 50 ns</li> <li>• 반복 주파수 : 2.5 kHz</li> <li>• 버스트 유지시간 : 15 ms</li> <li>• 버스트 주기 : 300 ms</li> <li>• 인가 방법 : 비동기</li> <li>• 극 성 : 정극성, 부극성</li> <li>• 인가 시간 : 극성별 1 min</li> <li>• 휴지 시간 : 1 min</li> <li>• 인가 방법 : Common Mode</li> </ul>	제어전원회로	4.0	<ul style="list-style-type: none"> <li>• 동작치 정정 : 최소</li> <li>• 동작시간 특성 : 한시</li> <li>• 인가전류 : 정정치의 75%</li> </ul>
	전류회로	4.0	
	입력점점회로	4.0	
	출력점점회로	4.0	
	통신회로 (RS485)	2.0	
	접지회로	4.0	

### 6.15 정전기 시험 (Electrostatic Discharge Test)

계전기는 【표 25】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 25】 정 전 기

인가 파형	인가 개소	인가방법	인가전압(kV)	시 험 조 건
<ul style="list-style-type: none"> <li>• 극성 : 정극성, 부극성</li> <li>• 인가횟수 : 각 10회</li> <li>• 인가시간 : 1 sec</li> </ul>	외함	Contact Mode	6.0	<ul style="list-style-type: none"> <li>• 동작치 정정 : 최소</li> <li>• 동작시간 특성 : 한시</li> <li>• 인가전류 : 정정치의 75%</li> </ul>
		Air Mode	8.0	

### 6.16 무선주파 전도내성 시험 (Radio Frequency Field Disturbance Test)

#### 6.16.1 Frequency Sweep 시험

계전기를 【표 26】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 26】 Frequency Sweep 시험

인가 파형	인가 개소	시 험 조 건
<ul style="list-style-type: none"> <li>• 인가 주파수 : 150kHz ~ 80MHz</li> <li>• 전압 레벨 : 10V</li> <li>• 주파수 변조 : 80 % AM</li> <li>• 인가 방향 : 정면 및 뒷면</li> <li>• 안테나 방향 : 수직 및 수평</li> <li>• Dwell Time : 1 sec</li> </ul>	제어전원회로	<ul style="list-style-type: none"> <li>• 동작치 정정 : 최소</li> <li>• 동작시간 특성 : 한시</li> <li>• 인가 전류 : 정정치의 75%</li> </ul>
	전류회로	
	입력점점회로	
	출력점점회로	
	통신회로 (RS485)	

6.16.2 Spot Frequency 시험

계전기를 【표 27】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 27】 Spot Frequency 시험

인가 파형	인가 개소	시 험 조 건
<ul style="list-style-type: none"> <li>• 인가 주파수 : 27, 68 Mhz</li> <li>• 전압 레벨 : 10V</li> <li>• 주파수 변조 : 80 % AM</li> <li>• 인가 방향 : 정면 및 뒷면</li> <li>• 안테나 방향 : 수직 및 수평</li> <li>• Dwell Time : 10 sec 이상</li> </ul>	제어전원회로	<ul style="list-style-type: none"> <li>• 동작치 정정 : 최소</li> <li>• 동작시간 특성 : 한시</li> <li>• 인가전류                             <ul style="list-style-type: none"> <li>- 부동작 : 정정치의 90%</li> <li>- 동 작 : 정정치의 110%</li> </ul> </li> </ul>
	전류회로	
	입력접점회로	
	출력접점회로	
	통신회로 (RS485)	

6.17 합성서지 시험 (Surge Electrical Disturbance Test)

계전기는 【표 28】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 28】 합성 서지

인가 파형	인가개소	인가 방법	인가전압	시 험 조 건
<ul style="list-style-type: none"> <li>• 전압 파형 : 1.2×50 <math>\mu</math>s</li> <li>• 전류 파형 : 8×20 <math>\mu</math>s</li> <li>• 출력 임피던스 : 2, 12, 42 <math>\Omega</math></li> <li>• 인가 방법 : 비동기</li> <li>• 극성 : 정극성, 부극성</li> <li>• 인가횟수 : 각 3 회</li> <li>• 인가시간 간격 : 30 s</li> </ul>	제어전원회로	Common Mode	0.5, 1.0, 2.0, 4.0kV	<ul style="list-style-type: none"> <li>• 동작치 정정 : 최소</li> <li>• 동작시간 특성 : 한시</li> <li>• 인가 전류 : 정정치의 75%</li> </ul>
		Differential Mode	0.5, 1.0, 2.0kV	
	전류회로	Common Mode	0.5, 1.0, 2.0, 4.0kV	
		Differential Mode	0.5, 1.0, 2.0kV	
	입력접점회로	Common Mode	0.5, 1.0, 2.0, 4.0kV	
		Differential Mode	0.5, 1.0, 2.0kV	
	출력접점회로	Common Mode	0.5, 1.0, 2.0, 4.0kV	
		Differential Mode	0.5, 1.0, 2.0kV	
	통신회로 (RS485)	Common Mode	0.5, 1.0, 2.0kV	

6.18 진동 및 충격 시험

6.18.1 진 동

계전기는 【표 29】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 29】진 동

항 목	시험 방법	시 험 조 건
Vibration Response Test	진동수 10Hz~150Hz, 0.5g의 가속도로 진동을 계전기의 전후, 좌우 및 상하 방향으로 1 회 실시	<ul style="list-style-type: none"> <li>• 제어전원 : 정격 전압 인가</li> <li>• 동작시간 정정 : 최소</li> <li>• 인가전류 : 최소 정정치의 80% 전류 입력</li> </ul>
Vibration Endurance Test	진동수 10Hz~150Hz, 1g의 가속도로 진동을 계전기의 전후, 좌우 및 상하 방향으로 20 회 실시	<ul style="list-style-type: none"> <li>• 무 통전 상태</li> </ul>

6.18.2 충 격

계전기는 【표 30】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 30】충 격

항 목	시험 방법	시 험 조 건
Shock Response Test	5g의 충격을 계전기의 전후, 좌우, 상하 방향으로 3 회 실시	<ul style="list-style-type: none"> <li>• 제어 전원 : 정격 전압인가</li> <li>• 동작시간 정정 : 최소</li> <li>• 인가전류 : 최소 정정치의 80% 전류 입력</li> </ul>
Shock Withstand Test	15g의 충격을 계전기의 전후, 좌우, 상하 방향으로 3 회 실시	<ul style="list-style-type: none"> <li>• 무 통전 상태</li> </ul>
Bump Test	10g의 충격을 계전기의 전후, 좌우, 상하 방향으로 1000 회 실시	<ul style="list-style-type: none"> <li>• 무 통전 상태</li> </ul>

6.19 제어 전원 이상

6.19.1 제어 전원 개폐

계전기는 【표 31】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 31】제어 전원 개폐

시험 방법	시 험 조 건
<ul style="list-style-type: none"> <li>• 제어전원을 OFF에서 ON할 경우 계전기가 오동작, 오표시 등 이상이 없어야 한다.</li> <li>• 개폐로 시간간격 : 1 s</li> </ul>	<ul style="list-style-type: none"> <li>• 제어전원 : 정격 제어 전원 인가</li> <li>• 동작치 정정 : 최소</li> <li>• 인가전류 : 정정치의 80%</li> </ul>

6.19.2 제어 전원 변동

계전기를 정격 제어전원 전압의 ±20% 전압 변동이 있을 때 이 사양에서 규정된 특성을 만족하여야 한다.

6.19.3 제어 전원 중단

계전기는 【표 32】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 32】 제어 전원 순단

시험 방법	시험 조건
<ul style="list-style-type: none"> <li>제어전원의 순단 시 오동작, 오프시 등 이상이 없어야 한다.</li> <li>Voltage Reduction : 100%</li> <li>Voltage Interruption Time : 2, 5, 10, 20, 50, 100, 200ms</li> </ul>	<ul style="list-style-type: none"> <li>제어전원 : 정격 제어전원 인가</li> <li>동작치 정정 : 최소</li> <li>인가전류 : 정정치의 80%</li> </ul>

6.19.4 DC 중 AC 성분에 따른 동작 시험

계전기는 【표 33】의 시험 조건에 따라 시험하였을 때 계전기에 이상이 없어야 한다.

【표 33】 DC 중 AC 성분에 따른 동작 시험

시험 방법	시험 조건
<ul style="list-style-type: none"> <li>제어전원 중 0 ~ 12%의 AC 성분이 포함되었을 때 오동작, 오프시 등 이상이 없어야 한다.</li> </ul>	<ul style="list-style-type: none"> <li>제어전원 : 정격 제어 전원 인가</li> <li>동작치 정정 : 최소</li> <li>인가전류 : 정정치의 80%</li> </ul>

6.20 부 담

계전기의 부담은 【표 34】의 시험 조건으로 측정한 경우 5.10항 부담치의 110% 이내 이어야 한다.

【표 34】 부 담

구 분	시험 조건
전류회로	<ul style="list-style-type: none"> <li>전류단자에 정격 전류를 인가하고 전압을 측정한다.</li> </ul>
전압회로	<ul style="list-style-type: none"> <li>정격 전압을 인가하여 전류를 측정한다.</li> <li>동작 시 VA는 계전기를 동작시킨 경우의 전류를 측정한다.</li> </ul>

6.21 정정 기능

계전기는 【표 35】의 시험 방법으로 하였을 때 정정 기능에 문제가 없어야 한다.

【표 35】 정정 기능

구 분	시험 방법 및 기준
정정치 변경 시험	<ul style="list-style-type: none"> <li>정격전압, 전류를 인가한 상태에서 정정치 변경 등 정정 조작을 행하여 내용 확인</li> <li>정정 범위내의 정정이 가능할 것</li> <li>정정치를 변경할 때 계전기는 불필요한 응답을 하지말 것</li> <li>정정치 변경 중에는 기존의 정정치일 것</li> </ul>
Memory 시험	<ul style="list-style-type: none"> <li>전원 스위치를 On/Off할 때 정정치를 기억하고 있을 것</li> <li>CPU의 기동, 정지를 행할 때 정정치를 기억하고 있을 것</li> </ul>

### 6.22 상시감시 기능 시험

계전기를 【표 36】의 시험조건에 따라 시험하였을 때 LCD, ERR LED에 이상상태를 표시하며, SYS\_ERR 점점이 출력되어야 한다.

【표 36】 상시감시 기능 시험

구 분	시 험 조 건
전원부의 전원회로 이상감시	• +12Vdc 또는 -12Vdc 전압입력을 제거했을 때 이상감지 여부 판별
CPU 이상감시	• CPU exception을 발생시켰을 때 Watchdog Timer로 Rebooting 되는지 확인
정정부의 정정치 이상감시	• Setting 값이 Range를 벗어나게 설정하여 이상감지 여부 판별
Data수집 및 연산부의 Filter, S/H, MUX, A/D변환기 이상감시	• Reference 전압 제거 후 이상감지 여부 판별
Digital 신호입력/출력 이상감시	• DI/O 피드백 회로제거 후 이상감지 여부 판별
CT, PT 및 입력부 이상감시	• 3상 요소와 N상 요소를 다르게 값을 주어 이상감지 여부 판별
Trip 회로 이상감시	• Trip 회로를 이중화하여 점검하여 감시
Calibration 이상감시	• 설정값의 ±5% 이상으로 Calibration할 때 이상감지 여부 판별

### 6.23 고장기록 기능 시험

계전기를 【표 37】의 시험조건에 따라 시험하였을 때 동작 및 성능에 이상이 없어야 한다.

【표 37】 고장기록 기능 시험

구 분	시 험 조 건
고장기록 기능	<ul style="list-style-type: none"> <li>• 계전기는 동작 시 고장기록을 저장하여야 하며, 새로운 고장이 발생하면 가장 오래된 기록을 지우고 새로운 기록을 저장해야 한다.</li> <li>(1) 고장기록은 아날로그 입력과 디지털 입출력 정보를 포함하여야 하며, 계전기의 동작요소 및 최종 트립요소 등으로 고장기록 기능이 기동 되도록 할 것</li> <li>(2) 최소 4회 이상의 고장기록을 저장할 수 있어야 하며, 최소 길이는 1s 이상 이어야 한다.</li> <li>(3) 고장기록의 파형 및 계전기의 출력 신호는 고장전 최소 100ms 이상, 고장 후 100ms 이상을 포함하여 고장분석이 용이해야 한다.</li> <li>(4) 다음 이상의 고장 기록 분석이 가능할 것                         <ul style="list-style-type: none"> <li>- 전류의 크기, 위상 및 고조파 분석</li> <li>- 계전기 요소 동작시간 분석</li> <li>- 각종 Event 기록 및 계전기 Fail 내용</li> <li>- Comtrade 파일 변환 기능</li> </ul> </li> <li>(5) 전원 공급이 중단된 시점으로부터 최소 3일 이상 저장되어야 함</li> </ul>

## 7. 시험 및 검사

### 7.1 시험 및 검사 구분

시험 및 검사는 형식시험과 검수시험으로 구분하며, 형식시험은 규격이 정한 전반적인 사항에 대해 시험하고 검수시험은 고객이 특별히 지정하지 않으면 8.3항의 시험 및 검사항목을 순차적으로 실시한다.

### 7.2 시험조건

시험은 특성시험을 위해 특별한 경우를 제외하고는 다음의 시험조건에서 시행하는 것으로 한다.

- (1) 주위온도 : 20℃ ± 10℃
- (2) 상대습도 : 90% 이내
- (3) 주 파 수 : 정격주파수의 ± 1%
- (4) 제어전원 : 정격 제어전원 (AC/DC 110 ~ 220V) ± 2%

### 7.3 시험 및 검사 항목

계전기의 시험 및 검사항목은 【표 38】에 따른다.

【표 38】 시험 및 검사항목

번호	시험 항목	시험 및 검사 내용	시험 구분	
			형 식	검 수
1	구 조	• 구조, 구성, 5.2항, 5.3항, 5.5항, 5.7항 및 5.8항에 대해 검사한다.	0	0
2	동작특성	• 동작치 특성은 6.1항에 의한다. • 동작시간 특성은 6.2항에 의한다.	0	0
3	복귀특성	• 복귀치 특성은 6.3항에 의한다. • 복귀시간 특성은 6.4항에 의한다.	0	0
4	절연저항	• 6.5항에 의한다.	0	0
5	과부하 내량	• 6.6항에 의한다.	0	
6	온도상승	• 6.7항에 의한다.	0	
7	온도특성	• 6.8항에 의한다.	0	
8	내구성	• 6.9항에 의한다.	0	
9	상용주파 내전압	• 6.10항에 의한다.	0	0
10	뇌 임펄스	• 6.11항에 의한다.	0	
11	1MHz Burst	• 6.12항에 의한다.	0	
12	무선주파 방사내력	• 6.13항에 의한다.	0	
13	EFT Burst	• 6.14항에 의한다.	0	
14	정전기	• 6.15항에 의한다.	0	
15	무선주파 전도내성	• 6.16항에 의한다.	0	
16	합성서지	• 6.17항에 의한다.	0	
17	진동 및 충격	• 6.18항에 의한다.	0	

【표 38】 시험 및 검사항목

번호	시험 항목	시험 및 검사 내용	시험 구분	
			형 식	검 수
18	제어전원 이상	<ul style="list-style-type: none"> <li>제어전원 개폐 시험은 6.19.1항에 의한다.</li> <li>제어전원 순단 시험은 6.19.2항에 의한다.</li> <li>DC중 AC성분에 따른 시험은 6.19.3항에 의한다.</li> <li>제어전원 변동시험은 6.19.4항에 의한다.</li> </ul>	0	
19	부담측정	<ul style="list-style-type: none"> <li>6.20항에 의한다.</li> </ul>	0	0
20	정정기능	<ul style="list-style-type: none"> <li>6.21항에 의한다.</li> </ul>	0	0
21	상시감시 기능	<ul style="list-style-type: none"> <li>6.22항에 의한다.</li> </ul>	0	
22	고장기록 기능	<ul style="list-style-type: none"> <li>6.23항에 의한다.</li> </ul>	0	0

## 8. 표시 및 포장

### 8.1 표 시

계전기는 보기 쉬운 곳에 용이하고 지워지지 않는 방법으로 다음사항을 표시하여야 한다.

- (1) 명칭 및 형식
- (2) 정격 제어전원
- (3) 참고 접속도
- (4) 단자기호
- (5) 제조자명 또는 상표
- (6) 제조년월 및 제조번호

### 8.2 포 장

KES-Q-2430(포장 및 인도 업무규칙)에 따른다.

## 9. 취급 시 주의사항

포장 및 인도 업무규칙에 따른다.

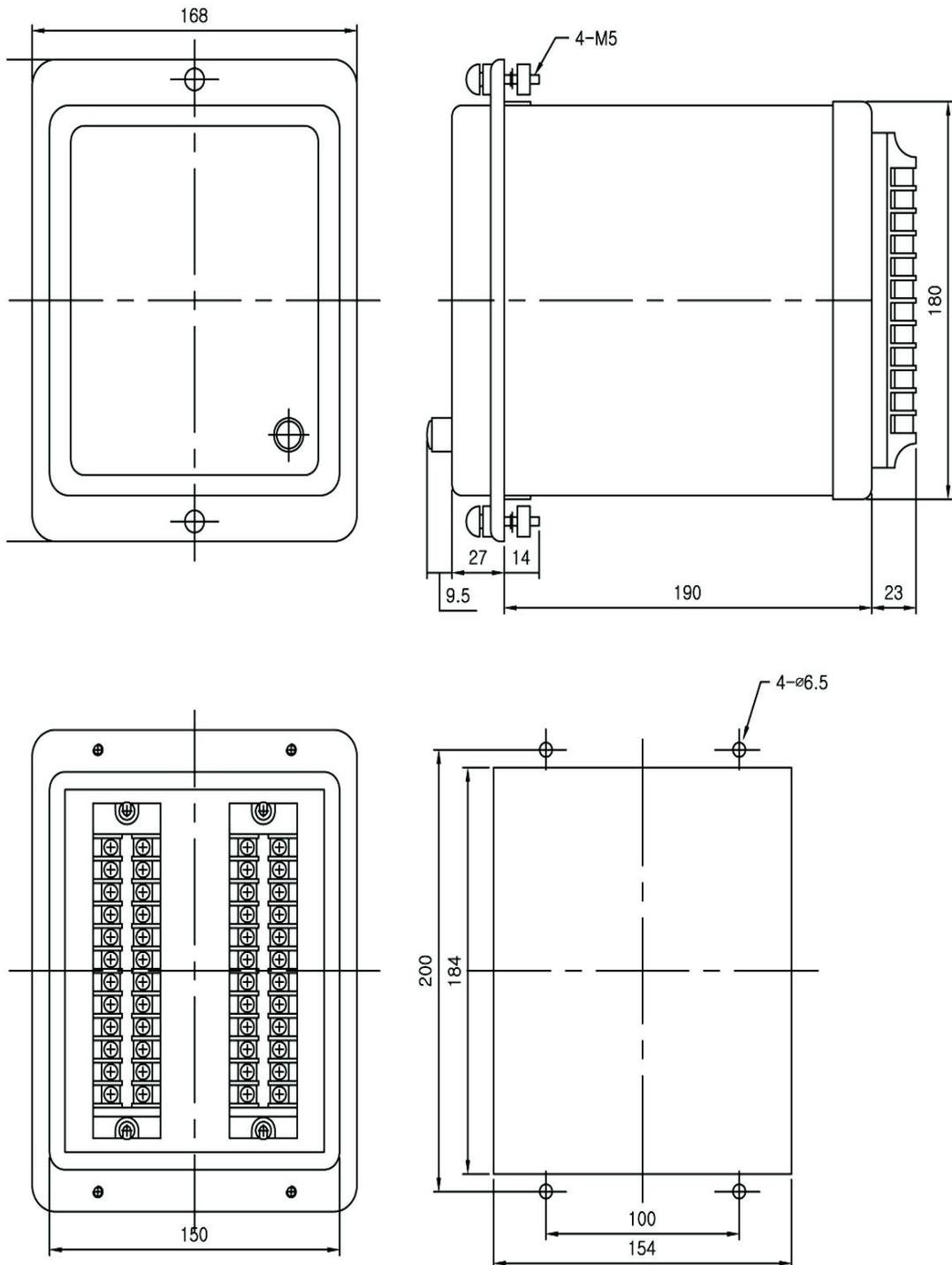
## 10. 기 타

이 규칙에 명시되지 않은 내용의 적용여부는 주문자와 협의에 의하여 결정한다.

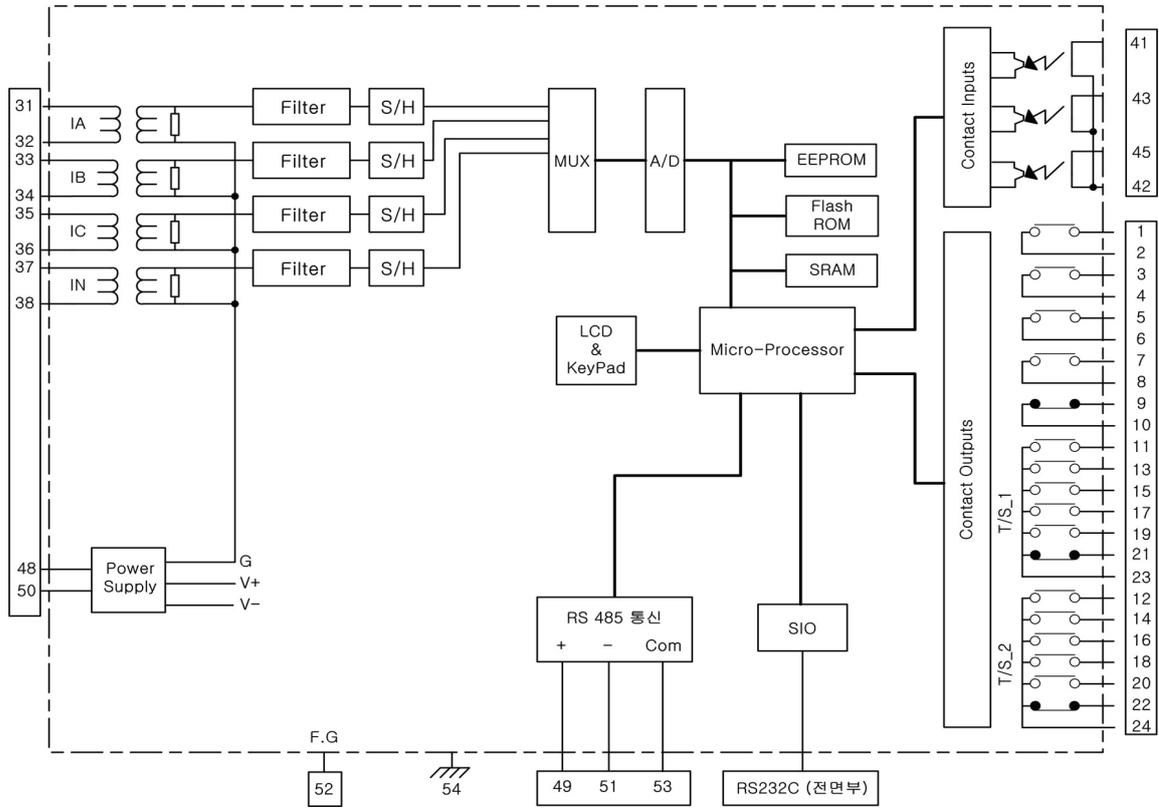
## 11. 관련문서

- (1) 보호계전기 제품규격 ( KES-P-3001 )
- (2) 디지털 보호계전기 ( KES-P-3004 )
- (3) 포장 및 인도 업무규칙 ( KES-Q-2430 )

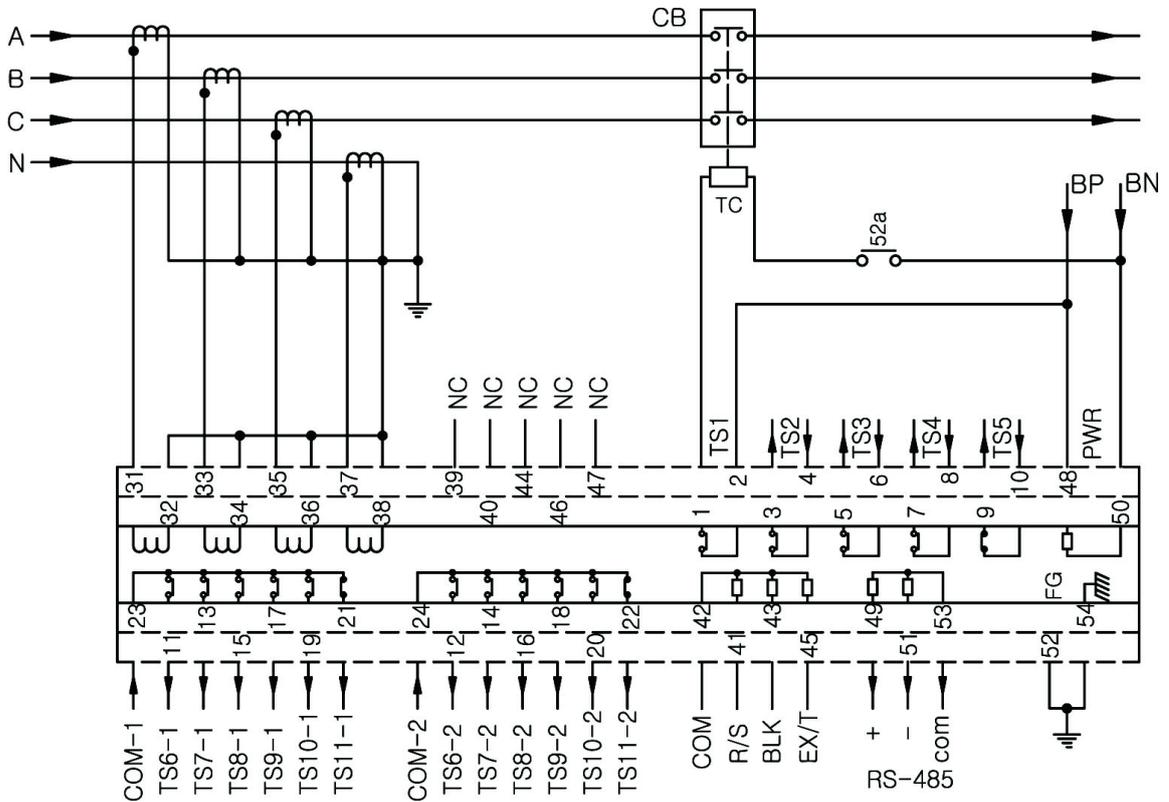
【부도 1】 외형 및 치수 ( Unit : mm )



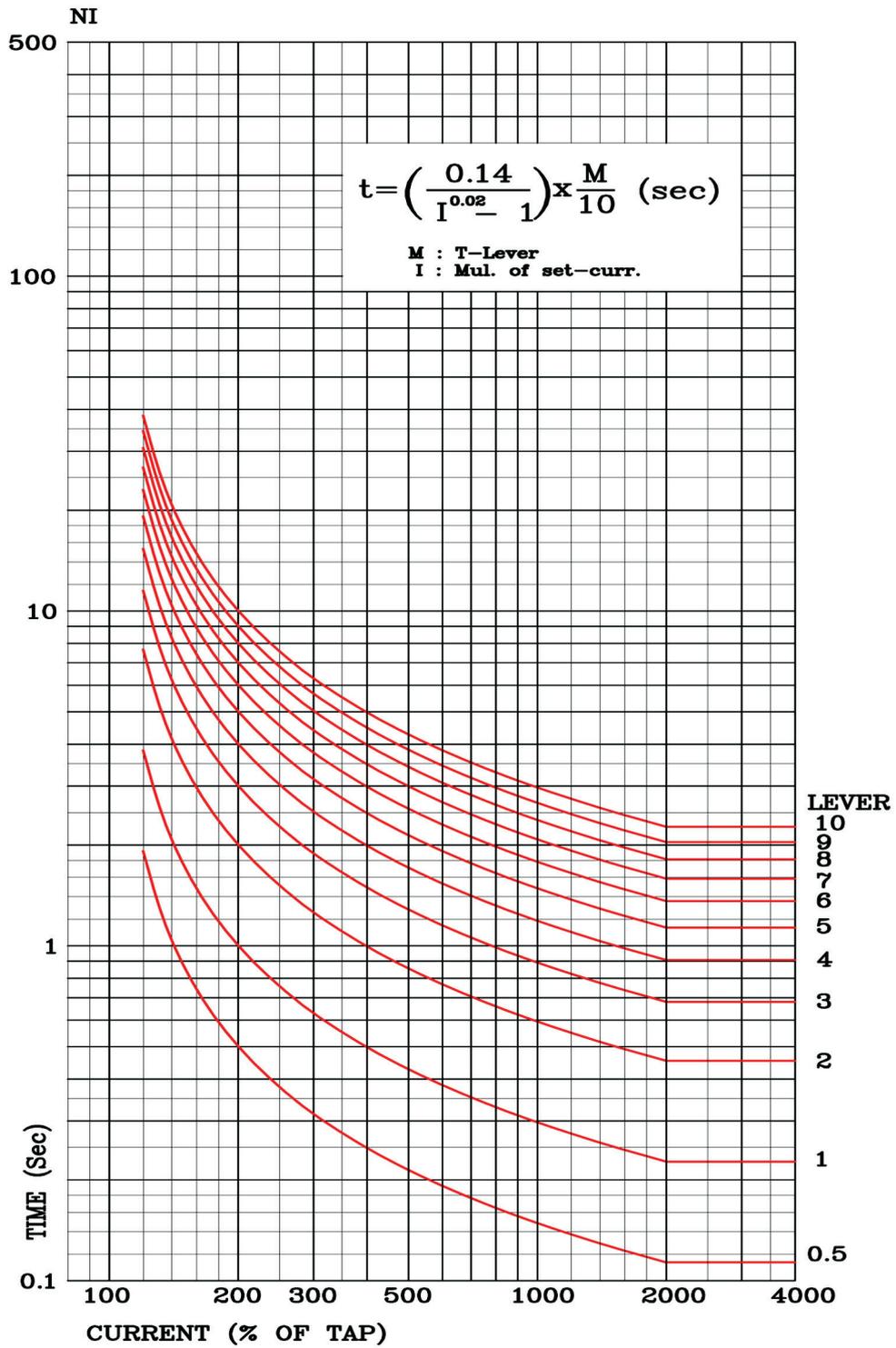
【부도 2】 내부 Block Diagram



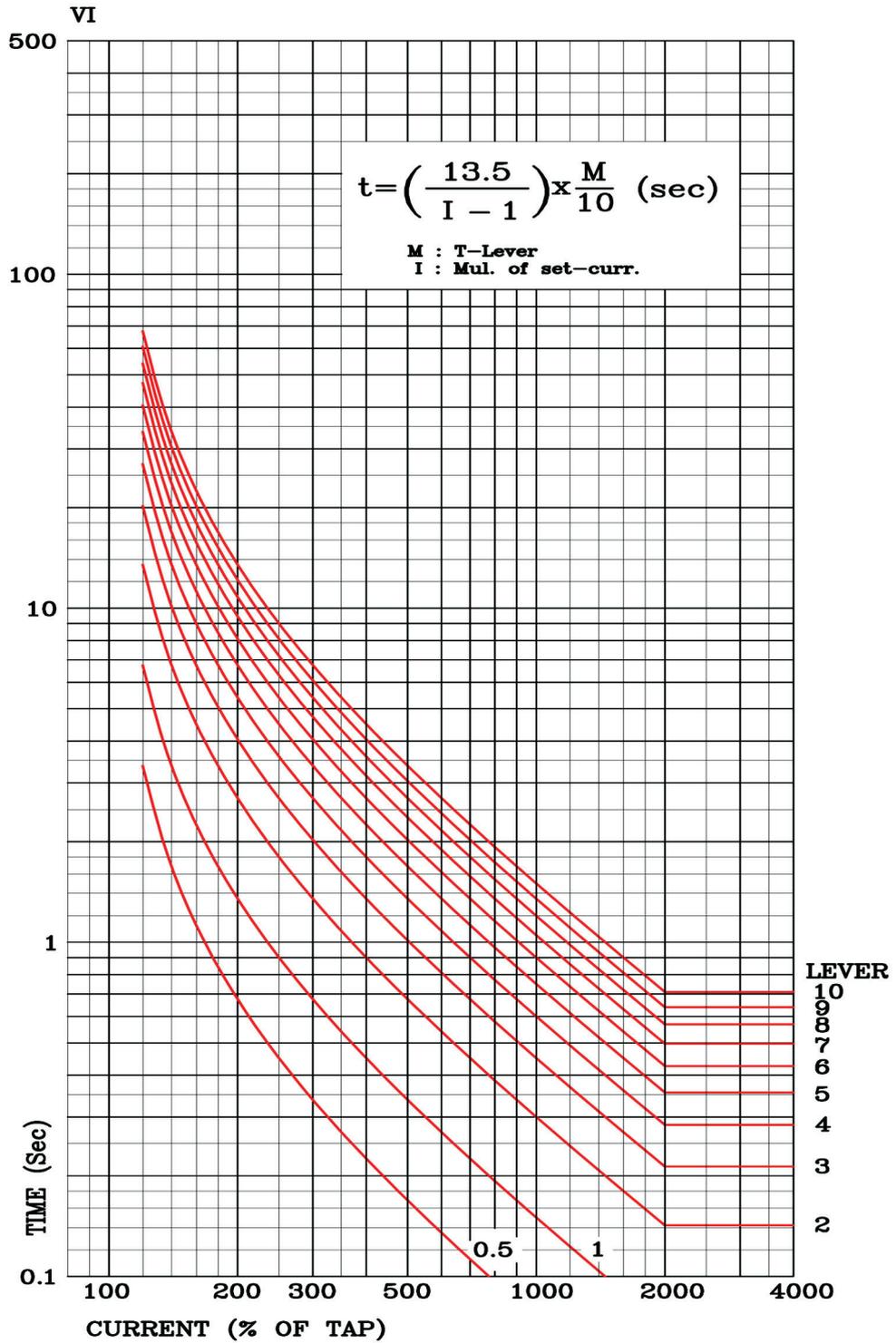
【부도 3】 외부 결선도



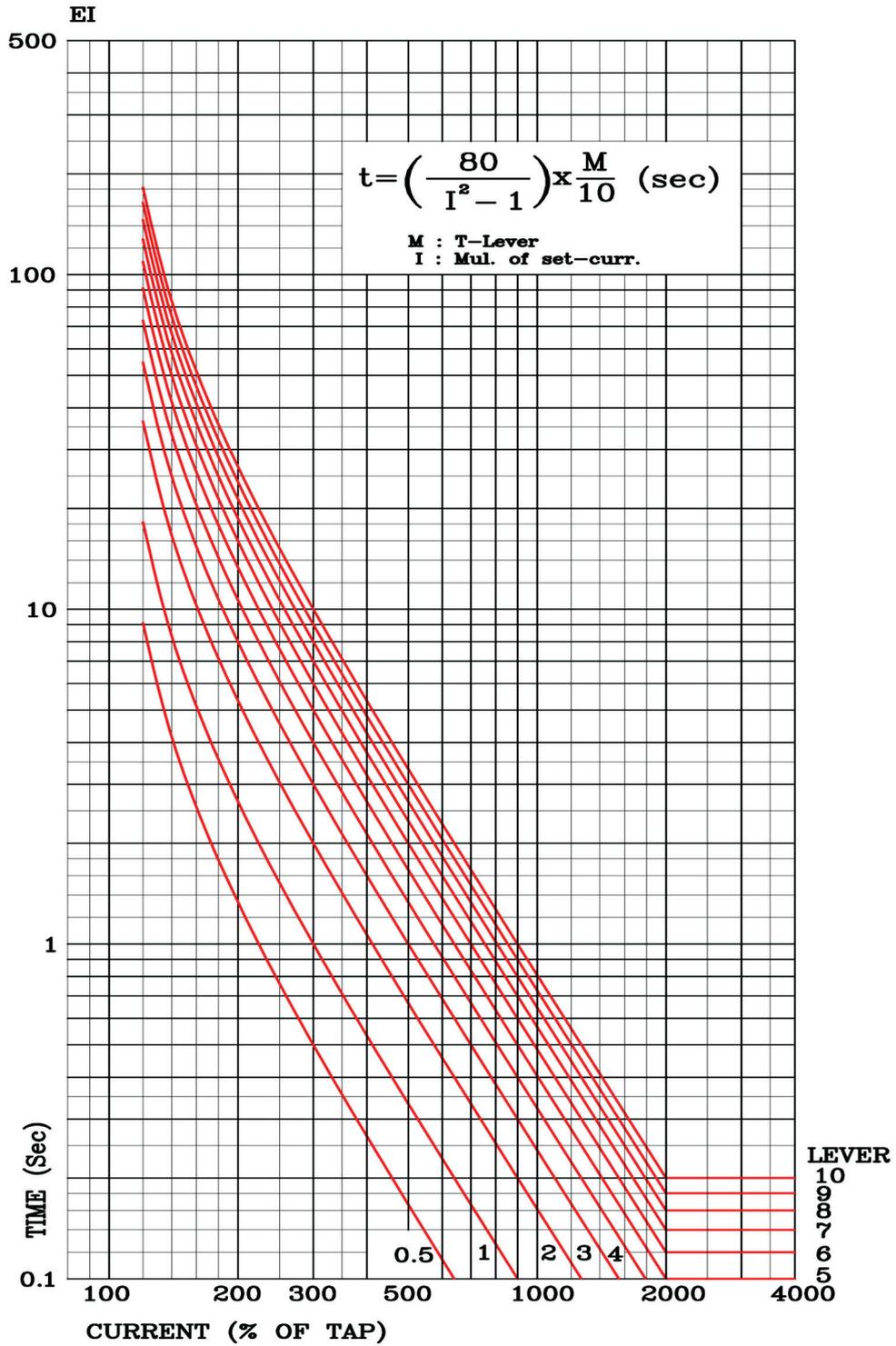
【부도 4】 반한시 특성 곡선



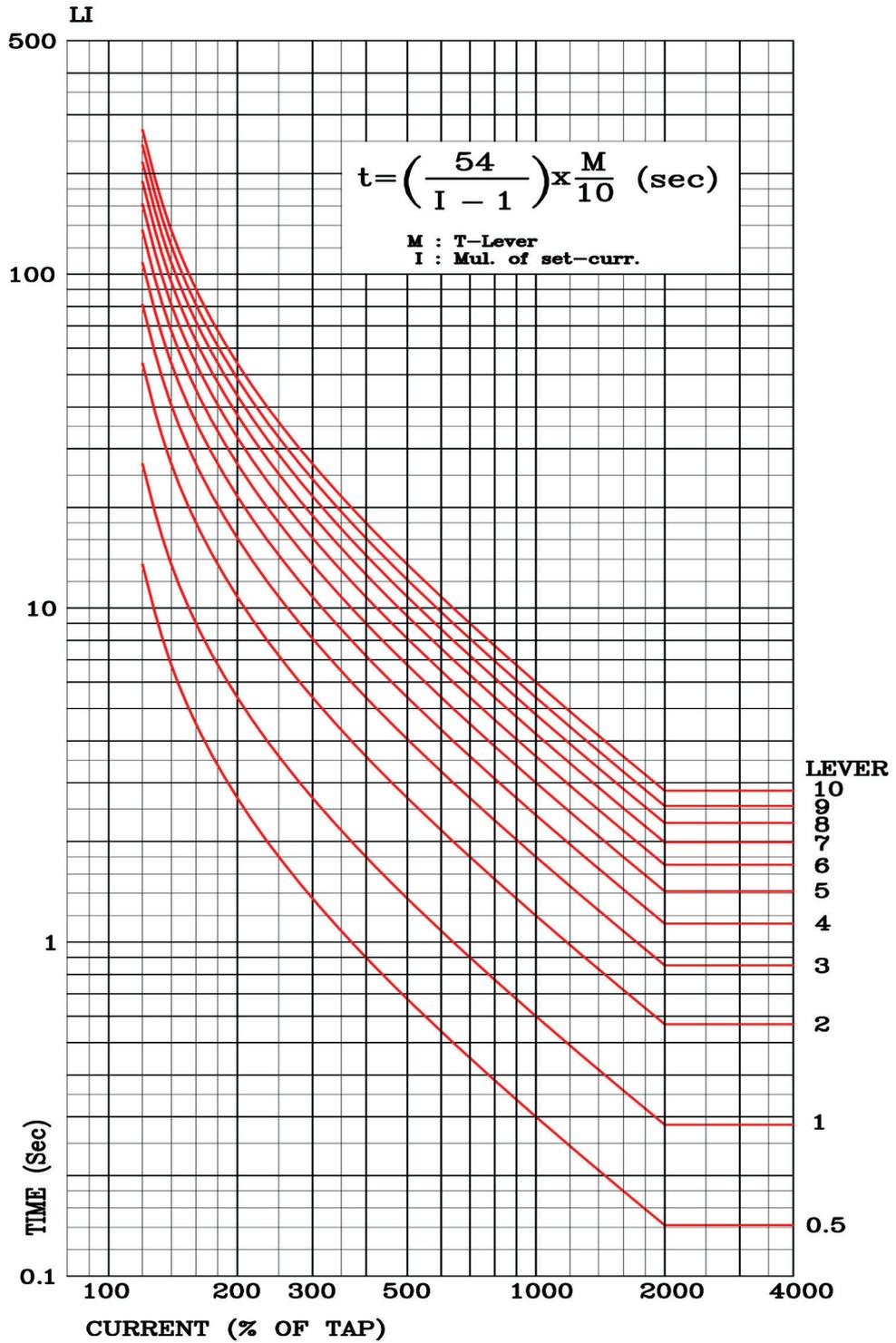
【부도 5】 강제한시 특성 곡선



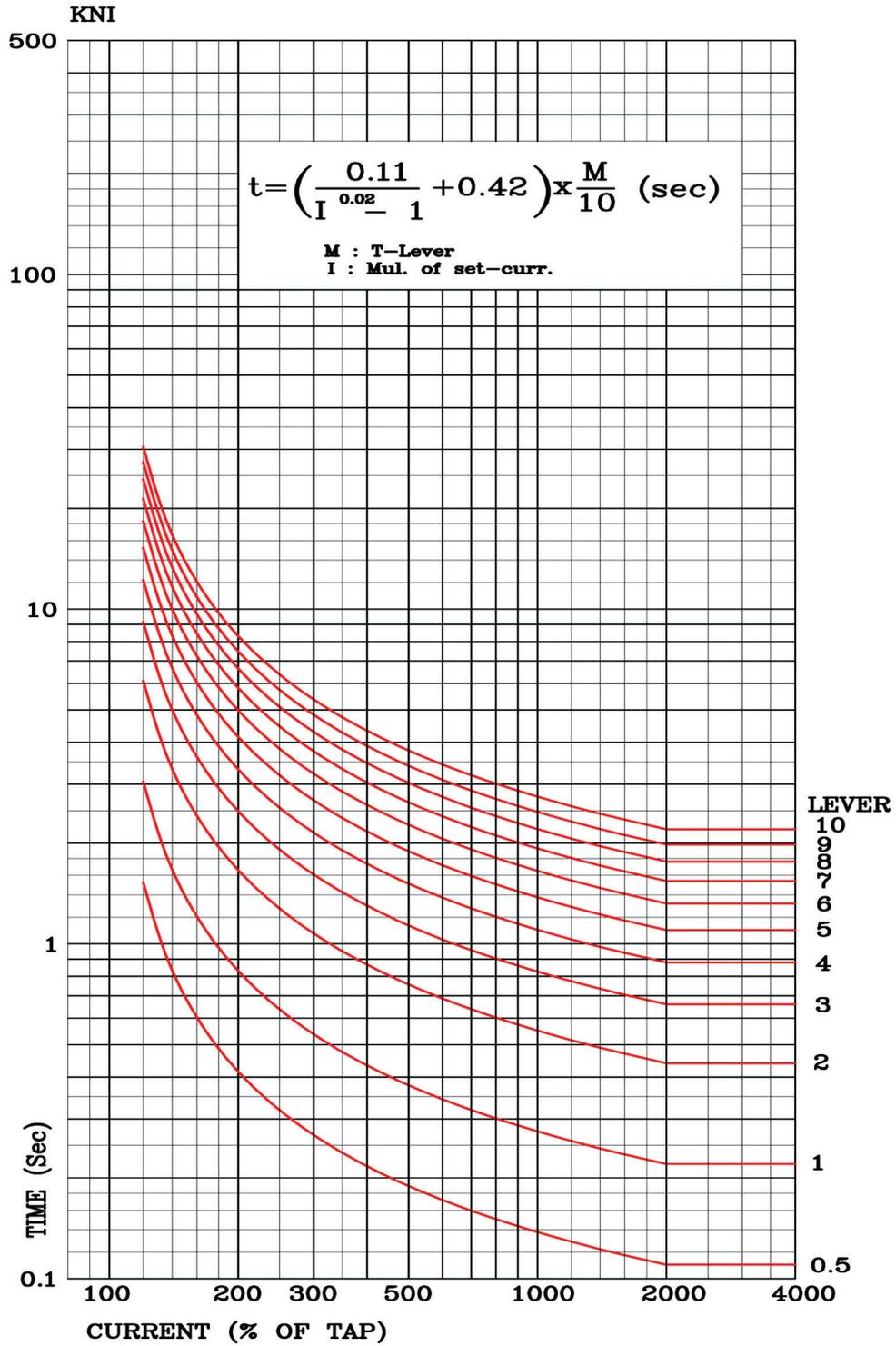
【부도 6】 초반한시 특성 곡선



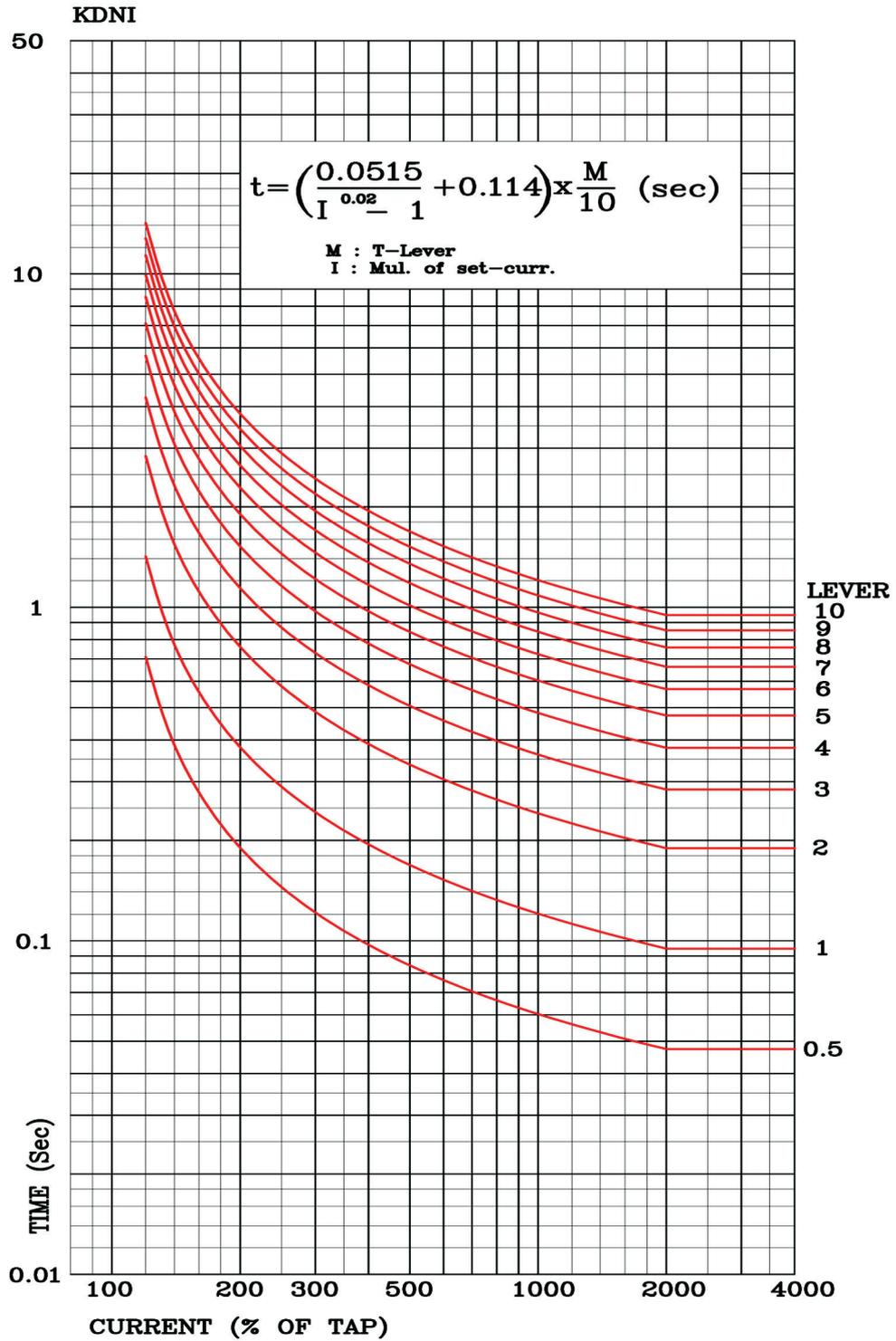
【부도 7】 장반한시 특성 곡선



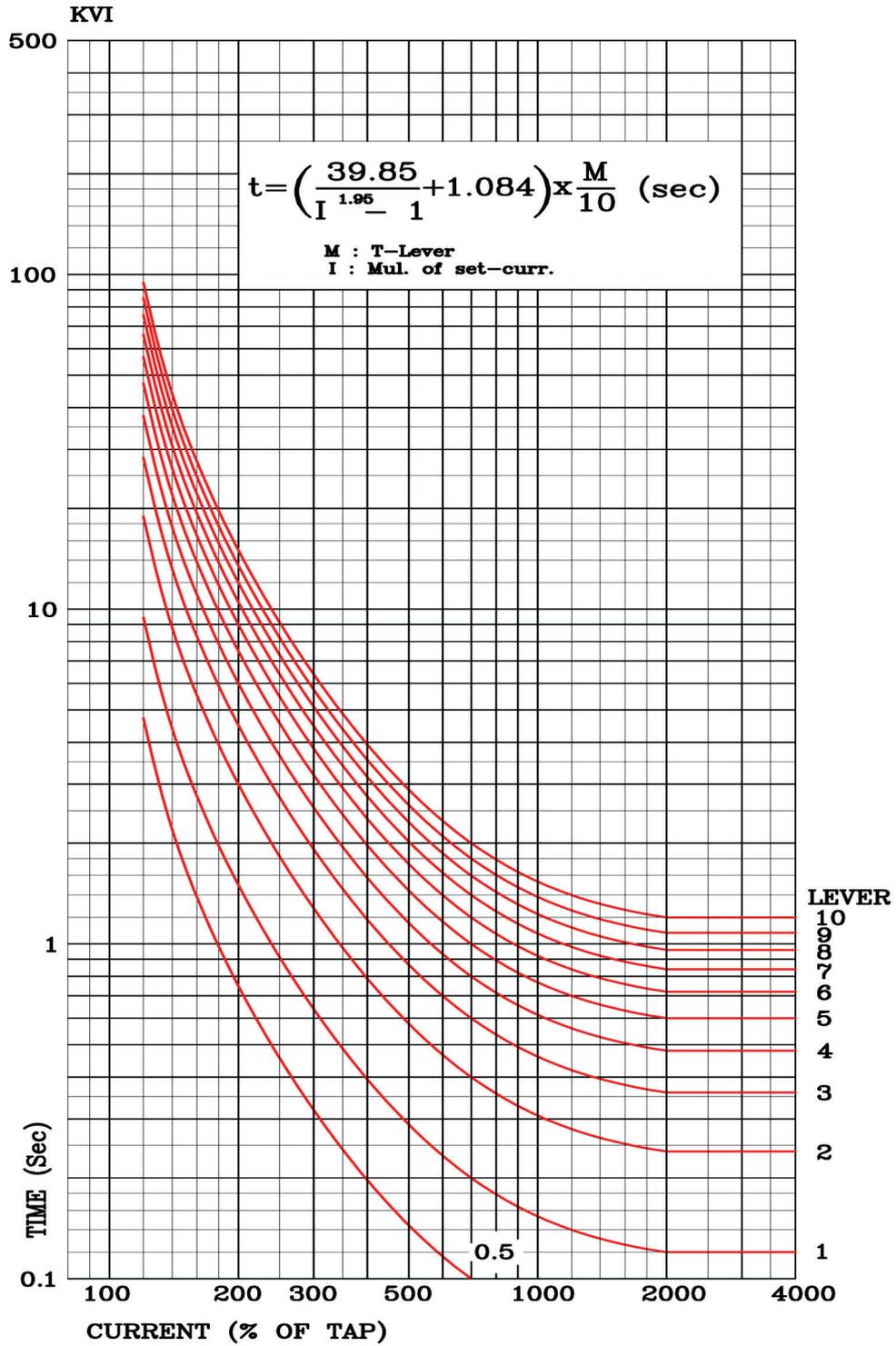
【부도 8】 경보유도형 반한시 (KEPCO형) 특성 곡선



【부도 9】 방향성 반한시 (KEPCO형) 특성 곡선



【부도 10】 경보유도형 강반한시 (KEPCO형) 특성 곡선



【부도 11】 정한시 특성 곡선

